
Mobile 임베디드 시스템의 CPU 소모전력 관리 기법

김화영* · 김영길*

The CPU power management technique in the Mobile Embedded System

Wha_Young Kim* · YoungKil Kim*

이 논문은 2006 ~ 2008년도 LG 전자 DM 사업본부와 아주대학교의 기술대학원 과정의 지원을 받았음

요 약

배터리를 전원으로 사용하는 이동 통신 기기에서 전력관리의 효율성은 전통적으로 중요한 요구조건 중의 하나이다. 특히 고성능과 고기능을 제공하면서도 더 긴 동작시간이 요구되는 최근의 이동 통신 기기들에서는 이러한 효율적인 전력 관리의 중요성이 더욱 크다. 본 논문은 전력 소모량과 시스템의 크기에서의 장점으로 인해 이동 통신 기기에 폭 넓게 적용되고 있는 임베디드 system 에서의 효율적인 전력 관리를 위한 CPU 소모 전력 관리 기법으로 적응적 동적 전력 관리 기법을 제안한다.

ABSTRACT

The efficiently power management is an important requirement traditionally in the mobile communication system which uses battery as their power source. Especially, it has been emphasized in the most devices, whihc has to provide high performance and various functions with an extended operating time. In this article, the adaptive power management technique for the core CPU unit in Embedded systems used widely for the mobile system thanks to its advantage on power consumption and physical size, is proposed.

키워드

이동 통신 기기, Battery Life, 임베디드 시스템, CPU 전력 소모량 개선, 전력관리 기법

I. 서 론

이동 통신 기기의 동작 시간의 개선을 위한 연구들은 전력 공급원인 배터리에서부터 CPU 그리고 운영체제에 이르기 까지 이동 통신 기기의 전반에 걸쳐서 진행되어 오고 있다. 그리고 이러한 연구들은 battery 용량의 확장 과 battery life 의 개선, CPU 동작 전압의 개선 및 소모 전력 개선, 그리고 Display 장치와 Memory 와 같은 주변

장치들의 소모 전력 개선 과 운영체제 동작상에서의 시나리오 개선을 통한 소비 전력 감소 등에서의 여러 개선으로 나타나고 있다.

하지만 그럼에도 불구하고 이동 통신 기기의 동작 시간의 확장에 대한 필요성은 더욱 커지고 있다. 더불어 최근의 800 MHz 를 넘는 고성능 임베디드 CPU 의 등장으로 배터리를 전원으로 사용하는 이동 통신 기기에서 CPU 발열 관리의 중요성 또한 매우 중요해 지고 있다.

이에, 본 논문은 CPU 소모 전력 개선 과 발열 소모에 관한 내용을 다루고자 하며, 그 중에서도 DVFM(Dynamic Voltage and Frequency Management) 기법을 이용한 CPU 소모 전력 개선에 관한 내용을 다루게 된다.

이후의 2장을 통하여서 효율적인 전력 관리에 대한 기존의 연구들을 간략히 살펴보고, 3장에서는 CPU 소모 전력 개선을 위해 본 논문에서 제안하는 적응적 동적 전력 관리 기법 기술하며, 4장에서는 제안 기법을 구현한 시스템을 설명하도록 한다. 5장에서는 실험 및 결과 검토를 통한 결론을 기술하였다.

II. 본 론

CPU에서의 전력소모는 아래와 같이 전압의 제곱에 비례 한다.

$$(C = \text{switched capacitance, } V = \text{operating voltage, } E = \text{energy}).$$

따라서 CPU의 효율적인 전력 관리를 위해 기존부터 다양한 동적 전압과 속도에서 동작하는 CPU의 설계와 이의 이용에 관한 연구들이 있어왔다[1],[2],[3].

Trevor[3]는 Hardware적인 설계측면에서 CPU 소비 전력 감소를 위한 방법을 살펴보았는데 분석된 CPU 내부 각 모듈들의 전력 소모 비율을 바탕으로 CPU 내부 Cache에 DVS(Dynamic Voltage Scaling)의 적용이 가능함을 보여주었다.

Software 측면에서 진행된 연구들은 모두 기본적으로 CPU의 동작 전압을 가변시키기 위한 방법들로서 CPU의 idle cycles과 같은 지난 동작 정보들을 추출하여 향후 동작을 예측하여 DVFM(Dynamic Voltage and Frequency Management)을 실시하는 기준을 삼는 것들이다. 이에 관한 것으로는 Weiser et al[1]과 Edwin[2]에 의한 연구들을 볼 수 있으며, 이러한 연구들을 통하여 PAST 기반의 알고리즘 $\propto CV^2$ 증이 사용될 수 밖에 없음과 너무 잦은 DVFM 동작이 오히려 전력 소모 개선에 도움이 되지 않을 수 있음을 볼 수 있다.

이러한 앞서의 연구들을 바탕으로 하여 본 논문에서는 CPU의 전력소모 감소를 위하여 CPU 상태 정보를 이용한 PAST 기반의 알고리즘과 CPU 주변 장치의 동작상

태 파악을 통한 FUTURE 알고리즘의 조합을 이용한 새로운 알고리즘으로서 적응적 동적 전력 관리 기법을 제안한다.

III. 적응적 동적 전력 관리 기법

제안하는 적응적 동적 전력 관리 기법은 기술한 바와 같이 예측 algorithm에 있어서 앞서 살펴본 기존 연구들과 다음과 같은 중요한 차이점을 가지고 있다.

* FUTURE 기법 과 PAST 기법 동시 적용.

- PAST 기법 사용: 운영체제의 idle 정보를 이용.

- FUTURE 기법 적용: CPU 주변 장치의 동작 정보 이용

앞서 살펴본 기존의 연구들을 통하여 나타났듯이 CPU 전력 소모 감소를 위한 방법은 예측 과 smoothing이 중요하다[3]. Weiser et al, Edwin의 연구들은 이 예측을 위해 CPU의 idle cycles, non-idle cycles, excess cycles들만을 이용하였는데, 이는 CPU 동작이나 주변 장치들의 동작에 의해 나타나는 결과들이다. 따라서 CPU 주변 장치들의 동작 여부와 동작 유형을 알고 이 정보들을 이용할 수 있다면 CPU의 향후 요구되는 성능 예측에 대한 정확성을 크게 높일 수 있게된다. 즉 해당 순간에 요구되는 동작을 적절한 성능으로 제공하여야 하는 CPU의 효율적인 전력 소모 관리 요구조건을 좀 더 잘 맞출 수 있는 것이다.

따라서 본 논문에서는 운영체제의 scheduling 정보와 CPU 주변 장치의 동작 상태 정보를 이용한 CPU 요구 성능을 예측 방법으로 적응적 동적 전력 관리 기법을 제안하며 제안하는 기법의 Weiser et al의 연구(2.1)의 PAST 기법과 FUTURE 기법을 혼용한 CPU 요구 성능 예측 알고리즘(3.2)을 기술하였다.

3.1. 적응적 동적 전력 관리 기법의 전체 구성.

이를 위해 본 논문에서 제안하는 적응적 동적 전력 관리 기법은 운영체제의 구성 드라이버들과 커널이 연계되어 여러 주변 장치들의 동작 상황과 해당 순간 요구되는 CPU 성능에 따라서 CPU의 동작 주파수와 동작 전압을 제어하는 방식으로 되어 있다. 이를 위해 운영체제 전

반에 걸쳐서 크게 동적 전력 관리 정책 결정 모듈과 동적 전력 관리 정책 적용 모듈로 구성되어 있다. 전체적인 구조는 아래의 그림 1에 나타내었다.

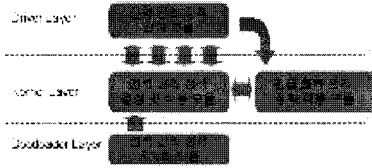


그림 1. 전체 구조
Fig. 1 Structure Overview

그림 1에서 나타내어진 각 구성 모듈들에 대한 내용은 다음과 같다.

3. 1. 1. 전력 관리 정책 초기화 모듈:

이 모듈은 reset 과 같은 시스템 초기화 시에 CPU 동작 전압 과 동작 주파수와 같은 전력 관리 정책의 초기 설정을 담당한다. 일반적으로 동작 안정성이 특히 강조되는 부팅 초기화시에는 낮은 전압에서도 동작 가능하도록 CPU 설정을 하는게 좋고 동작 안정화 이후에는 부팅 속도의 향상을 위한 CPU 동작 전압과 동작 주파수 조정이 필요하다. 이러한 이유로 인해 bootloader 단에서의 전력 관리 정책의 초기 설정이 필요하게 된다.

3. 1. 2. 전력 관리 정책 결정 모듈:

효율적인 전력 관리를 위해 운영체제 동작 중에 운영체제의 idle 시간 정보와 CPU 주변 장치 동작 정보들을 바탕으로 CPU 동작 전압 과 동작 주파수의 변경이 필요한지 그리고 필요하다면 어떤 변경값으로 변경하여야 하는지를 결정하는 모듈이다. 이 전력 관리 정책 결정 모듈은 운영체제의 커널 내부에 위치하게 되는데 이는 유효한 idle 정보등의 파악 과 빠른 대응을 위해서 이다. 최초 부팅시의 전력 관리 정책 초기화 모듈에서 설정한 값에서 부터 시작하여 예측값에 따라 CPU 동작 전압 과 주파수를 변경하도록 한다.

3. 1. 3. 긴급 전력 관리 정책 적용 모듈.

이 모듈은 CPU 의 주변 기기들의 동작에 따라 해당 드라이버나 시스템 어플리케이션에서 현재의 CPU 동작 전압과 주파수의 변경이 가능하도록 하는 모듈이다. 즉,

드라이버나 시스템 어플리케이션에서는 CPU 성능의 증가가 급하게 필요할 경우 이 모듈을 통하여 전력 관리 정책 결정 모듈의 동작을 기다릴 필요없이 CPU 동작을 조절할 수 있다. 이 모듈의 동작 결과에 따라 변경된 CPU 동작 전압 과 동작 주파수들은 전력 관리 정책 결정 및 적용 모듈과 상호 공유되어야 한다.

3. 1. 4. 전력 관리 정책 참여 모듈.

전력 관리 정책 참여 모듈은 CPU 주변 기기들을 위한 디바이스 드라이버나 시스템 어플리케이션에서 전력 관리 정책 결정에 참여 할 수 있도록 하는 모듈로서 각 참여 모듈에서는 긴급 전력 관리 정책 적용 모듈을 호출하여 CPU 동작 전압 및 주파수를 변경 하거나 디바이스 드라이버가 가지고 있는 디바이스의 동작 상태 정보를 제공하여 CPU 전력 관리 정책에 반영되도록 한다.

3. 2 적응적 동적 전력 관리 기법에서의 CPU 요구 성능 예측 알고리즘.

본 연구에서 사용된 CPU 요구 성능 예측 알고리즘은 PAST 기법[4]을 기반으로 하며, 사용하는 정보들은 크게 운영체제의 idle 상태 정보와 CPU 주변 장치들의 동작 상태 정보를 바탕으로 구성이 된다.

이번 절에서는 운영체제의 idle 상태 정보가 뜻하는 것이 무엇인지를 먼저 살펴보고 사용한 CPU 요구 성능 예측 알고리즘을 기술하도록 한다.

3. 2. 1 운영체제의 idle 상태 정보

본 논문에서 말하는 운영체제의 idle 상태 정보라 함은 운영체제의 동작 중에 동작 완료 후, CPU 전력 소모 감소를 위하여 주어지는 tick count 기반의 CPU idle 시간을 뜻하는 것으로서 이를 이용하여 CPU 의 idle cycles 이나 excess cycles 등과 같은 정보 없이도 현재 CPU 동작에 걸리는 과부하나 여유도 등과 같은 성능에 관한 상태 정보를 파악할 수 있다. 일반적인 컴퓨터 시스템 운영체제에서의 system idle CPU 를 이와 관련한 예로 들 수 있는데, 운영체제의 system idle process 정보는 CPU가 현재 사용할 수 있는 자원의 %를 나타내는 것으로 아무 작업을 하지 않고 있는 경우에는 그림 2와 같이 CPU 의 가용 자원이 99%까지 올라가게 된다.

이름	사용자 이름	CPU	메모리
System Idle Process	SYSTEM	95	0 KB
System	SYSTEM	95	20,000 KB
smss.exe	SYSTEM	0	2,352 KB
svchost.exe	SYSTEM	0	4,448 KB
csrss.exe	SYSTEM	0	4,448 KB
smss.exe	SYSTEM	0	2,352 KB
svchost.exe	SYSTEM	0	4,448 KB
csrss.exe	SYSTEM	0	4,448 KB
System Idle Process	SYSTEM	95	0 KB
System	SYSTEM	95	20,000 KB
smss.exe	SYSTEM	0	2,352 KB
svchost.exe	SYSTEM	0	4,448 KB
csrss.exe	SYSTEM	0	4,448 KB
smss.exe	SYSTEM	0	2,352 KB
svchost.exe	SYSTEM	0	4,448 KB
csrss.exe	SYSTEM	0	4,448 KB
System Idle Process	SYSTEM	95	0 KB
System	SYSTEM	95	20,000 KB
smss.exe	SYSTEM	0	2,352 KB
svchost.exe	SYSTEM	0	4,448 KB
csrss.exe	SYSTEM	0	4,448 KB

그림 2. CPU 사용률
Fig. 2 CPU Monitoring

결국, 이는 현재 CPU의 유휴 시간이 많다는 것을 뜻하므로 이러한 상태에서는 CPU의 동작 전압과 동작 주파수를 낮추고 CPU의 동작에 따라 주어지는 유휴시간이 줄어드는 경우는 동작 전압과 주파수를 높임으로써 직접적인 CPU idle cycles 등의 정보가 없는 상태에서 효율적인 CPU 전력 소모 관리를 할 수 있다.

3.2.2 사용한 CPU 요구 성능 예측 알고리즘.

CPU 주변장치의 동작 여부에 대한 정보는 앞으로 요구될 CPU의 연산 부하량에 상대적 인 예측을 가능하게 한다. 예를 들자면, CPU 주변장치의 동작이 전혀 없는 상태에서 USB를 통한 데이터의 전송과 같은 주변 장치의 동작이 시작 되었을 때 앞으로 CPU에 걸리는 연산 부하량이 현재의 연산 부하량 보다 커질 것이라는 상대적 인 예측은 충분히 할 수 있으며 반대로 USB로의 데이터 전송 중이었다가 USB의 동작이 완료되면 CPU에 걸리는 연산 부하량이 현재보다는 감소할 것임을 예측할 수 있다.

이러한 상대적 인 예측치는 PAST 방식의 알고리즘이 가질 수 밖에 없는 CPU 요구 성능 예측의 오차를 줄여줄 수 있고 성능 대 전력 소모의 비율을 일정부분 제어 가능하게 하여 준다.

이에 본 연구에서는 이러한 상대적 예측을 이용한 FUTURE형 알고리즘과 운영체제의 idle 상태 정보를 바탕으로 하는 PAST 기반의 알고리즘을 혼합한 새로운 알고리즘을 사용하였는데 내용은 다음과 같다.

1. CPU 요구 성능 예측을 위해 운영체제의 scheduling에 의해 주어지는 CPU idle 시간을 분석.
2. Device 드라이버에서 설정한 각 주변장치의 동작 여부 정보에 따라 DVFM windows 운용.

3. 해당 window에 CPU idle 시간분석 결과가 동일 window에 연속 3회 들어오는 경우에 DVFM의 단계별 적용.

IV. 구현

본 논문에서는 Marvell PXA320(Monahans-P CPU)를 사용한 hardware platform과 Microsoft의 Windows Mobile OS를 이용하여 제안하는 적응적 동적 전력 관리 기법을 구현하였다, 제안 기법에서 CPU 소모 전력 감소를 위해서는 성능 예측 알고리즘을 이용하여 적용 Policy를 무엇으로 할 것인지를 결정 한 후 CPU의 DVFM을 수행하게 된다. 이때 CPU의 동작 주파수 변경은 CPU의 내부 레지스터를 통하여 할 수 있으나 CPU의 동작 전압을 변경하기 위하여서는 PMIC의 적용과 이의 제어가 함께 필요하다. 이번 장에서는 사용 시스템에 대하여 먼저 살펴보고 구현 방법 그리고 Power Policy의 기준 선정 방법에 대하여 기술하였다.

4.1. 구현 시스템

제안하는 CPU 요구 성능 예측 알고리즘의 구현은 LG KC1(WiB개 PDA Phone) 제품을 가지고 하였다. 이 제품에 적용한 이유는 DVFM의 지원이 가능하기 때문인데, KC1에 적용된 Marvell의 PXA320은 동작 주파수가 소모 전력이 가장 작은 Ring Oscillator 모드에서부터 최대 806 MHz까지 모두 8개의 동작 주파수 모드를 가지고 있으며 KC1에서 각 동작 주파수에 대응하는 CPU 동작 전압 조절은 CPU와 I2C 인터페이스를 통하여 연결된 PMIC를 제어함으로써 가능하게 되어 있다.

한편, 본 논문에서 사용한 운영체제는 Microsoft의 Windows Mobile 5.0으로 UNIX, Linux와 마찬가지로 IOCTL 함수를 운영체제에서 지원하고 있으며 운영체제 Kernel 영역 중 일부가 개방되어 있다. 따라서 이처럼 개방된 부분을 통하여 제안 기법을 구현할 수 있었다.

4.2. 구현 방법

이번 절에서는 구현 방법을 모듈들의 구현 위치와 모듈들의 구현 방법 및 동작 방식 그리고 실질적으로 CPU의 동작 전압과 주파수를 결정해 주는 Power Policy의 기준 선정 방법에 대하여 기술한다.

4.2.1 모듈들의 구현 위치

제안 기법은 이미 3장에서 기술한 각 모듈들을 구현함으로써 완성될 수 있는데 각 모듈들의 구현 위치는 다음과 같다.

- * 전력 관리 정책 초기화 모듈
 - Bootloader 의 Main 함수
- * 전력 관리 정책 결정 및 적용 모듈
 - Kernel 의 OEMIDLE 함수.
- * 전력 관리 정책 참여 모듈
- * 긴급 전력 관리 정책 적용 모듈
 - Kernel 의 OALIOCTL 함수
- * 전력 관리 정책 참여 모듈 호출자
 - 각 Driver 의 동작 Routine

한편 각 모듈들 간에 반드시 동기화되어 공유되어야 하는 전력 관리 정책 데이터들을 위하여 mail-box 통신을 통하여 공유가 되도록 하였는데, 이유는 커널 영역에서 동작하는 모듈들과 드라이버 영역에서 동작하는 모듈들 간의 전력 관리 정책의 충돌이나 비동기화를 예방하고 직관적이며 속도가 빠르기 때문이다.

전체 구조에서 각 모듈들간에 어떤 위치에서 어떤 인터페이스를 사용하였는지는 아래 그림 3에 나타내었다.

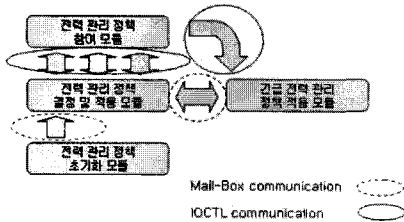


그림 3. 모듈 인터페이스
Fig. 3 Module Interface

4.2.1 모듈들의 구현 방법 및 동작 방식

전력 관리 정책 결정 모듈과 전력 관리 정책 적용 모듈이 위치한 OEMIDLE은 운영체제의 scheduling 동작 중에 불리는 함수로서 기본적으로 CPU 를 idle 상태로 진입 시켜 주는 루틴이다. 또한 함수내의 코드 동작 시간이 길어지는 경우는 운영체제의 scheduling time을 뒤엎기게 만들어 매우 민감한 문제를 일으키게 된다. 따라서 OEMIDLE 함수내에 위치한 전력 관리 정책 결정 모듈과 전력 관리 정책 적용 모듈들의 구현은 Global 변수들과

분기 시에는 빠른 처리가 가능한 switch 구문을 이용하였다. 특히 시간이 제일 많이 소요되는 CPU 의 동작 주파수와 동작 전압 변경 코드는 C 코드가 아닌 ARM 어셈블리어로 구현을 하여서 소요시간을 최소화 하였다.

한편 Device Driver 들의 전력 관리 정책 참여는 각 주변장치들의 동작 상황에 대한 정보들을 IOCTL 을 이용하여 갱신하거나, 직접 OALIOCTL 함수를 통하여 CPU 동작 전압 과 주파수를 변경함으로써 이루어지도록 하였다. OALIOCTL 함수는 커널 단에서 동작을 하기 때문에 디바이스 드라이버에서 해당 OALIOCTL을 호출함으로써 이미 커널에서 동작하고 있는 전력 관리 정책 결정 및 적용 모듈과의 충돌을 쉽게 예방할 수 있다. 또한 디바이스 드라이버들의 전력 관리 정책 참여를 가능하게 하기 위해서는 현재의 전력 관리 정책이 어떤지, 즉 현재의 CPU 동작 전압과 주파수는 어떤지 그리고 어떤 동작 전압과 주파수로 변경하였는지가 기록되어 공유되어야 한다. 이러한 전력 관리 정책에 관한 데이터들은 Mail-box 통신기법을 이용하여 동기화 관리를 하였다.

4.3. Power Policy 기준 선정 방법

앞항에서 모듈의 구현 방법과 동작 방식에 대하여 살펴 보았는데, 여기서는 제안 기법의 구현 시 CPU 의 동작 전압과 동작 주파수를 결정하는 기준 산출 방법을 기술한다. 먼저 PXA 320 이 지원하는 동작 주파수 8가지 중에서 각 DVFM window에서 최대 5가지 주파수 모드만을 사용하였는데 이 때 각 주파수 모드로의 진입 여부를 결정짓는 기준은 운영체제의 scheduling 정보 상에서 미리 실험적으로 측정된 idle count 값을 바탕으로 하였다. 관련하여 사용한 주파수 모드와 각 모드의 idle count 기준을 아래 표 1에 나타내었다.

표 1. 사용 주파수 모드
Table. 1 Frequency Table

정책 유형	Policy1	Policy2	Policy3	Policy4	Policy5
기본 동작 주파수	806 MHz	624 MHz	312 MHz	208 MHz	Ring Oscillator mode
DVFM window 1	624 MHz	312 MHz	208 MHz	Ring Oscillator mode	
DVFM window 2	806 MHz		403 MHz	208 MHz	Ring Oscillator mode
idle count	매우 바쁨	바쁨	보통	약간 여유	여유 많음

상기 표에서 나타난 3개의 DVFM window(기본, window1, window 2)들은 전력 관리 정책 참여 모듈들의 요청이 들어오면 바뀌게 되며 전체적인 DVFM windows들의 설정 또한 전력 정책의 수립에 따라서 유동적으로 조절이 될 수 있다.

V. 결 론

구현 시스템을 이용한 테스트는 크게 동작 성능 과 소모 전력에 관하여 이루어졌으며, 먼저 각 동작 주파수 모드에서의 소모 전력 테스트의 결과는 아래 표 2에 기술하였다.

표 1. 구현 시스템 전력 소모량
Table. 1 Power Consumption Table of the implemented System

CPU Frequency Mode	System 소모 전력
DOCS 60 MHz IDLE.	x mW
DOCS 60 MHz RUN	+ 25 mW
104 MHz IDLE.	+ 132 mW
104 MHz RUN	+ 165 mW
208 MHz IDLE.	+ 144 mW
208 MHz RUN	+ 223 mW
416 MHz IDLE.	+ 177 mW
416 MHz Turbo	+ 370 mW
624 MHz IDLE.	+ 282 mW
624 MHz Turbo	+ 759 mW
806 MHz IDLE.	+ 290 mW
806 MHz Turbo	+ 935 mW

(x=DOCS 60 MHz IDLE 에서의 시스템 전력 소모량)

이 결과를 살펴보면, Edwin 이 말한 Smoothing 의 효과를 알 수 있는데 이는 테스트 결과에서 보듯이 806 MHz 의 IDLE 소모전력이 416 MHz 의 Turbo 모드 보다는 소모전력이 약 80mW 정도 적지만 806MHz 의 Turbo 모드에서의 소모전력까지 고려하여 평균을 내어보면 IDLE 이 없는 416 MHz Turbo 모드에서의 동작이 전력 소모 면에서는 더 좋다는 것을 알 수 있다.

구현 시스템의 동작 성능 테스트는 아래 표 3과 같은 조건들에서 Spb Benchmark 프로그램을 통하여 이루어졌다.

표 1. 테스트 조건
Table. 1 Test Environment

CPU Operating Frequency	Image Type	Peripheral Connection	Power Source
208 MHz only	Debug Image	USB, UART 연결	A.C In
624 MHz only			
제안 기법 적용			

이 때 각 경우에서 측정된 CPU 동작 성능은 다음과 같다.

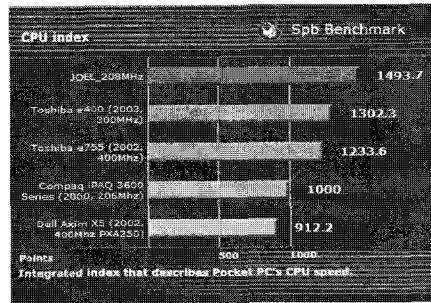


그림 4. 208 MHz 동작 성능
Fig. 4 208 MHz performance

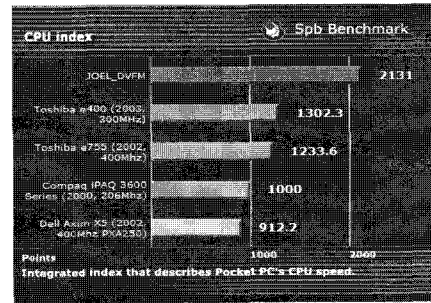


그림 5. 제안 기법 적용시 동작 성능
Fig. 5 Proposed algorithm performance

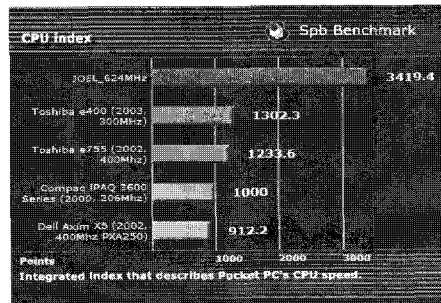


그림 6. 624 MHz 동작 성능
Fig. 6 624 MHz performance

위의 결과를 보면, 제안 기법 적용시의 CPU 성능은 제안 기법이 순간 순간 필요에 따라 DOCS 모드부터 806 MHz 모드까지 동작하면서 208 MHz 로만 동작할 때 보다는 더 좋은 성능을 제공하지만 624 MHz 로만 동작할 때보다는 성능이 더 낮음을 볼 수 있었다. 즉 순간 순간 측정된 요구성능의 파악에 따라서 소모 전력과 성능과의 Trade off 를 지속적으로 해나가는 것을 볼 수 있었다.

또한 시스템을 사용하지 않는 경우는 CPU 동작 전압과 주파수가 점차 떨어지면서 결국에는 Ring oscillator 모드로 진입하여 cpu idle 상태로 떨어지고 sd 메모리에서 동영상 파일을 읽어서 재생하는 것과 같은 CPU의 성능이 좀 더 필요한 상황에서는 idle count 의 변동에 따라서 CPU의 동작 전압과 주파수가 순간 순간 가변되어 CPU 전력 소모량을 전체적으로 줄이면서도 성능 면에서도 또한 손실이 없음을 확인 할 수 있었다.

그렇지만 각 전력 정책에 대한 idle count 의 기준 설정에 관한 연구는 추가적으로 진행되어야 한다. 이는 제안하는 기법에서 운영체제의 idle count 정보를 중요 기반으로 하여 CPU의 동작 전압과 주파수가 결정 되기 때문에 시스템에 최적화된 idle count 를 어떻게 찾아내고 증명해 낼 수 있는가 하는 방법과 최적화된 idle count 설정 값을 쉽고 빠르게 찾아낼 수 있는 방법에 관한 연구가 필요하기 때문이다.

참고문헌

- [1] Mark Weiser, Brent Welch, Alan Demers, Scott Shenker, "Scheduling for Reduced CPU Energy", manuscript, Xerox PARC, 1994.
- [2] Edwin Chan, Kinshuk Govil, Hal Wasserman, "Comparing Algorithms for Dynamic Speed-Setting of a Low-Power CPU", Computer Science Division, University of California, Berkeley, December 15, 1994.
- [3] Trevor Pering, Tom Burd, and Robert Brodersen, "Dynamic Voltage Scaling and the Design of a Low-Power MicroCPU System", University of California Berkeley, Electronics Research Laboratory.
- [4] Kester Li, Roger Kumpf, Paul Horton, and Thomas Anderson, "A Quantitative Analysis of Disk Driver Power Management in Portable Computers", Computer

Science Division, University of California Berkeley, CA 94720.

저자소개

김화영(Wha_Young Kim)



광운대학교 전자공학부
광운대학교 전자공학과 석사
아주대학교 전자공학과 석사
(현) (주) LG 전자 MC 연구소

※ 관심분야 : Power Management, 이동통신 시스템

김영길 (Young-kil Kim)



고려대 전자공학과 학사
한국과학기술원 석사
ENST(프랑스) 박사
아주대 전자공학과 교수(현재)

※ 관심분야 : RFID Platform, Embedded system, 초음파 의료기기, Mobile 의료정보 시스템