

정보통신연구진흥원



www.iita.re.kr

▶ 지식경제부, 시스템반도체 발전 6대분야 선정

시스템반도체 발전전략의 세부 추진과제로 무선통신, 유선통신, 영상 및 디지털TV 등 6대 전략시스템 분야가 선정됐다. 지식경제부 및 IITA가 공동으로 선정한 6대 과제는 △무선통신 △유선통신 △영상 및 디지털TV △자동차 △헬스케어 △공통기반과제(3차원 IC 설계 기술)이다. 각 과제별로 1~2

개의 세부 추진 품목을 선정해 최종 세부과제는 10개 안팎이 될 전망이다. 지식경제부는 10개 세부과제의 타당성과 효율성을 검증하기 위한 절차를 가칠 예정이다.

▶ 제2차 한-EU ICT포럼 개최

EU는 국가간 공동연구개발 프로그램(FP, Framework Program)을 1984년부터 추진하여 왔다. 2006년 FP6가 종료되었으며, 현재 FP7('07~'13)을 추진 중이다. FP7은 IT분야에서 아시아권 국가와 협력을 강화하는 전략을 추진하고 있어, 우리나라를 IT 강국으로 인식하고 협력을 적극 요청하고 있다. 이에 2008년 6월 '제1차 한-EU ICT포럼'을 개최하고, 2차포럼이 12월 1일(월)~3일(수) 벨기에 브뤼셀 Raddison SAS Royal 호텔에서 개최될 예정이다. 본 포럼을 통해 한-EU 간 IT분야 연구자들이 상호교류할 수 있는 장을 마련함으로써 공동연구 활성화를 위한 기반을 조성하고, 한-EU간 공동연구 활성화 등 선진기술 교류를 통해 신기술 개발 기반 및 유럽시장 진출 고도보를 마련할 것이다.

■ 문의 : 전략협력팀 박가람 연구원(042-710-1244)

▶ '찾아가는 연구지원 서비스' 시행

IITA는 정보통신연구기반 조성사업에 참여하는 연구기관의 편의제공을 위해 연구현장을 찾아가 관련 규정 등을 설명해 주는 '찾아가는 연구지원 서비스'를 시행한다. 이 서비스는 IITA의 전담관리자 및 연구비 정산 담당자가 각 기관이 원하는 날짜에 해당 기관을 직접 방문해 △정보통신연구개발관리규정, 협약 및 수행관리지침 등 관련규정 체계와 관련규정에 의한 수행기관 의무사항 △연구비 카드 사용, 증빙서류 및 연구비 부당집행 사례 등 연구비 관리 △연구성과물 관리 방안 등을 설명하는 방식으로 이뤄진다. 정보통신연구기반조성사업은 지식경제부가 대학 및 IT중소기업 등의 R&D 활동에 필요한 인프라 구축을 지원하기 위해 지난 1993년부터 시행하는 것으로 올해 43개 과제에 1,416억원을 지원하고 있다.

▶ 고객 모니터링단 운영

IITA는 고객중심 R&D 지원 서비스 개선을 위해 지난 2005년부터 매년 정보통신연구개발사업 연구책임자를 대상으로 '고객 모니터링단'을 모집, 운영 중이다. 올해는 IT핵심기술개발사업 등 8개 연구개발사업의 연구책임자 90명이 제4기 고객 모니터링단으로 참여, IITA의 R&D 지원 서비스에 대한 모니터링, 서비스 개선을 위한 제안 등 고객 서비스 개선을 위한 활동을 수행한다. IITA는 고객 모니터링단 의견을 반영해 사업제출서류 및 신청절차 간소화, 평가체계 개선, 연구개발지원시스템 개선 등 고객 서비스 개선을 지속적으로 추진할 계획이다. 이와 함께 앞으로 현장중심 고객 간담회를 지속적으로 개최하고, 고객 모니터링단을 통한 서비스 모니터링을 강화해 고객 요구사항을 청취하는 등 다각적인 노력을 할 예정이다. 이성욱 IITA 원장은 "연

구개발 과정의 애로사항을 청취하고 고객모니터링단의 소리를 서비스 개선에 적극 반영해 우수한 연구 성과를 창출할 수 있도록 지원해 나가겠다"고 말했다.

▶ IT우수기술지원사업 과제지원전문가(PS) 38명 선정

IITA는 2008년도 IT우수기술지원사업 수행과제의 기술 및 사업화 애로사항을 지원하기 위한 과제지원전문가(PS : Project Supporter) 38명을 10월에 선정하였다. 이번에 선정된 PS는 기술개발 분야 27명, 사업화 분야 11명으로 구성됐으며 창업초기의 IT 중소기업을 대상으로 지원하는 IT우수기술지원사업에 선정된 68개 기업에 대해 과제의 수행관리와 사업화 과정에서 발생하는 각종 애로사항을 약 1년 6개월 간 지원하게 된다. IITA는 PS제도가 성공적으로 정착하기 위한 핵심이 PS와 수행기업 간 신뢰인 점을 감안, 온·오프라인을 통한 협력 네트워크를 구축하고 이를 통해 해당기업이 R&D 전문성을 확보할 수 있도록 지원해 나갈 방침이다. 올해 3년차를 맞은 PS지원 제도는 서서히 성과를 보이고 있으며, 일부 수행기업에서는 PS의 도움으로 수출의 발판을 마련하고 있다.

■ 문의 : 기업지원팀 이종훈 팀장(042-710-1250)

▶ IT기술평가포럼

IITA는 9월 26일 IITA 서울사무소에서 기술평가 활성화를 통한 기술 확산이라는 주제로 'IT기술평가포럼'을 개최하였다. 이번 포럼에서는 IT-BT-NT 등 첨단기술 중심의 융복합 R&D 패러다임 추세에 적용 가능한 신규 기술평가방법론과 해외 주요 기술평가기관의 경쟁력 분석 등에 대한 발표와 토론으로 진행되었다. 이번 포럼은 새로운 기술평가방법을 소개하고, 해외 기술평가기관과의 유익적인 협력 가능성을 모색해 기술평가 활성화를 통한 R&D결과의 성과확산에 큰 도움이 되었다.

▶ IT벤처캐피탈리스트 전문성 강화 프로그램 수료식

IITA는 9월 17일 대치동 섬유센터에서 '제8기 IT벤처캐피탈리스트 전문성 강화 프로그램 수료식'을 가졌다. IT벤처캐피탈리스트 전문성 강화 과정은 벤처캐피탈리스트의 전문능력 제고와 IT 분야 벤처투자 활성화를 목적으로 2001년에 개설된 과정으로 벤처캐피탈 관계자에게 IT 정책 및 기술, 시장 정보를 제공하고 객관적 투자심사를 위한 전문교육 실시해왔다. 올해 19명을 포함, 현재까지 총 180명의 수료생을 배출했다.

시스템반도체 산업활성화를 위한 코디네이터

한국반도체산업협회 

www.itsoc.or.kr

▶ '시스템-반도체포럼' 창립총회 개최



지난 10월 29일 여의도 63시티 코스모스홀에서는 시스템반도체를 신성장동력산업으로 육성하기 위해 자동차·전자 등 시스템 업체와 팹리스 기업간 상생협력을 추진하는 <시스템-반도체포럼>이 창립총회를 갖고 공식출범하였다. 이날 총회에서 한국전자통신연구원의 오수영 연구소장이 포럼 초대회장으로 선임되었고 삼성전자 우남성 부사장, LG전자기술원 유인경 원장, 현대자동차 양웅철 부사장,

SK텔레콤 오세현 사장, 하이닉스 최진석 부사장, 코아로직 황기수 사장, 실리콘마이터스 허엽 사장, 한국과학기술원 김종민 교수, 한국반도체산업협회 양준철 상근부회장이 회장단으로 선임되었다. 포럼에는 삼성전자·LG전자·SK텔레콤 등 정보통신 시스템 업체를 비롯해 현대자동차·현대오토넷·현대모비스 등 자동차 제조사 및 부품업체, 유진·다사로봇 등 로봇업체, 하이닉스 등 종합반도체사, 코아로직·엠텍비전 등 팹리스업체, ETRI·전자부품연구원 등 연구소 및 학계에서 참여한다. 포럼은 앞으로 Mobile Device·Home CE·자동차·디스플레이·로봇 등 5개 분과위원회를 구성하여 <시스템-반도체 동반성장을 위한 전략 수립>(시스템반도체 R&D아이템 발굴)<기술·시장 정보교류를 위한 세미나 및 컨퍼런스 개최> 등 다양한 사업을 수행하게 된다.

자통신연구원의 오수영 연구소장이 포럼 초대회장으로 선임되었고 삼성전자 우남성 부사장, LG전자기술원 유인경 원장, 현대자동차 양웅철 부사장,

▶ 제1회 반도체의 날 기념행사 개최



한국반도체산업협회는 반도체업계 위기상황을 극복하고 향후 반도체 산업 제2도약의 의지를 결집하는 의미에서 금년부터 '반도체의 날'을 제정, 지난 10월 29일 여의도 63시티에서 지식경제부와 함께 '제1회 반도체의 날' 기념행사를 가졌다. 이날 기념행사에는 이윤호 지식경제부 장관, 노영민 국회 지식경제위원 등 정부, 국회기관 대표와 권오현 반도체협회장, 김종갑 하이닉스 사장, 오영환 동부하이텍사장 및 설계·장비·재료 CEO, 학·연 전문가 등 500여명이 참석하여, 명실상부한 반도체산업 축제의 장이 되었다. 특히, 반도체협회는 이날 그간 반도체산업 발전에 공이 큰 반도체산업 1세대 기업인 및 업계원로 6명을 초청하여 그간의 노고에 대한 감사의 뜻을 전하고, 반도체산업 발전 유공자에 대해서도 포상을 수여하였다. 한국반도체산업협회 권오현 회장은 개회사를 통해 "최근 반도체경기 악화로 힘들고 어려운 시기를 보내고 있지만, 이미 메모리분야에 세계적인 기술력을 바탕으로 경쟁국과의 기술격차를 더욱 벌여나가는 한편, 우리의 취약분야인 시스템반도체 개발역량을 더욱 강화, 장비·소재·부품간 지속적인 상생협력 확대, 나노, 바이오, 자동차 등 연관 산업과의 공동개발 노력을 지속적으로 추진하여 희망찬 미래를 맞이하자"며 업계 종사자들을 격려했다. 또한, 행사에 참석한 이윤호 지식경제부장관도 "무한한 잠재력을 보유한 새로운 먹거리인 시스템반도체산업 발전에 모든 역량을 집중할 것"을 당부하였다.

한국반도체산업협회는 반도체업계 위기상황을 극복하고 향후 반도체 산업 제2도약의 의지를 결집하는 의미에서 금년부터 '반도체의 날'을 제정, 지난 10월 29일 여의도 63시티에서 지식경제부와 함께 '제1회 반도체의 날' 기념행사를 가졌다. 이날 기념행사에는 이윤호 지식경제부 장관, 노영민 국회 지식경제위원 등 정부, 국회기관 대표와 권오현 반도체협회장, 김종갑 하이닉스 사장, 오영환 동부하이텍사장 및 설계·장비·재료 CEO, 학·연 전문가 등 500여명이 참석하여, 명실상부한 반도체산업 축제의 장이 되었다. 특히, 반도체협회는 이날 그간 반도체산업 발전에 공이 큰 반도체산업 1세대 기업인 및 업계원로 6명을 초청하여 그간의 노고에 대한 감사의 뜻을 전하고, 반도체산업 발전 유공자에 대해서도 포상을 수여하였다. 한국반도체산업협회 권오현 회장은 개회사를 통해 "최근 반도체경기 악화로 힘들고 어려운 시기를 보내고 있지만, 이미 메모리분야에 세계적인 기술력을 바탕으로 경쟁국과의 기술격차를 더욱 벌여나가는 한편, 우리의 취약분야인 시스템반도체 개발역량을 더욱 강화, 장비·소재·부품간 지속적인 상생협력 확대, 나노, 바이오, 자동차 등 연관 산업과의 공동개발 노력을 지속적으로 추진하여 희망찬 미래를 맞이하자"며 업계 종사자들을 격려했다. 또한, 행사에 참석한 이윤호 지식경제부장관도 "무한한 잠재력을 보유한 새로운 먹거리인 시스템반도체산업 발전에 모든 역량을 집중할 것"을 당부하였다.

▶ SoC포럼/SoC PG 합동 워크샵 개최

SoC포럼/SoC PG 합동 워크샵이 10월 1일부터 2일까지 양일간 한국반도체산업협회와 한국정보통신기술협회의 공동 주관으로 제주도 대령리조트에서 개최되었다. 이번 행사에서는 <산업 간 융합과 SoC표준>을 주제로 SoC관련 산

·학·연 전문가가 참여하여 산업 간 융합화 경향에 효율적으로 대응하기 위한 SoC 분야의 표준화에 대해 활발한 논의가 이루어졌다. 초청강연으로는 헬스피아 이경수 대표의 <Mobile Healthcare>와 한국전자통신연구원 한태만 팀장의 <자동차 IT 융합 및 전장 소프트웨어 표준화>가 발표되어 많은 관심을 모았다. 패널토의에서 참석자들은 산업 간 융합을 위해 플랫폼의 중요성을 강조하였고 또한 국내표준이 국제표준으로 인정받기 위해서는 이에 참여할 표준전문가 양성이 중요하다는 의견을 말하였다.

▶ 수출보험설명회 개최



한국반도체산업협회는 수출보험공사와 함께 지난 9월 30일 협회 회의실에서 수출보험설명회를 개최하였다. 이번 설명회에서는 수출보험공사의 채민균 부부장이 수출보험제도, 대출·네고를 위한 수출보험 활용, 수출대금 미회수 방지를 위한 수출보험 활용에 대해 설명했으며, 참가자들의 보험 관련 질의에 답변하는 형식으로 진행되었다. 처음 개최한 이번 설명회에는 20여 개의 회원사의 담당자 30여명이 참석하여 수출보험에 대해 큰 관심을 보였다.

▶ 기술이전 Fair 개최

한국반도체산업협회는 <SoC Fair 2008> 행사의 일환으로 지난 10월 14일 KINTEX에서 올해 처음 기술이전 Fair를 개최하였다. 국내 연구소와 대학에서 개발한 핵심기술들을 산업체가 이전 받아 기술경쟁력을 강화할 수 있는 자리로 마련된 이번 행사에는 LG전자, 코아로직, 다들멀티미디어 등 여러 산업체에서 참여하였다. 한국전자통신연구원은 차세대 지상파 DMB칩 기술 등 10개 기술, 전자부품연구원은 고속 직렬통신용 칩 기술 등 3개 기술, 한국과학기술원은 지상파 DMB칩 관련 SiP 기술 등 3개 기술을 산업체에 이전하기 위해 설명회를 가졌다.

시스템반도체 산업육성의 견인차

한국전자통신연구원 시스템반도체산업진흥센터



www.asic.net

▶ 2008년 MPW(칩) 제작지원

센터는 SoC개발실습프로젝트를 수행하는 기관을 대상으로 프로젝트 수행 결과물로 도출되는 IP의 특성들을 검증하기 위하여 지난 5년동안 MPW제작 지원을 하고 있다. 그동안 RF, 아날로그, 디지털 등 3개 분야에서 매년 50여 종의 IP를 칩으로 제작하면서 SoC분야 설계인력양성에 많은 기여를 해왔다. 특히 금년부터는 아날로그, 디지털 분야에 기존의 매그나칩반도체 공정을 대체하는 세계적으로 우수한 Chartered와 SMIC 공정을 대상으로 입찰을 진행해 아날로그/디지털/Mixed분야는 Chartered 0.18 μ m공정이, 그리고 RF분야는 TSMC 0.18 μ m이 선정되었다. 8월 초순부터 공정별로 진행된 검증평가를 통해 RF분야 24종, Mixed분야 16종, 디지털분야 10종, 아날로그분야 3종 등 총 53종의 IP가 칩으로 제작될 예정이다. 칩제작 결과물은 공정별에 따라 차이가 있지만 11월 중순부터 12월 중순사이에 제작되어 칩 제작의뢰 기관으로 전달 될 예정이다.

○ 2008년 MPW(칩) 제작지원 현황

구분	공정	칩 제작 IP종	제작 완료일
RF	TSMC 0.18 μ m	24	11월 중순
Mixed	Chartered 0.18 μ m	16	11월 중순
디지털	Chartered 0.18 μ m	10(진행중)	12월 중순
아날로그	Chartered 0.18 μ m	3(진행중)	12월 중순

※ Chartered: 싱가포르(singapore)소재의 세계 4위의 파운드리 업체 (출처 : Gartner 2008년)

칩 제작의뢰 기관의 연구원들은 완성된 칩에 대해 필요한 Bare Die, 패키지 테스트, 실장 테스트를 거쳐 결과보고서를 작성, 센터에 제출하는 것으로 2008년 MPW제작지원은 종료될 예정이다.

■ 문의 : SoC인력양성팀 손병복 선임 (bbsohn@etri.re.kr, 02-2132-2034)

▶ 2008년도 IT-SoC Job Fair 개최

시스템반도체산업진흥센터에서는 2008년 10월 15일 ~ 16일까지 양일간 일산 KINTEX에서 21개 SoC후원기업체가 참여하여 300여명의 SoC전공인증과정 수료생(졸업생)을 대상으로 채용면접을 보는 IT-SoC Job Fair 2008을 개최하였다. 본 행사는 ETRI 시스템반도체 산업진흥센터에서 2005년부터 매년 개최해온 행사로써 SoC 전공 인증과정생들에게는 다양한 취업의 기회를 제공하고, SoC기업에게는 우수한 설계인력의 우선확보를 위한 기회를 제공하는 유익한 행사로써 그동안 매년 10여개 후원기업이 현장 면접을 통하여 10여명의 우수한 설계인력을 지속적으로 채용해 오고 있다.

○ SoC전공인증과정 후원기업 현황

(2008년 9월 기준)

번호	기업명	약정체결일	후원기간	Job Fair 참여업체
1	LG전자(주)	2005. 08. 22	4차 년도	
2	(주)코아로직	2005. 09. 01	3차 년도	
3	엠텍비전(주)	2005. 09. 15	3차 년도	15일 전일, 16일 오후
4	(주)씨앤에스테크놀로지	2005. 09. 01	4차 년도	15일 전일
5	(주)텔레칩스	2005. 09. 01	4차 년도	15일, 16일 전일
6	삼성전기(주)	2006. 01. 09	2차 년도	
7	(주)티엘아이	2006. 01. 12	2차 년도	15일 전일
8	다음멀티미디어(주)	2006. 10. 09	2차 년도	
9	(주)넥스트칩	2006. 11. 15	2차 년도	15일, 16일 전일
10	(주)펜타마이크로	2006. 11. 15	2차 년도	
11	(주)에프씨아이	2006. 12. 01	2차 년도	
12	(주)코아리버	2007. 01. 02	2차 년도	
13	(주)다우액실리온	2007. 01. 25	2차 년도	
14	(주)실리콘텍	2007. 06. 15	2차 년도	

15	(주)아이앤씨테크놀로지	2007. 12. 01	1차 년도	
16	(주)다원텍	2007. 01. 14	신규	
17	네오피델리티(주)	2008. 04. 14	신규	15일, 16일 전일
18	(주)쿠오핀	2008. 05. 01	신규	
19	(주)피델릭스	2008. 05. 14	신규	
20	(주)에트랩	2008. 05. 20	신규	
21	(주)파이칩스	2008. 06. 02	신규	15일 전일

■ 문의 : SoC인력양성팀 김창선 (richard@etri.re.kr, 02-2132-2023)

▶ 2008년 SoC설계교육콘텐츠 개발

교육콘텐츠 개발은 반도체 및 시스템 관련 이론과 칩설계 경험이 필요한 우수한 IT SoC 설계인력 양성을 위하여 SoC 설계 관련분야의 교육과정과 교육내용을 통합하고, 산업체가 필요로 하는 제품개발 관련 응용기술을 반영한 기술이론과 칩설계 실습과제를 포함하여 SoC 설계실습 등 참여인력의 전공능력 강화와 교육의 수월성 추구를 목적으로 한다. IT SoC핵심설계인력양성사업은 SoC설계전공 교육 인프라 구축을 위하여 새로운 과목 발굴 교육콘텐츠 개발, 실습중심의 교육용 플랫폼 개발에 노력을 기울여 왔다. 2006년부터 IT-SoC전공인증과목의 강의콘텐츠를 본격적으로 개발하기 시작했고, 2007년까지 16개 전공과목중 12개 전공과목을 기준(표준) 교수계획표의 정해진 모듈에 따라 세부내용을 선정하고, 각각 세부내용의 강의콘텐츠를 개발을 마쳤다. 2008년에 개발중인 교육콘텐츠는 다음의 과목들이며, 개발을 완료하는 11월말 이후부터 배포가능하여 IT-SoC전공인증과목의 2009년 1학기 강의를 위하여 사전에 검토하고, 학기 강의자료로 사용할 수 있다. 올해부터 설계특론의 신규과정 교육콘텐츠 개발에 중점을 두고 있어 교육콘텐츠 개발에 IT-SoC전공인증과정 참여교수 및 산업체 전문가의 많은 관심과 참여가 절실하다.

개발구분	전공구분	과목명	개발팀
증보개발	인증과목	고성능메모리 구조 및 설계	정진용 교수(포항공대, 책임자), 조성익 교수(전북대), 김영희 교수(창원대)
증보개발	인증과목	저전력시스템 설계	장래혁 교수(서울대, 책임자), 정성우 교수(고려대), 정의영 교수(연세대)
신규개발	인증과목	HW설계 기초 및 실습	정기석 교수(한양대, 책임자), 김태환 교수(서울대), 정성욱 교수(연세대)
신규개발	인증과목	RFIC 설계	범진욱 교수(서강대, 책임자), 이상국 교수(ICU), 김용석 교수(충북대), 정항근 교수(전북대), 어윤성 교수(광운대)
신규개발	설계특론	ARM Core 기반 설계 및 응용	이찬호 교수(숭실대, 책임자), 이광엽 교수(서경대)

■ 문의 : SoC인력양성팀 김은옥 책임 (eokim@etri.re.kr, 02-2132-2025)

▶ 2008년 하반기 온라인교육 개설

시스템반도체산업진흥센터는 2006년부터 온라인교육 홍보를 위하여 다양한 교육을 무료로 운영하고 있다. 현재까지 8개 과목에 200여명의 학생이 온라인교육 과정을 통하여 이수하였다. 당초 2008년 하반기 유료화 계획은 잠정 보류되었지만 미진한 부분을 보완하여 2009년에 유료화할 계획이다. 2008년 하반기 부터는 수강과목 별 Q&A운영, 수료증 발급 등의 다양한 서비스를 제공하기 위하여 계획하고 있다.

◎ 2008년 하반기 온라인교육 일정

번호	과목명	수강기간	수강시간
1	SoC구조	11. 01 ~ 12. 10	1,340분
2	임베디드시스템설계	11. 01 ~ 12. 10	1,380분
3	멀티미디어 SoC내장형 ISP설계	11. 10 ~ 12. 26	1,440분
4	저전력 통신용 MPSoC설계	11.10 ~ 12. 26	1,200분
5	SoC설계방법론	11. 10 ~ 12. 26	1,685분
6	아날로그혼성신호설계	11. 17 ~ 12. 31	1,494분
7	미국 Northeastern University 김용빈 교수 초청 특강	11. 17 ~ 12. 31	720분
8	SoC테스트 (테스트엔지니어교육)	11. 24 ~ 01. 16	2,700분

◎ 운영방법

- 수강신청 방법 : www.asic.net) IT-SoC아카데미
- 수강신청 기간 : 수강기간 1주일 전~
- 수강생 선정 : 선착순 100명 이내
- 수강방법 : 인터넷 스트리밍 서비스
- 수료기준 : 80%이상 수강시 수료증 발송(신청자에 한함)

■ 문의 : SoC인력양성팀 이윤아 (leeya@etri.re.kr, 02-2132-2026)

▶ 한양대학교 석·박사과정 맞춤형 실무설계강좌 개설

시스템반도체산업진흥센터 IT-SoC아카데미에서는 한양대학교 석·박사과정을 대상으로 맞춤형 설계교육강좌를 진행하였다. 맞춤형 실무설계교육은 산업체에서 실제 사용하는 설계툴의 사용 및 예에 관한 내용으로 강의 개설을 대학에서 의뢰하고 센터에서 직접 방문하여 교육을 실시한다. 이번 한양대학교 맞춤형 교육은 ASIC 및 MPW칩제작에 필수과정인 회로합성을 위한 "Design Compiler 사용법 및 사용

예" 와 타이밍 분석을 위한 "PrimeTime 사용법 및 사용 예" 두 과목으로 구성되어 2008년 9월 22일 ~ 27일까지 6일간 36시간 과정으로 21명이 참석하였다.

■ 문의 : SoC인력양성팀 노예철 선임(ycrho@etri.re.kr, 02-2132-2033)

▶ 2008년도 SoC 설계 툴 신규도입 지원 안내

센터에서는 IT SoC산업기반조성사업의 일환으로 SoC개발을 위한 EDA툴을 도입하여 IT SoC 개발 중소기업 등이 공동 활용하도록 SoC 설계 및 검증환경 지원업무를 수행하고 있다. '08년에는 System Level Design Tool로 CoWare Processor Designer, Front-end Tool로는 Agilent GoldenGate, Cadence Incisive Enterprise와 Sequence PowerTheater를, Back-end Tool은 Cadence SoC_Encoder, SiliconCanvas Laker_L3 와 Synopsys IC Compiler 등 총 12종 15Copy를 신규 도입하였으며 세부내용은 아래와 같다.

제작사	툴명	도입 Copy
Agilent	GoldenGate	2
Cadence	Virtuoso Spectre, Virtuoso Layout-XL, Virtuoso Schematic Editor	각1
	Incisive Enterprise Simulator	1
CoWare	SoC Encounter	1
	Processor Designer	1
Sequence	Power Theater	1
Silicon Canvas	Laker_L3	3
	IC Compiler	1
Synopsys	Power Compiler	1
	DesignWare Library	1

■ 사용신청 : 시스템반도체산업진흥센터 홈페이지(www.asic.net)) SoC산업지원) 설계환경지원) 설계환경지원신청

■ 문의 : 박성천 선임 (scpark@etri.re.kr, 02-2132-2066)

▶ SoC 시제품 개발지원 안내

중소기업의 SoC 개발을 보다 효과적으로 지원하기 위하여 SoC 개발비용의 일부를 지원해주는 SoC 시제품개발지원 프로그램은 연중 수시 신청, 접수받고 분기별(3월, 5월, 7월, 11월(차년도 1차 지원대상)) 심의 및 선정 하는 절차로 운영되며 지원은 당해연도 11월 10일까지 개발완료가 가능한 SoC를 대상으로 한다. 개발방법은 개별 제작 및 서플라이를 지원하며 국내외 파운드리가 지원하는 모든 공정기술을 지원한다. SoC 시제품 개발지원에 선정된 중소 벤처기업은 후반부설계(Back-end Design) 비용, 제작(Mask&Fab) 비용, 패키지(Package) 비용 등 SoC 개발비용의 50% 이내를 선택적으로 지원받아 SoC를 개발할 수 있게 되며, 맞춤형 IP 지원은 SoC시제품 개발 지원과 별도로 IP기반 SoC설계기술 지원에서 수시지원, 매월선정 방식으로 운영하고 있다.

■ 문의 : SoC산업기술팀 김창범 (uriduri@etri.re.kr, 02-2132-2064)