



# 2008년 1차 SoC 시제품 개발 지원 안내

## 가. 지원 개요

정보통신기기 및 부품에 필요한 IT SoC 개발을 위하여 파운드리회사와 긴밀한 협력체계를 구축하여 적기에 저렴한 비용으로 SoC 개발을 할 수 있도록 SoC 제작 서비스 및 SoC 개발비용의 일부를 지원함

## 나. 지원 내용

- 지원범위
  - IT SoC 시제품 개발 소요비용의 50% 이내에서 정부지원금 지원
  - 지원 비용 : IP(도입,사용), 후반부설계(Back-end Design), 제작(마스크,Fab 공정), 패키지 비용
- 개발방법 : 개별제작(Single Run) 및 셔틀제작(Multi Project Wafer)
  - ※ 셔틀제작은 IP 검증용 제작에 대하여 파운드리가 자체 운영하는 일정에 따라 지원
- 지원 파운드리 : 동부하이텍, 매그나칩반도체, 삼성전자, 해외 파운드리
  - 해외 파운드리는 국내 파운드리 이용이 불가할 경우 개별제작 우선 지원
- 지원공정기술 : 0.5um, 0.35um, 0.25um, 0.18um, 0.13um, 90nm, 65nm 공정
  - 개별제작은 파운드리가 지원하는 모든 공정기술 지원 가능함
- 신청방법 : IT SoC 개발지원 신청서, IT SoC 개발 규격서 제출 (상세 내용은 홈페이지 참조)
- 추진일정 계획

구분	신청접수	심의선정(계획)	비고
1차	수시 (9.1 ~ 10.20)	2007년 11월 1일	※ 2008년 1월 이후 계약체결 추진 ※ 2008년 11월 이내 개발완료 가능한 SoC ※ 2차, 3차는 향후 확정 후 공고 예정

•문의 : SoC산업기술팀 장인수 (☎ 02-3433-6087, janginsu@etri.re.kr)

## SoC 설계검증기술 지원 안내

### 가. 지원 목적

고가의 SoC 설계검증장비를 SoC 개발 중소기업이 공동 활용하도록 지원

### 나. 지원 대상

정보통신 기기 및 부품, IT SoC 등을 개발하는 기업체, 연구기관, SoC창업보육 지원에 대한 예비창업자

### 다. 지원 내용

- FPGA 및 ARM 기반의 SoC 설계검증장비 대여 및 기술 지원
- 장비 보유현황

장비명	주요 규격	제작사
ARM 7TDMI Integrator Set	AP/CM/LM/MultiICE/ADS/WorkStation(LM은 Xilinx FPGA XCV2000탑재)	ARM
ARM 940T Integrator Set	AP/CM/LM/MultiICE/ADS/WorkStation(LM은 Xilinx FPGA XCV2000탑재)	ARM
ARM 926EJ-S Versatile Set	PB(FOR ARM926EJ-S)/CT(CT926EJ-S)/LT(LT-XC2V8000)/RealViewCE/RVDS3.0	ARM
ARM 1136JF-S Versatile Set	PB(FOR ARM926EJ-S)/CT(CT1136JF-S)/ LT(LT-XC2V8000)/RealViewCE/RVDS3.0	ARM
iPROVE X4-100	Xilinx FPGA XC4VLX100/SDRAM 256M/ SystemC Package(S/W)/AMBA Package(S/W)/iGnite Package(S/W)	다이나릿시스템
iPROVE X4-200	Xilinx FPGA XC4VLX200/SDRAM 256M/ SystemC Package(S/W)/AMBA Package(S/W)/iGnite Package(S/W)	다이나릿시스템

- 지원 신청 방법 : 홈페이지(www.asic.net)/SoC산업지원/설계환경지원/설계검증지원신청"에서 수시 신청
- 문의 : SoC산업기술팀 박성천 (☎ 02-3433-6086, scpark@etri.re.kr)

# SoC 산업진흥센터 IP기술 지원 안내

## ■ 지원 개요

시급성 파급효과가 큰 상용 IP를 도입하여 공동 활용할 수 있도록 지원

## ■ 지원 대상

IT SoC 개발관련 중소 시스템 및 설계 전문기업, 연구기관, 설계실습프로젝트 참여대학

## ■ IP 보유 현황

### ● ARM core

제품명	공정기술	사용 파운드리명
ARM922T	0.18um	Dongbu, TSMC, SMIC
ARM922T	0.13um	Dongbu, TSMC
ARM926EJ	0.18um	TSMC
ARM926EJ	0.13um	Dongbu, TSMC, SMIC
ARM7TDMI	0.18um	TSMC, SMIC
ARM7TDMI	0.13um	Dongbu, TSMC

### ● ARM PrimeCell

제품명	IP명	비고
PL011	Uart	
PL022	Synchronous Serial Port	
PL031	Real Time Clock	ARM사 유지보수 지원 안함
PL041	Advanced Audio Codec I/F	ARM사 유지보수 지원 안함
PL050	PS2Keyboard/Mouse Interface	
PL061	General Purpose Input/Output	
PL160	DC-DC Converter	ARM사 유지보수 지원 안함
PL081	DMA Controller	
PL092	Static Memory Controller	PL241로 기능 upgrade
PL110	Color LCD Controller	PL111 대체예정 (ARM사 예정)
PL131	Smart card Interface	ARM사 유지보수 지원 안함
PL172	SDR Dynamic Mem Controller	PL242로 기능 upgrade
PL175	DDR Dynamic Mem Controller	PL244로 기능 upgrade
PL190	Vectored Interrupt Controller	
PL181	MM Card Host I/F	ARM사 유지보수 지원 안함
PL220	External Bus Interface	
PL241	AHB Static Memory Controller	
PL242	SDR Dynamic Memory Controller	
PL244	DDR Dynamic Memory Controller	
ADK	AMBA Design Kit	

### ● 기타 IP

IP명	제조사	비고
Turbo8051	Mentor	
USB2.0-OTG	Mentor	
PCI 66MHz/64bits	CAST	
Ethernet MAC	CAST	
AES	CAST	
Lossless JPEG Encoder	CAST	신규도입

IP명	제조사	비고
PCI Master/Target	FTD	
IEEE1394	FTD	
USB1.1	FTD	
USB2.0	글로트렉스	
H.264 Encoder	엠엠칩스	신규도입

- 홈페이지 : <http://www.asic.net> (SoC산업지원/IP 기술지원)
- 문의 : SoC산업기술팀 이길용 (☎ 02-3433-6088, gylee@etri.re.kr)



# 2007년 하반기 IT-SoC 산업체 실무교육 일정안내

한국전자통신연구원 SoC산업진흥센터 IT-SoC아카데미에서는 2007년도 하반기 실무교육과정을 아래와 같이 개설/교육 실시 하하고자 하오니 많은 참여바랍니다.

## ■ 중장기 교육일정 교육(2007.09.~12.)

번호	강좌명	강의일정	강사	소속
1	MPW 칩제작을 위한 Front-end/Back-end 설계1	11.12~16(5일)	노예철 선임	ETRI
2	MPW 칩제작을 위한 Front-end/Back-end 설계2	11.19~23(5일)	손병복 선임	ETRI

## ■ 단기설계 교육일정 교육(2007.09.~12.)

번호	강좌명	강의일정	강사	소속
1	Synthesis를 위한 Verilog HDL Coding Style실습	9.4~6(3일)	김정대 부사장	에피소프트
2	PrimeTime 사용법 및 활용예	9.11~13(3일)	김정대 부사장	에피소프트
3	Verilog HDL을 이용한 회로설계(초급)	9.17~19(3일)	조경순 교수	외국어대
4	Altera FPGA 를 이용한 회로 설계	9.18~20(3일)	이재철 차장	윈텍코리아
5	유비쿼터스 홈네트워크 설계실습	10.9~10(2일)	이동원 책임	맨엔텔
6	VHDL을 이용한 회로설계 및 응용	10.9~11(3일)	박현철 교수	산업기술대
7	RFID Chip 구조 및 설계실습	10.11~12(2일)	정종수 교수	안동대학교
8	ARM 프로세서 기반의 카메라 모듈 Firmware 설계	10.15~17(3일)	송용호 교수	한양대학교
9	Design Compiler 사용법 및 활용예	10.16~18(3일)	김정대 부사장	에피소프트
10	Embedded Linux 시스템	10.17~19(3일)	김웅식 교수	건양대학교
11	Verilog HDL을 이용한 회로설계(중급)	10.22~24(3일)	조경순 교수	외국어대
12	Wibro/WiMAX를 위한 저전력 재구성 SoC 설계	10.25~26(2일)	조준동 교수	성균관대
13	AXI(AMBA3.0) BUS 및 SoC 설계기술	10.29~31(3일)	김현규 책임	에이디칩스
14	SIP 구조 및 설계 기법	10.30~31(2일)	김정호 교수	KAIST
15	지능형 로봇을 위한 SoC 설계 및 활용예	11.1~2(2일)	김현규 책임	에이디칩스
16	Design Compiler 사용법 및 활용예	11.6~8(3일)	김정대 부사장	에피소프트
17	Xilinx FPGA 를 이용한 회로설계	11.13~15(2일)	김희도 팀장	EnG Soft
18	PrimeTime 사용법 및 활용예	11.26~28(3일)	김정대 부사장	에피소프트
19	VHDL을 이용한 회로설계 및 응용	11.27~29(3일)	박현철 교수	산업기술대

## ■ 설계 툴 교육일정 교육(2007.09.~12.)

번호	강좌명	강의일정	강사	소속
1	CoWare SPD(SPW) for Algorithm Design	9.4~6(3일)	이성길 차장	CoWare
2	Synplify Pro(Beginer/Advanced) & Identify	9.4~6(3일)	김경모 차장	Synplicity
3	Design for Test with DFTC	9.11~13(3일)	이시원 과장	Synopsys
4	Spectre Simulator & ADE	9.11~14(4일)	오정석 과장	Cadence
5	RF Design Environment	9.17~19(3일)	김경원 차장	Agilent
6	Calibre DRC/LVS-Rule Writing	9.18~21(4일)	이낙원 대리	Mentor
7	Platform Architect(ConvergenSC) & SystemC	10.9~12(4일)	박순배 차장	CoWare
8	PrimeTime	10.9~11(3일)	이시원 과장	Synopsys
9	Certify	10.9~10(2일)	김경모 차장	Synplicity
10	HDL Simulation : ModelSim	10.16~17(2일)	박종훈 과장	ED&C
11	Astro 1	10.16~18(3일)	황준철 차장	Synopsys
12	Virtuoso Layout Editor	10.16~18(2일)	이대규 과장	Cadence
13	Incisive(NC-Verilog) Simulator	10.29~31(3일)	류종형 부장	Cadence
14	Calibre DRC/LVS-using	10.29~31(3일)	정재만 과장	Mentor
15	Calibre xRC Parasitic Extraction	11.1~2(2일)	김봉준 과장	Mentor
16	Momentum for RFDE Users	11.2(1일)	김경원 차장	Agilent
17	Spectre Simulator & ADE	11.20~23(4일)	조정환 과장	Cadence
18	System Verilog-Design	11.29~30(2일)	류종형 부장	Cadence
19	Astro 1	12.4~6(3일)	황준철 차장	Synopsys

※ 교육일정은 강사 및 교육장 사정에 의해 변경될 수 있습니다.

- >> 교육일정 확인 및 신청 : 한국전자통신연구원 IT융합·부품연구소 SoC산업진흥센터 홈페이지(<http://www.asic.net>)의 IT-SoC아카데미 교육센터 참조
- >> 교육신청 및 교육비 입금안내 : 이경화, ☎ 02-401-7111, lkh82297@etri.re.kr
- >> 교육문의 : 손병복 ☎ 02-3433-6032, bbsohn@etri.re.kr  
노예철 ☎ 02-3433-6062, ycrho@etri.re.kr

