



2007년도 SoC 신뢰성시험 지원 안내

■ 지원 개요

SoC 개발 중소기업의 시제품에 대한 성능 및 품질 확보를 위해 한국전자통신연구원 SoC산업진흥센터에서는 종합적이고 체계적인 시험평가 서비스를 제공하고 있음

■ 지원 대상

IT SoC 개발 중소기업

■ 지원 내용

- HTOL 등의 수명시험, 온·습도 환경시험, ESD 및 Latch-Up 시험, 전처리시험 등 총 13개 품목에 대한 시험 지원 제공
- 공인(KOLAS)시험성적서, 시험결과서 발행 및 시험보드 제작 지원
- 중소기업의 시험비용 부담 경감을 위해 50%범위 내에서 최고 일천만원까지 비용 지원

■ 지원 일정

구분	신청접수	선정통보	비고
1차	수시(1.1 ~ 2.28)	3월 19일	※ 2차 지원으로 조기 마감될 수 있음 ※ 11월 30일까지 시험 완료 가능 품목
2차	수시(3.1 ~ 5.31)	6월 15일	
3차	수시(6.1 ~ 8.31)	9월 15일	

■ 신청 방법

- “SoC산업진흥센터 홈페이지(<http://www.asic.net>) > SoC산업지원 > SoC시험지원 > 신뢰성시험신청”에서 온라인 신청 (상세 내용은 홈페이지 참조)

■ 문의처

- SoC산업기술팀 박성천 (☎ 02-3433-6086, scpark@etri.re.kr)

※ SoC 전기적특성 시험비용 인하 및 이용 안내

- SoC 전기적특성시험의 시험비용이 시제품 시험은 변경 전 300만원에서 변경 후 100 ~ 200만원으로, 소량양산품 시험은 시중가의 85% 수준으로 대폭 인하되어 안내하오니 많은 이용바랍니다.
- 신청서는 온라인으로 수시접수하며, 접수처는 “홈페이지 > SoC산업지원 > SoC시험지원 > 전기적특성시험 신청”에서 접수하고 있습니다.



SoC 산업진흥센터 IP기술 지원 안내

■ 지원 개요

시급성 파급효과가 큰 상용 IP를 도입하여 공동활용 할 수 있도록 지원

■ 지원 대상

IT SoC 개발관련 중소벤처 시스템 및 설계 전문기업, 연구기관, 설계실습프로젝트참여대학

■ IP 보유 현황

● ARM core

제품명	공정기술	사용 파운드리명
ARM922T	0.18um	Dongbu, TSMC, SMIC
ARM922T	0.13um	Dongbu, TSMC
ARM926EJ	0.18um	TSMC
ARM926EJ	0.13um	Dongbu, TSMC, SMIC
ARM7TDMI	0.18um	TSMC, SMIC
ARM7TDMI	0.13um	Dongbu, TSMC

● ARM PrimeCell

제품명	IP명	비고
PL011	Uart	
PL022	Synchronous Serial Port	
PL031	Real Time Clock	ARM사 유지보수 지원 안함
PL041	Advanced Audio Codec I/F	ARM사 유지보수 지원 안함
PL050	PS2Keyboard/Mouse Interface	
PL061	General Purpose Input/Output	
PL160	DC-DC Converter	ARM사 유지보수 지원 안함
PL081	DMA Controller	
PL092	Static Memory Controller	PL241로 기능 upgrade
PL110	Color LCD Controller	PL111 대체예정 (ARM사 예정)
PL131	Smart card Interface	ARM사 유지보수 지원 안함
PL172	SDR Dynamic Mem Controller	PL242로 기능 upgrade
PL175	DDR Dynamic Mem Controller	PL244로 기능 upgrade
PL190	Vectored Interrupt Controller	
PL181	MM Card Host I/F	ARM사 유지보수 지원 안함
PL220	External Bus Interface	
PL241	AHB Static Memory Controller	
PL242	SDR Dynamic Memory Controller	
PL244	DDR Dynamic Memory Controller	
ADK	AMBA Design Kit	

*ARM사 유지보수 지원 안하는 제품들(PL031, PL041, PL160)의 폐기사유가 이용을 저조이므로 폐기 예정된 IP도 설계자가 원할 경우 사용은 가능함

● 기타 IP

IP명	제조사	비고
Turbo8051	Mentor	
USB2.0-OTG	Mentor	
PCI 66MHz/64bits	CAST	
Ethernet MAC	CAST	
AES	CAST	

IP명	제조사	비고
PCI Master/Target	FTD	
IEEE1394	FTD	
USB1.1	FTD	
USB2.0	클로트렉스	
H,264 Encoder	엠엠칩스	신규도입

● 홈페이지 : <http://www.asic.net>

● 문의처 : SoC산업기술팀 이길용 (☎ 02-3433-6088, gylee@etri.re.kr)

2007년 상반기 IT-SoC 산업체 실무교육 일정안내

한국전자통신연구원 SoC산업진흥센터 IT-SoC아카데미에서는 2007년도 상반기 실무교육과정을 아래와 같이 개설/교육실시 하고자 하오니 많은 참여와 주변에 널리 홍보하여 주시면 감사하겠습니다.

》 중장기 교육일정 교육 (2007. 03.~08.)

번호	강의일정	강좌명	강사	소속
1	3,5~9	CDMA 이동통신 이해와 실습	배준현 교수	(주)대구모바일센터
2	4,16~27	Gbps Network Controller를 이용한 SoC설계 기초	박현철 교수	산업기술대
3	5,7~18	영상압축 Multimedia Processor SoC 설계	박현철 교수	산업기술대
4	5,14~18	MPW 칩제작을 위한 Front-end/Back-end 설계1	노예철 선임	ETRI
5	5,14~18	Analog MPW 칩제작을 위한 Back-end 설계	김남걸 사장	(주)아나테크
6	5,28~6,1	MPW 칩제작을 위한 Front-end/Back-End 설계2	손병복 선임	ETRI
7	6,11~15	Embedded Linux를 활용한 USB Driver 설계	박채민 사장	(주)바른기술

》 단기설계 교육일정 교육 (2007. 03.~06.)

번호	강의일정	강좌명	강사	소속
1	3,14~16(3일)	Xilinx FPGA 구조 및 회로설계	김혁 부장	Xilinx
2	3,20~23(4일)	Synplify Pro를 활용한 Wishbone Bus 설계	김정대 부사장	에피소프트
3	3,26~28(3일)	Verilog HDL을 이용한 회로설계(초급)	조경순 교수	한국외국어대
4	4,2~4(3일)	Verilog HDL을 이용한 회로설계(초급)	조경순 교수	한국외국어대
5	4,3~5(3일)	Altera FPGA 구조 및 회로설계	이재철 차장	원텍코리아
6	4,10~12(3일)	VHDL을 이용한 회로설계 및 응용	박현철 교수	산업기술대
7	4,10~12(3일)	Design Compiler 사용법 및 활용예	김정대 부사장	에피소프트
8	4,18~19(2일)	OLED 구동 기술 및 구동 회로설계	권오경 교수	한양대학교
9	4,18~20(3일)	아날로그 회로 설계실습	임신일 교수	서경대학교
10	4,18~20(3일)	ARM 프로세서 기반의 카메라 모듈 Firmware 설계	송용호 교수	한양대학교
11	4,23,~25(3일)	Verilog HDL을 이용한 회로설계(중급)	조경순 교수	한국외국어대
12	4,24,~25(2일)	이동 멀티미디어 방송(DMB, 기타)기술	서중수 교수	연세대학교
13	5,3~4(2일)	RFID Chip 구조 및 설계실습	엔지니어	
14	5,7~9(3일)	Verilog HDL을 이용한 회로설계(중급)	조경순 교수	한국외국어대
15	5,9~11(3일)	Embedded Linux 시스템	김웅식 교수	건양대학교
16	5,22~23(2일)	지상파 DMB용 RFIC 및 모듈 설계	김성도 책임	ETRI
17	5,21~23(3일)	Xilinx FPGA 구조 및 회로설계	김희도 팀장	Xilinx
18	5,22~23(2일)	Zigbee 시스템 이해 및 Application 개발방법	권대림 차장	레디오펀스
19	5,22~23(2일)	지능형 로봇 구조 및 설계기술	박상덕 책임	생기원
20	5,29~30(2일)	지상파 DMB용 H.264, 구조 및 설계	연구원	ETRI
21	5,29~31(3일)	AXI(AMBA3.0) BUS 및 SoC 설계기술	김현규 책임	에이디칩스
22	5,29~31(2일)	MPU 구조 및 임베디드 프로그래밍	권용세 이사	코어리버
23	6,11~13(3일)	VHDL을 이용한 회로설계 및 응용	박현철 교수	산업기술대
24	6,11~13(3일)	TFT-LCD 구동 기술 및 구동 회로설계	최병덕 교수	한양대학교
25	6,11~13(3일)	Design Compiler 사용법 및 활용예	김정대 부사장	에피소프트
26	6,14~15(2일)	Prime Time 사용법 및 활용예	김정대 부사장	에피소프트
27	6,14~15(2일)	Wibro/WiMAX를 위한 저전력 재구성 SoC 설계	조준동 교수	성균관대학교

» 설계 툴 교육일정 교육 (2007. 03.~06.)

번호	강의일정	강좌명	강사	소속
1	3.12~15(4일)	Calibre DRC/LVS-Rule Writing	김봉준 대리	Mentor
2	3.13~15(3일)	PrimeTime 1	권영기 차장	Synopsys
3	3.13~15(3일)	Synplify Pro(Beginner/Advanced) & Identify	김경모 차장	Synplicity
4	3.20~22(3일)	Design for Test with DFTC	구교락 과장	Synopsys
5	3.20~22(3일)	SPW for Algorithm Design	박순배 차장	CoWare
6	3.26~28(3일)	Advanced Design System Fundamentals	김경원 차장	Agilent
7	3.27~28(2일)	Power Compiler	이시원 과장	Synopsys
8	4.3~5(3일)	ICStation-Accelerating Your Productivity	김봉준 대리	Mentor
9	4.4~5(2일)	Virtuoso Layout Editor	이대규 과장	Cadence
10	4.10~13(4일)	Spectre Simulator & ADE	오정석 과장	Cadence
11	4.10~11(2일)	Processor Designer for Specific Processor	이성길 차장	CoWare
12	4.17~18(2일)	Star-RCXT	정재만 과장	Synopsys
13	4.18~20(3일)	Calibre DRC/LVS-using	김봉준 대리	Mentor
14	4.26~27(2일)	First Encounter	서성하 차장	Cadence
15	5.2~4(3일)	NC-Verilog Simulator	강웅구 차장	Cadence
16	5.2~3(2일)	ATPG with TetraMAX	이시원 과장	Synopsys
17	5.3~4(2일)	Calibre xRC Parasitic Extraction	김봉준 대리	Mentor
18	5.8~10(3일)	Design Compiler	이상길 부장	Synopsys
19	5.8~9(2일)	Systemc Language Training for SoC Design	박순배 차장	CoWare
20	5.10~11(2일)	Platform Architect for SoC Design	박순배 차장	CoWare
21	5.15~17(3일)	Synplify Pro(Beginner/Advanced) & Identify	김경모 차장	Synplicity
22	5.22~23(2일)	Novas Total Debugging Solution	이강범	KT Design
23	5.29~31(3일)	HDS for Algorithm to Silicon	이성길 차장	CoWare
24	6.12~13(2일)	Signal Integrity	김경원 차장	Agilent
25	6.14~15(2일)	Conformal LEC/CCD	서덕렬 차장	Cadence

※ 교육일정은 강사 및 교육장 사정에 의해 변경될 수 있습니다.

» 교육일정 확인 및 신청 :

한국전자통신연구원 IT융합·부품연구소 SoC산업진흥센터
홈페이지(<http://www.asic.net>)의 IT-SoC아카데미 교육센터 참조

» 교육신청 및 교육비 입금안내 :

이경화 (☎ 02-401-7111, lkh82297@etri.re.kr)

» 교육문의 :

손병복 (☎ 02-3433-6032, bbsohn@etri.re.kr)

노예철 (☎ 02-3433-6062, ycrho@etri.re.kr)

