



2006년도 SoC 시제품 개발 지원 안내

❖ 지원개요

정보통신기기 및 부품에 필요한 IT SoC 개발을 위하여 파운드리회사(반도체 제조회사)와 긴밀한 협력체계를 구축하여 적기에 저렴한 비용으로 SoC 개발을 할 수 있도록 SoC 제작 서비스 및 개발비용을 지원함

❖ 지원내용

■ 지원범위

- IT SoC 시제품 개발 소요비용의 50% 이내에서 정부지원금 지원
- 지원 비용 : IP, 후반부설계(Back-end Design), 제작(마스크, Fab 공정), 패키지 비용
- 협력 파운드리 : 동부아남반도체, 매그나칩반도체, 삼성전자, 한국전자통신연구원

■ 지원대상 : IT SoC 개발관련 중소벤처 시스템 및 설계전문 기업

■ 개발방법 : 개별제작(Single Run) 및 서틀제작(Multi Project Wafer)

■ 신청방법 : IT SoC 개발지원 신청서, IT SoC 개발 규격서 (상세 내용은 홈페이지 참조)

■ 지원방법 : 수시 신청접수 및 분기별(3월, 6월, 9월) 심사, 선정

■ 추진일정 계획

구분	신청접수	심의선정	계약체결	비고
1차	수시 (1.1 ~ 3.15)	3월 31일	선정 통보 후 3개월 이내	2차 지원으로 조기 마감될 수 있음
2차	수시 (3.16 ~ 5.31)	6월 15일		
3차	수시 (6.1 ~ 8.31)	9월 15일		

- 서틀제작은 파운드리가 자체 운영하는 일정에 따라 지원

■ 파운드리, 지원 공정, 협력기관(지정 디자인하우스)

파운드리	지원 공정					협력 기관 (지정 디자인하우스)
	0.5 μ m	0.35 μ m	0.25 μ m	0.18 μ m	0.13 μ m	
동부아남반도체	-	-	-	지원	지원	슬림텍, 다반테크
매그나칩반도체	지원	지원	지원	지원	-	매커스, 이엠디티, 이디텍, 파인스, 아이앤씨테크놀로지, 아이칩스
삼성전자	-	지원	지원	지원	지원	다윈텍, 알파칩스, 씨앤에스테크놀로지
한국전자통신연구원	GaAs MESFET, PHEMT					

- 개별제작은 파운드리가 지원하는 모든 공정기술 지원 가능함
(※ 파운드리별 지원공정은 업무약정서에 따라 변동될 수 있음)
- 해외 파운드리는 국내 파운드리 이용이 불가할 경우 개별제작 우선 지원

○ 문의처 : SoC산업기술팀(☎02-2141-5697, E-mail : isjang@software.or.kr)

○ 홈페이지 : <http://www.software.or.kr/itsoc>



2006년도 SoC 신뢰성시험 지원 안내

» 지원 개요

IT SoC의 종합적이고 체계적인 시험평가 서비스 제공을 위해 SoC 신뢰성시험을 시험 전문업체와 협력하여 지원하며, 고가의 시험비용 부담을 경감키 위해 시험비의 50%까지 지원함.

» 지원 대상

IT SoC 개발 관련 중소벤처기업

» 지원 내용

· 신뢰성 시험전문업체와 협력하여 HTOL(High Temperature Operating Life test)등의 수명시험, 온·습도 환경시험, ESD시험, Latch-up시험 등 13개 시험 전체와 시험보드 제작을 지원함.

· 신뢰성시험의 총 소요비용을 50%범위 내에서 최고 일천만원까지 지원함.

» 지원 일정

구분	신청접수	선정통보(예정)	비고
1차	수시(1. 1 ~ 3. 31)	4. 15	· 2차 선정통보 일정이 9월 15일에서 8월 15일로 변경되었음. · '06년 지원사업이 1차에서 조기 마감될 수 있음.
2차	수시(4. 1 ~ 7. 31)	8. 15	

» 신청 방법

제출 서류 : SoC신뢰성시험신청서 1부, 실적 자료 1부(상세 내용은 홈페이지 참고)

접수 방법 : 이메일(권장) 및 우편 접수

» 접수처

이메일 접수처 : scpark1@software.or.kr

우편 접수처 : (138-711) 서울시 송파구 가락본동 79-2 KIPA빌딩 11층
한국소프트웨어진흥원 IT-SoC사업단 SoC산업기술팀

홈페이지 : <http://www.software.or.kr/itsoc> (SoC시험지원)

담당자/연락처 : 박성천 책임/02-2141-5653

※ SoC 시험비용 인하 및 이용 안내

· SoC 전기적특성시험의 시험비용이 시제품 시험은 변경 전 300만원에서 변경 후 100~200만원으로, 소량양산품 시험은 시중가의 85% 수준으로 시험비용이 대폭 인하되었습니다. IT-SoC사업단의 시험지원 사업을 많이 이용바랍니다.

· **신청서 접수기간 / 접수처** : 수시 / 홈페이지 > SoC시험지원 > 사용신청

2006년 상반기 IT SoC 산업체 실무교육 일정

❖ 테스트 개발 엔지니어 교육

IT-SoC사업단에서는 기존의 중단계 설계교육과 더불어 SoC 산업현장에서 필요로 하는 SoC 칩 시제품 및 양산을 위한 테스트 전문인력 양성을 하고자 SoC 설계기업(Fabless) 및 테스트 기업 등을 대상으로 테스트 개발 엔지니어 교육과정을 신설하여 운영합니다.

교육일정 : 2006. 3. 13. ~ 2006. 6. 9. (12주)

교육대상 : 관련학과 대학 졸업자 수준의 신입 또는 인턴 사원으로 채용이 확정된 자

교육과정 구성 : 이론교육, 실습교육, 보유 테스트 장비 교육

문의 : 노예철 수석(Tel. 02-2141-5673, E-mail. ycrho@software.or.kr)

❖ 설계툴 교육(2006. 03. ~ 07.)

● SoC 요소기술 설계실습 코스웨어

※ 교육일정은 강사 사정에 의해 변경될수 있습니다.

번호	강좌명	강의일정	강사	수강료	소속
1	Astro 1	3,7~9,(3일)	정성욱 대리	60,000	Synopsys Korea
2	Calibre DRC/LVS - Rule Writing	3,7~10,(3일)	성명섭 차장	60,000	Mentor Korea
3	C/SystemC를 이용한 ESL의 FPGA, SOC design	3,15~17,(3일)	안용진 대리	60,000	(주)에피소프트
4	Design for Test with DFTC	3,21~23,(3일)	구교락 과장	60,000	Synopsys Korea
5	Calibre RET OPC	3,21~24(3일)	김영근 차장	60,000	Mentor Korea
6	Algorithm Design with CoWare SPW	3,21~23(3일)	박순배 차장	60,000	CoWare
7	Virtuoso Layout Editor	3,23~24,(2일)	신창현 과장	40,000	Cadence Korea
8	Primetype1	3,27~29,(3일)	권영기 차장	60,000	Synopsys Korea
9	DFT-ATPG, Mbist	3,30~31,(2일)	박성철 차장	40,000	Mentor Korea
10	SoC Platform Design with SystemC and CoWare ConvergenSC	4,11~14,(4일)	박순배 차장	80,000	CoWare
11	Calibre DRC/LVS - Using	4,12~14,(3일)	성명섭 차장	60,000	Mentor Korea
12	0-In Assertion-Based Verification	4,17~18,(2일)	박요한 차장	40,000	Mentor Korea
13	PrimeTime 1	4,18~20,(3일)	sw lee	60,000	Synopsys Korea
14	Calibre xRC Parasitic Extraction	4,19~20,(2일)	김봉준 대리	40,000	Mentor Korea
15	ADS Fundamental	4,20~21,(2일)	김경원 과장	40,000	Agilent Technologies
16	Specman Elite Basic	4,24~26,(3일)	김시현 차장	60,000	Cadence Korea
17	ATPG with TetraMAX	5,9~11,(3일)	구교락 과장	60,000	Synopsys Korea
18	Application specific Processor & DSP Design with CoWare LISATEK	5,11~2,(2일)	박순배 차장	40,000	CoWare
19	Chip Synthesis	5,16~18,(3일)	ys lee	60,000	Synopsys Korea
20	ICStation - Accelerating Your Productivity	5,17~19,(3일)	성명섭 차장	60,000	Mentor Korea
21	Virtuoso Layout Editor	5,18~19(2일)	정웅식 차장	40,000	Cadence Korea
22	Calibre RET OPC	5,23~26,(4일)	양동욱 차장	80,000	Mentor Korea
23	Algorithm to RTL implementation with CoWare SPW/HDS	5,23~25,(3일)	박순배 차장	60,000	CoWare
24	NC-Verilog Simulator	5,26~28,(3일)	강웅구 차장	60,000	Cadence Korea
25	Astro 1	6,13~15,(3일)	박정배 차장	60,000	Synopsys Korea
26	Calibre DRC/LVS - Rule Writing	6,13~16,(4일)	김봉준 대리	80,000	Mentor Korea
27	PrimeTime 1	6,27~29,(3일)	권영기 차장	60,000	Synopsys Korea
28	Signal Integrity	6,27~29,(3일)	김경원 과장	60,000	Agilent Technologies
29	Layout & Momentum	10,19~20,(2일)	김경원 과장	40,000	Agilent Technologies
30	Communication System Design	12,07~18,(2일)	김경원 과장	40,000	Agilent Technologies



))교육일정 확인 및 신청 : 한국소프트웨어진흥원 IT-SoC사업단 홈페이지 (<http://www.software.or.kr/itsoc>)의 IT-SoC아카데미 교육센터 참조