



한국소프트웨어진흥원 IT-SoC사업단 IP 기술지원 안내

- ❖ 지원개요 시급성 파급효과가 큰 상용IP를 도입하여 공동 활용 할 수 있도록 지원
- ❖ 지원대상 IT SoC 개발관련 중소기업, 연구기관, 설계실습참여대학
- ❖ 지원내용

지원형태	지원내용(전달물 내용)	비고
Soft IP	공통사항 : Documentation, Testbench, Top Block RTL Source - Verilog : Encryption Code(Cadence) - VHDL : Compiled Code(Modelsim)	
Hard IP(ARM core)	Simulation Model, Phantom GDS-II, Documentation	
Hard IP	국내 파운드리와 연계하여 Hard IP 지원	
맞춤형 IP	SoC시제품개발 지원 및 IP 도입 지원 (IP비용 지원: IP 비용의 50% 범위)	

❖ IP 보유현황

구분	IP명	공급사	비고
Core IP	ARM 922T	ARM	Foundry 라이선스
	ARM 926EJ	ARM	Foundry 라이선스
	Turbo 8051	Mentor	양산 가능
Peripheral IP	PrimeCell UART	ARM	시제품 제작
	PrimeCell Static Memory Controller	ARM	시제품 제작
	PrimeCell SDRAM Controller	ARM	시제품 제작
	PrimeCell Real Time Clock generator	ARM	시제품 제작
	PrimeCell General Purpose Input/Output	ARM	시제품 제작
	PrimeCell Synchronous Serial Port Master and Slave	ARM	시제품 제작
	PrimeCell Smart Card Interface	ARM	시제품 제작
	PrimeCell DC-DC Converter Interface	ARM	시제품 제작
	PrimeCell Advanced Audio Codec Interface	ARM	시제품 제작
	PrimeCell PS2 Keyboard/Mouse Interface	ARM	시제품 제작
	PrimeCell DMA Controller	ARM	시제품 제작
	PrimeCell Vectored Interrupt Controller	ARM	시제품 제작
	PrimeCell External Bus Interface	ARM	시제품 제작
	PrimeCell Color LCD Controller	ARM	시제품 제작
	PrimeCell Multi-port Memory Controller	ARM	시제품 제작
PrimeCell Multimedia Card Interface	ARM	시제품 제작	
Interface IP	PCI Master/Target	FTD	양산 가능
	IEEE1394	FTD	양산 가능
	USB 1.1	FTD	양산 가능
	Ethernet MAC	CAST	양산 가능
	PCI 66MHz/64Bit	CAST	양산 가능
	USB2.0 Device Controller	글로트렉스	양산 가능
	USB2.0 OTG Controller	Mentor	양산 가능
Encryption IP	AES(Advanced Encryption System)	CAST	양산 가능

총 28 종

홈페이지
www.software.or.kr/itsoc

문의처
SoC산업기술팀, 이길용 선임
Tel : 02-2141-5696,
E-mail : gylee@software.or.kr

IT-SoC전공인증과정

동계 설계특론 개설 일정 (2005년 12월~ 2006년 2월)

● SoC 플랫폼(DMB/모바일폰) 기반 설계실습 코스웨어

	교육일정	교육강좌명	책임강사	단계	비고
1	06.1.9~1.20	모바일폰 기획강좌1- CDMA 모바일폰 단말기 설계	김선영(스프레드텔레콤)	IV	
2	06.1.23~2.10	DMB 기획강좌2-T-DMB 시스템 및 RF Tuner 의 이해	이주호(&C)	IV	
3	06.1.23~2.10	DMB 기획강좌3-위성DMB SoC(수신모뎀) 설계	강사 미정	IV	
4	06.2.13~2.24	DMB 기획강좌4-A/V수신기 플랫폼교육	오승준(광운대)	IV	
5	06.2.13~2.24	DMB 기획강좌4 지상파 DMB SoC(Baseband) 설계기술	강사 미정	IV	

※ 교육일정은 강사 사정에 의해 변경될수 있습니다.

● SoC 제품기반 설계실습 코스웨어

	교육일정	교육강좌명	책임강사	단계	비고
1	05.12.26~06.1.6	고성능 메모리 구조 및 설계	정진용(포항공대)	III	
2	05.12.26~06.1.6	DDI(Display Device IC) 설계 기술	권오경(한양대)	III	
3	06.1.9~1.20	OFDM 모뎀 설계	조용수(중앙대)	III	
4	06.1.23~2.10	무선통신 SoC 설계	유형준(CU)	III	
5	06.2.13~2.24	OFDM 기반 단말모뎀 SoC 설계	임민중(동국대)	III	한양대 안산

● SoC 전공인증 교과과정 코스웨어

	교육일정	교육강좌명	책임강사	단계	비고
1	05.12.26~06.1.6	시스템프로그래밍	이재진(서울대)	I	광운대
2	05.12.26~06.1.6	디지털 신호처리(DSP) 시스템 설계	성원용(서울대)	I	
3	06.1.9~1.20	SoC 설계 방법론	김태환(서울대)	I	광운대
4	06.1.9~1.20	SoC 설계 Hardware 기초 이론 및 실습	이재철(원광대)	I	광운대
5	06.2.13~2.24	SoC 설계 Embedded Software 기초 이론 및 실습	김용식(KIPA)	I	
6	06.2.13~2.24	RF IC 설계	김복기(광운대)	I	광운대

● SoC 요소기술 설계실습 코스웨어

	교육일정	교육강좌명	책임강사	단계	비고
1	06.1.2~1.6	저전력 VLSI/SoC 설계	신영수(KAIST)	II	저전력
2	06.1.9~1.13	RF SoC 회로설계의 기본	이창석(한밭대)	II	RF
3	06.1.9~1.20	ARM 개발환경 및 임베디드 프로그래밍	조용범(건국대)	II	Embedded
4	06.1.16~1.20	Modulation and Detection/Wireless Standards RF Systems	범진욱(서강대)	II	RF
5	06.1.16~1.20	고성능 코덱 설계	노정진(한양대)	II	Analog
6	06.1.23~1.27	고성능 PLL/DLL 설계	강진구(인하대)	II	Analog
7	06.2.6~2.10	Oscillators/PLLs SoC 설계	정항근(한양대)	II	RF
8	06.2.6~2.10	시스템 구조 및 임베디드 소프트웨어를 위한 저전력 설계 기법	정기석(한양대)	II	저전력
9	06.2.13~2.17	LNA/Mixer SoC 설계	김영석(충북대)	II	RF
10	06.2.13~2.24	ARM Platform 기반의 네트워크 및 지적재산권 보호 SoC 설계	최준림(경북대)	II	Embedded

➤ 신청 방법

한국소프트웨어진흥원 IT-SoC사업단 홈페이지(www.software.or.kr/itsoc)를 통하여 신청

➤ 교육문의처

최대수 선임(설계특론 관련문의) : 02-2142-1252, dschoi@software.or.kr
정순기 선임(IT-SoC아카데미 교육장 안내) : 02-401-7111, skjeong@software.or.kr

➤ 교육장소

IT-SoC아카데미 : 서울 송파구 가락동 10번지 신도빌딩 5~7층,
지하철 5호선 오금역 4번 출구

