

한국소프트웨어진흥원 IT-SoC사업단

IT-SoC 산업센터

IT-SoC사업단의 IT-SoC산업센터에서는 SoC 개발 기반기술에 필요한 고성능·고가의 EDA/IP/파운드리/시험 등 종합인프라를 구축하여 One Stop Service 체제로 중소벤처기업을 지원하고 있습니다. 또한 산학협력공동연구실과 EDA/IP기술지원센터를 설립하여 선택과 집중 지원으로 중소벤처 성장기업 육성 및 SoC 산업 활성화에 그 역할을 다하고 있습니다.

IT-SoC산업센터 홈페이지 www.software.or.kr/itsoc를 방문하시면 더욱 자세한 지원내용을 검색하실 수 있습니다.

www.software.or.kr/itsoc





한국소프트웨어진흥원 IT-SoC사업단 IP 기술지원 안내

❖ 지원개요

시급성 파급효과가 큰 상용IP를 도입하여 공동 활용 할 수 있도록 지원

❖ 지원대상

IT SoC 개발관련 중소벤처 시스템 및 설계전문 기업, 연구기관, 설계실습참여대학

❖ 지원내용

지원형태	지원내용(전달물 내용)	비고
Soft IP	공통사항 : Documentation, Testbench, Top Block RTL Source - Verilog : Encryption Code(Cadence) - VHDL : Compiled Code(Modelsim)	
Hard IP (ARM core)	Simulation Model, Phantom GDS-II, Documentation	
Hard IP	국내 파운드리와 연계하여 Hard IP 지원	○ '05년 신규
맞춤형 IP	SoC시제품개발 지원 및 IP 도입 지원 (IP비용 지원: IP 비용의 50% 범위)	○ '05년 신규

❖ IP 보유현황

구분	IP명	공급사	비고
Core IP	ARM 922T	ARM	Foundry 라이선스
	ARM 926EJ	ARM	Foundry 라이선스
	Turbo 8051	Mentor	양산 가능
Peripheral IP	PrimeCell UART 등 16종	ARM	시제품 제작
	ADK	ARM	시제품 제작
Interface IP	PCI Master/Target	FTD	양산 가능
	IEEE1394	FTD	양산 가능
	USB 1.1	FTD	양산 가능
	Ethernet MAC	CAST	양산 가능
	PCI 66MHz/64Bit	CAST	양산 가능
	USB 2.0 Device Controller	글로트렉스	양산 가능
Encryption IP	AES	CAST	양산 가능
회원등록 IP	백실리온 외 154종	국내SoC기업	Catalog 서비스
총 27 종 (회원 등록 IP 포함 181종)			

홈페이지
www.software.or.kr/itsoc

문의처
SoC산업기술팀
Tel : 02-2141-5696,
E-mail : gylee@software.or.kr



한국소프트웨어진흥원 IT-SoC사업단 SoC 설계검증기술 지원 안내

❖ 지원개요

- SoC 설계단계에서 기능검증(Function Verification)에 소요되는 시간을 대폭 단축하고자 고가의 하드웨어 기반 SoC 설계검증 환경을 IT-SoC사업단에 구축하여 산업체가 공동활용토록 기술 지원

❖ 지원대상

- SoC 개발 중소벤처기업

❖ 지원내용

1. PC 기반의 FPGA 에뮬레이터를 이용한 기술 지원
 - 1000만 게이트급 설계검증장비인 iPROVE 지원
 - ARM 기반의 SoC 설계검증장비인 ARM Integrator/Versatile 지원
2. 소프트웨어에 의한 SoC 설계검증기술 지원
 - SoC 설계환경 지원을 통해 디버깅 및 검증툴인 Cadence사의 Conformal과 Mentor사의 Seamless와 Synopsys사의 PrimeTime, Formality 등을 지원

❖ 장비 보유현황

장 비 명	주 요 규 격	대 수
7TDMI Integrator Set	AP/CM/LM/MultiICE/ADS/WorkStation(LM은 Xilinx FPGA XCV2000탑재)	2
940T Integrator Set	AP/CM/LM/MultiICE/ADS/WorkStation(LM은 Xilinx FPGA XCV2000탑재)	2
926EJ-S Versatile Set	PB(FOR ARM926EJ-S)/CT(CT926EJ-S)/LT(LT-XC2V8000)/RealViewICE/RVDS	1
1136JF-S Versatile Set	PB(FOR ARM926EJ-S)/CT(CT1136JF-S)/LT(LT-XC2V8000)/RealViewICE/RVDS	1
iPROVE X4-100	Xilinx FPGA XC4VLX100/SDRAM 256M/ SystemC Package(S/W)/AMBA Package(S/W)/iGnite Package(S/W)	5

❖ 사용 신청

- 홈페이지의 "IT-SoC산업센터/IP지원/사용신청/에뮬레이터사용신청"에서 신청
- 대여기간 : 최대 2개월, 연장신청 가능
- FPGA 기반의 하드웨어장비(보드)는 대여지원, 소프트웨어 검증툴은 IT-SoC사업단 FTP 서버에서 다운로드 지원
- ※ 홈페이지 : www.software.or.kr/ITSoC
- ※ 문의처 : SoC산업기술팀(Tel : 02-2141-5653, E-mail : scpak1@software.or.kr)



2005년도 하반기 단기설계교육 일정

- SoC 최신 기술동향 교육 (6층 세미나실)

번호	강좌명	강의일정	강사	수강료	소속
1	지상파 DMB(디지털오디오방송)/위성 DMB기술	10.25~26(2일)	서중수 교수	40,000	연세대
2	OLED 구동 기술 및 구동 회로설계	11.15.~17.(3일)	권오경 교수	60,000	한양대학교
3	TFT-LCD 구동 기술 및 구동 회로설계	11.23.~25.(3일)	최병덕 교수	60,000	한양대학교

- 설계 실습 (5층 IP 실습실)

번호	강좌명	강의일정	강사	수강료	소속
1	Verilog-HDL을 이용한 회로설계(중고급)	10.24.~26(3일)	조경순 교수	60,000	외대
2	OFDM 시스템(IEEE, 802.11a/MB-OFDM)	10.31.~11.2(3일)	조용수 교수	60,000	중앙대학교
3	Xilinx SoC World	11.1.~2(2일)	김혁 차장	20,000	Xilinx Korea
4	Altera FPGA를 이용한 회로설계	11.15.~17(3일)	이재철	30,000	MJL
5	고품질 시스템 IC를 위한 실용테스트 설계기법(기초)	11.22.~23(2일)	박은세 사장	40,000	MAGMA
6	VHDL을 이용한 회로설계 및 응용	11.22.~24(3일)	박현철 교수	60,000	산업기술대
7	고성능 DLL/PLL 설계	11.22.~24(4일)	강진구 교수 김철우 교수	80,000	인하대
8	Zigbee 시스템 이해 및 Application 개발방법	11.24(1일)	권대림과장	20,000	RadioPulse
9	고품질 시스템 IC를 위한 실용테스트 설계기법(고급)	11.29.~30(2일)	박은세 사장	40,000	MAGMA
10	RFID 시스템 및 칩 설계기술	11.29.~12.1(3일)	박준석 교수	60,000	국민대학교
11	SoC설계 언어	11.29.~12.1(3일)	강준우 교수	60,000	한국외대
12	Xilinx FPGA를 이용한 회로설계	12.6~8(3일)	엔지니어	60,000	매커스
13	고성능 데이터 변환기 설계	12.7.~9.(3일)	임신일 교수	60,000	서경대학교

· 교육기간 : 2005.9. ~ 12.17.
교육일정은 강사 사정에 의해 변경될 수 있습니다.
synopsys Tool의 '05년 11 ~ 12월 추후 홈페이지를 통해 공지
www.software.or.kr/itsoc

- 설계 툴 교육일정 (7층)

번호	강좌명	강의일정	강사	수강료	소속
1	Seamless CVE	10.26~27(2일)	박성철 과장	20,000	Mentor Korea
2	RFDE Fundamental Training	10.26.~27.(2일)	김경원 과장	20,000	Agilent Korea
3	Coware LISA	10.31.~11.2.(3일)	Engineer	30,000	CoWare
4	Calibre xRC Parasitic Extraction	11.3.~4.(2일)	김봉준 과장	20,000	Mentor Korea
5	Virtuoso Spectre Circuit Simulator	11.7.(1일)	오정석 대리	10,000	Cadence Korea
6	Analog Design Environment	11.8.~10.(3일)	오정석 대리	30,000	Cadence Korea
7	DFT-ATPG, Mbist	11.9.~10.(2일)	박요한 과장	20,000	Mentor Korea
8	CoWare HDS	11.15.~17.(3일)	김규홍 부장	30,000	CoWare
9	Calibre DRC/LVS - Using	11.16.~18.(3일)	성영섭 과장	30,000	Mentor Korea
10	Virtuoso Layout Editor	12.5.~6.(2일)	오정석 대리	20,000	Cadence Korea
11	0-In Assertion-Based Verification	12.8.~9.(2일)	박요한 과장	20,000	Mentor Korea

교육일정은 강사 사정에 의해 변경될 수 있습니다.