

커패시터 필터를 갖는 3상 다이오드 정류회로의 불평형 전원에서의 입력전류 특성

鄭 勝 基, 李 東 基, 朴 基 遠

Input Current Characteristics of a Three-Phase Diode Rectifier with Capacitive Filter under Line Voltage Unbalance Condition

Seung-Gi Jeong, Dong-Gei Lee, Ki-Won Park

요 약

커패시터 필터를 갖는 3상 다이오드 정류회로는 입력전압의 불평형에 매우 민감한 특성을 가지고 있다. 이러한 정류회로는 그 동작의 비선형성으로 인해 작은 전압의 불평형에도 입력전류에는 큰 불평형이 나타날 수 있으며 이로 인해 전원품질에 악영향을 미친다. 본 논문에서는 이러한 불평형 증폭특성을 이론적으로 규명하고 불평형 정도에 따른 정류회로의 동작모드에 따라 제반 입력전류의 특성에 대한 모델을 도출하였다. 본 논문의 결과는 각종 전력변환 장치의 입력부로서 널리 사용되는 커패시터 필터형 3상 다이오드 정류회로를 최적 설계하는 데에 중요한 해석적 기초를 제공하고 있다.

ABSTRACT

The three-phase diode rectifier with capacitive filter is highly sensitive to line voltage unbalance. Because of its inherent nonlinear characteristics, small line voltage unbalance may cause highly unbalanced line current, causing detrimental effects on power quality. This paper presents a theoretical basis on this 'unbalance amplification effect' and derives an analytical model of line current characteristics under unbalanced line voltage condition for various modes of operation. The results provide a basic guideline for optimal design of a three-phase diode rectifier with capacitive filter that is most commonly used for interfacing various power conversion equipments to power lines.

Keywords: diode rectifier, uncontrolled rectifier, voltage unbalance, current unbalance, power quality

1. 서 론

3상 다이오드 정류기는 산업용 전력변환 시스템과 교류전원시스템과의 접점에서 가장 흔히 볼 수 있는 장치이다. 대부분의 다이오드 정류기는 일정한 직류전압을 얻기 위하여 출력단에 비교적 큰 용량의 커패시터 필터를 가지고 있다. 일반적으로 커패시터 필터를 갖는 다이오드 정류기는 교류측의 입력전류가 펄스 형상을 띠게 되기 때문에 많은 고조파 성분을 발생하고 역률이 매우 낮다는 특징이 있다.

3상 다이오드 정류기의 이러한 비선형적인 특성은 과형에서만이 아니라 전원전압이 불평형 되었을 때 전

압과 전류의 관계에서 더욱 극명하게 나타난다. 즉 일 반적인 선형 부하의 경우에는 전원전압이 불평형되면 그 불평형 정도가 전류에 그대로 반영되는데 반하여 커패시터 필터를 갖는 3상 다이오드 정류기에서는 전원전압이 불평형되면 입력전류는 훨씬 크게 불평형되는 특성을 보인다.

실제의 산업현장에서는 전원이 항상 어느 정도는 불평형 상태에 있기 때문에 대부분의 3상 다이오드 정류기의 입력전류는 거의 항상 불평형의 가능성에 노출되어 있다고 볼 수 있다. 이와 같이 전원전압의 작은 불평형이 큰 전류불평형을 야기하는 불평형의 '증폭' 현상은 아래와 같은 문제를 일으킨다.

1. 정류회로 한 상의 소자에 전류가 집중, 소손의 우려가 있다.
 2. 커패시터 필터에 흐르는 맥동전류의 실효치가 증가, 커패시터의 열화를 촉진시킨다. 커패시터 열화는 실제 정류기 고장의 가장 큰 원인이다.
 3. 전원측에서 본 정류기의 역률이 감소한다.
 4. 전원전류의 고조파 성분과 계통손실을 증가시키며 전력품질을 저하시킨다. 특히 평형 동작에서는 나타나지 않는 3배수 고조파가 나타난다.
- 정류회로의 입력전류 특성에 관한 연구는 전원품질의 측면에서 많이 이루어져 왔다. 종래에는 전원품질에 미치는 영향이 큰 중대용량의 싸이리스터 정류기에 대한 연구가 주종이었으나 근래에 중저압계통에서 비교적 작은 용량의 전력변환기기의 보급이 크게 증가함에 따라 다이오드 정류회로의 입력전류 특성에 대한 관심이 높아지고 있다.^{11, 16} 그러나 대부분의 연구는 입력전류의 고조파 특성에 집중되어 있고 대체로 평형전원 하에서의 특성을 다루고 있다. 불평형 전원에 대한 특성에 있어서도 정류기 출력단에 커패시터와 함께 평활용 인덕터가 사용되어 직류측 전류가 연속인 상태를 대상을 주로 다루고 있으며 대부분 정류기 동작의 비선형성을 다루기 위해 해석적 접근보다는 수치해석적 접근에 의존하고 있다.

그러나 중소용량의 다이오드 정류기는 평활용 리액터를 채용하지 않는 경우가 대부분이고 수치해석적 접근과로는 정류회로의 특성에 대한 전반적인 통찰을 얻고 시스템의 설계에 적용하는 데에 어려움이 따른다. 이러한 점을 감안하여 본 연구에서는 커패시터 필터만을 갖는 3상 다이오드 정류기의 입력전류 불평형 특성에 대한 해석적인 접근을 시도, 불평형특성을 억제하기 위한 설계방안의 기초를 제공하고자 한다.

2. 불평형 전원의 표현

3상 변수의 불평형을 나타내는 지수로는 선간전압의 크기가 평균 선간전압에서 벗어난 정도를 나타내는 방식이 현장에서 흔히 적용되지만 이는 불평형을 해석적으로 다루는 데에는 적합하지 않다. 따라서 여기서는 대칭좌표법에 기초한 아래의 정의를 불평형 계수로 사용하기로 한다.

$$u = \frac{V_n}{V_p} \quad (1)$$

여기서 V_p 와 V_n 은 각각 아래의 식으로 계산되는 정상분 및 역상분 전압 페이서의 크기를 나타낸다.

$$\begin{bmatrix} V_p \\ V_n \\ V_z \end{bmatrix} = \frac{1}{3} \begin{bmatrix} 1 & \alpha^2 & \alpha^2 \\ 1 & \alpha & \alpha \\ 1 & 1 & 1 \end{bmatrix} \begin{bmatrix} V_{ab} \\ V_{bc} \\ V_{ca} \end{bmatrix} \quad (2)$$

$$\alpha = e^{j(2\pi/3)} = -1/2 + j\sqrt{3}/2$$

일반적으로 대칭좌표성분은 상전압으로부터 계산되지만 여기서는 상전압 대신 선간전압을 사용하고 있으므로 영상분에 해당하는 V_z 는 항상 0이 된다. 여기서 선간전압에 의한 정의를 적용하는 이유는 뒤에서 보듯이 3상 정류회로의 출력단 전압 및 이에 따른 전원전류가 상전압과는 상관 없이 선간전압만에 의해 결정되기 때문이다.

정류회로에서 전압불평형과 전류불평형 사이의 상관관계를 규명하기 위해서는 어떤 전압불평형계수가 주어졌을 때 이 상태에서 정류기 입력전류의 불평형계수를 구하여야 한다. 전류의 불평형계수를 구하기 위해서는 각 상에 흐르는 전류를 구하여야 하며 전류를 구하기 위해서는 먼저 정류기 입력단의 선간전압을 구하여야 한다. 따라서 그 맨 첫 단계는 전압불평형계수가 주어졌을 때 이에 대응하는 선간전압을 구하는 문제, 즉 식 (1)과 (2)의 역함수관계로서 선간전압 V_{ab} , V_{bc} , V_{ca} 를 불평형계수 u 의 함수로 나타내는 문제로 귀착된다. 그러나 어떤 불평형계수에 해당하는 3상 선간전압은 유일하게 주어지는 것이 아니므로 선간전압 사이의 어떤 상관관계의 형태로 나타나게 될 것이다.

먼저 3상 선간전압이 평형상태에 있을 때 실효치를 V 라 가정한다. 선간전압 V_{ab} 를 기준 페이서로 취하여 $V_{ab} = V$ 로 놓고 불평형 상태를 표현하기 위하여 V_{bc} 가 평형상태로부터 ΔV 만큼 변화하였다고 가정하면 세 선간전압의 합이 항상 0이 되어야 하므로 3상 선간전압 페이서는 아래와 같이 표현된다.

$$\begin{aligned} V_{ab} &= V \\ V_{bc} &= \alpha^2 V + \Delta V \\ V_{ca} &= \alpha V - \Delta V \end{aligned} \quad (3)$$

여기서 식 (2)를 적용하여 정상분 및 역상분 전압의 페이서를 구하면 아래와 같다.

$$V_p = V + j \frac{1}{\sqrt{3}} \Delta V \quad (4)$$

$$V_n = -j \frac{1}{\sqrt{3}} \Delta V \quad (5)$$

식 (5)에서 보는 바와 같이 역상분 전압은 전원전압의

불평형을 야기하는 ΔV 에 직접적으로 비례한다. 이하에서는 ΔV 를 ‘변위전압(deviation voltage)’이라 부르도록 한다.

그림 1은 식 (3)으로 표현되는 불평형 3상 선간전압과 식 (4), (5)로 표현되는 정상분 및 역상분 전압의 페이서를 함께 보여주고 있다.

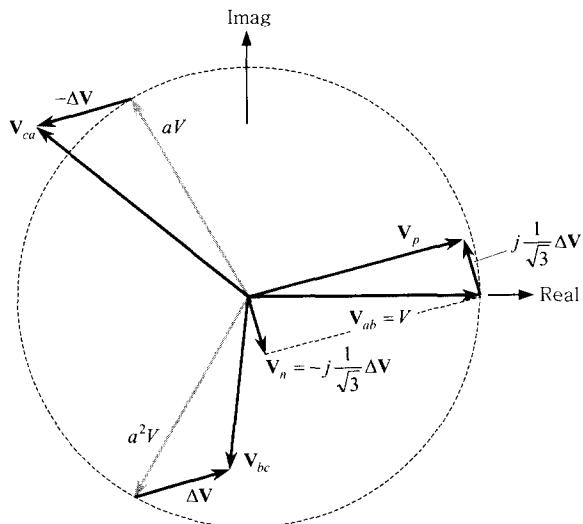


그림 1 불평형 3상 선간전압과 정상분 및 역상분 전압
Fig. 1 Unbalanced three-phase line voltages and associated positive- and negative-sequence voltages

식 (5)의 역상분 전압에서 실수부와 허수부를 분리,

$$\mathbf{V}_n = V_x + jV_y \quad (6)$$

로 쓰면 식 (4)로부터

$$\mathbf{V}_p = V - \mathbf{V}_n = V - V_x - jV_y \quad (7)$$

따라서 식 (1)에 의한 전압불평형계수는 다음과 같다.

$$u = \frac{V_n}{V_p} = \frac{\sqrt{V_x^2 + V_y^2}}{\sqrt{(V - V_x)^2 + V_y^2}} \quad (8)$$

이를 정리하면 다음과 같은 원의 방정식으로 귀착됨을 보일 수 있다.

$$\left(V_x + \frac{u^2}{1-u^2} V \right)^2 + V_y^2 = \left(\frac{u}{1-u^2} V \right)^2 \quad (9)$$

즉 주어진 불평형계수에서 역상분 전압의 페이서는

$$| \mathbf{V}_n + q | = r \quad (10)$$

$$q = \frac{u^2}{1-u^2} V \quad (11)$$

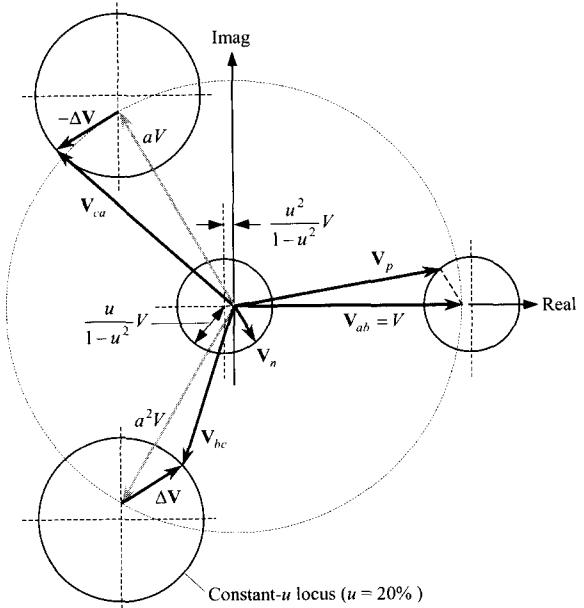


그림 2 주어진 불평형계수에 대한 대칭좌표성분 및 선간전압 페이서의 궤적

Fig. 2 Phasor loci of symmetrical components and line voltages for given voltage unbalance factor

$$r = \frac{u}{1-u^2} V \quad (12)$$

의 관계를 만족하는 원주상에 있게 된다.

그림 2는 불평형계수가 20%인 경우에 대하여 역상분 전압 페이서의 궤적을 보여주고 있으며 이에 대응하는 정상분 페이서의 궤적을 함께 나타내었다. 그리고 선간전압의 궤적은

$$\Delta V = \sqrt{3} \mathbf{V}_n \quad (13)$$

의 관계를 식 (3)에 적용하여 구할 수 있으며 그림에 보인 것과 같이 \mathbf{V}_{bc} 의 궤적과 \mathbf{V}_{ca} 의 궤적은 실수축에 대해 대칭인 모양으로 나타나게 된다.

본 연구에서 대상으로 하는 불평형은 전력계통의 저락사고 등과 같이 계통에 심각한 장애가 있는 상태에서의 불평형이 아니라 부하불평형 등으로 인한 상대적으로 작은 크기의 불평형, 즉 ‘일상적인 불평형’ 상태를 대상으로 하고 있다. 일반적으로 통용되는 전압 불평형의 허용치는 2~3% 이내이며^[5] NEMA 표준에의 하면 전동기의 경우 5% 이상의 불평형은 허용되지 않는다^[7]. 따라서 수 % 이내의 불평형을 대상으로 하였을 경우 위의 식 (11), (12)에서 $q \ll r$ 로 볼 수 있으므로 일정불평형계수에 대한 역상분전압의 궤적은 근

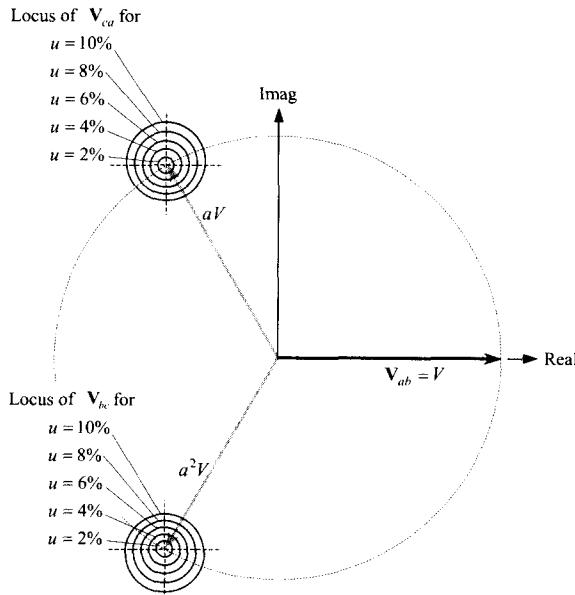


그림 3 선간전압의 일정 불평형계수 페이서 궤적

Fig. 3 Loci of line voltage phasors for constant unbalance factor

사적으로 다음과 같이 나타낼 수 있다.

$$|V_n| \approx uV \quad (14)$$

그리고 변위전압에 대해서는

$$|\Delta V| \approx \sqrt{3}uV \quad (15)$$

로 쓸 수 있다.

따라서 수 % 정도의 불평형계수를 나타내는 선간전압의 페이서는 근사적으로 평형상태에서의 좌표를 중심으로 한 원의 궤적을 그리게 된다. 그림 3은 몇 단계의 불평형계수에 대한 선간전압의 페이서 궤적을 보여주고 있으며 5% 이하의 불평형에서는 궤적의 중심이 평형상태 전압과 사실상 거의 일치하는 것으로 간주하여도 무방함을 알 수 있다.

3. 불평형 상태에서 정류회로의 동작모드

그림 4는 커패시터 출력필터를 갖는 3상 다이오드 정류회로를 보여주고 있다. 해석의 단순화를 피하기 위해 정류회로의 부하는 일정한 크기의 전류원 I_L 로 나타내기로 한다. 그리고 이때 전원측의 인덕턴스는 $L=0$ 인 것으로 가정한다. 이와 같이 전원인덕턴스가 없는 상태는 전압의 불평형에 대하여 전류의 불평형이 가장 민감한 상태에 해당한다.

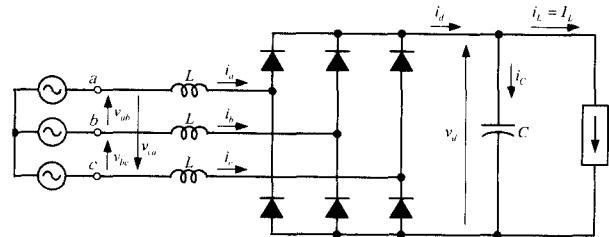
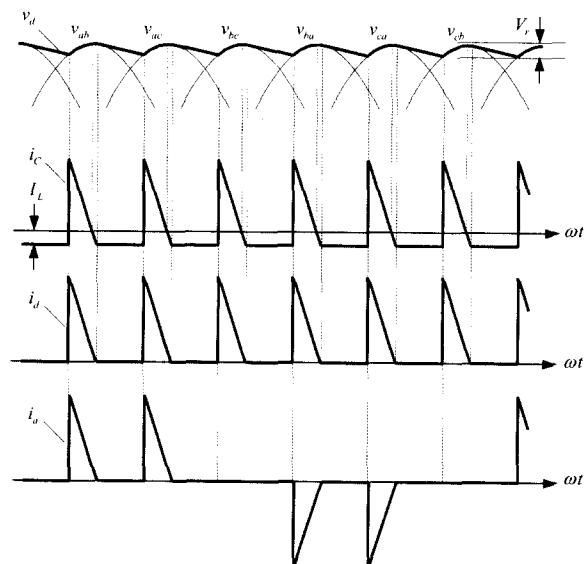
그림 4 3상 다이오드 정류회로
Fig. 4 Three-phase diode rectifier그림 5 평형상태에서의 정류기 동작파형
Fig. 5 Rectifier waveforms of balanced operation

그림 5는 전원 불평형이 없는 경우 정류기 출력전압, 커패시터 전류, 정류기 출력단 전류 및 입력단 전류를 각각 보여주고 있다. 정류기 출력단에는 전원의 6개 선간전압이 순차적으로 나타나며 각 선간전압의 첨두치 부근에서 짧은 충전구간이 있고 이후 약 60도 구간은 커패시터가 방전하는 구간이 된다. 방전구간동안 출력전압이 감소분, 즉 정류기 출력전압의 맥동률에 해당하며 여기서는 전압하강율로 정의한다.

$$V_r \approx \frac{\pi}{3} \frac{I_L}{\omega C} = \frac{\pi}{3} X_L I_L \quad (16)$$

이 맥동전압의 출력단 전압의 최대치, 즉 선간전압의 과고치에 대한 비율은 평형상태에서 출력전압 맥동률에 해당하며 여기서는 전압하강율로 정의한다.

$$\rho = \frac{V_r}{\sqrt{2}V} \quad (17)$$

뒤에서 보다시피 전압강하율은 불평형상태에서 정류기의 동작특성을 나타내는 데에 중요한 지수가 된다.

불평형 상태에서는 그림 6에 보인 것과 같이 평형선간전압에서 변위전압만큼 이동한 선간전압들이 정류기 출력에 차례로 나타나며 이를 시간축상에서 표현하면 그림 7과 같다. 여기서는 전원의 반주기만을 나타내고 있는데 나머지 반주기 동안에는 같은 상태가 반복된다. 그리고 불평형계수가 충분히 작아서 궤적의 중심이 기준 평형전압과 일치하는 것으로 가정하고 있으며 첨두치의 변화를 나타내고 있으므로 변위전압의 크기, 즉 궤적의 반지름은 아래와 같다.

$$\Delta \hat{V} = \sqrt{6} uV \quad (18)$$

그림 7에서 보는 바와 같이 직류 출력단에 나타나는 첨두전압은 $\sqrt{2} V \pm \Delta \hat{V}$ 의 범위 안에서 변화하며 그 변화 양상은 그림에 나타낸 변위전압의 위상 ϕ 에 따라 달라지게 된다. 그리고 첨두전압이 나타나는 시점 역시 변위전압의 위상에 따라 기준 평형전압 전후로 이동한다. 그림 6의 페이서도에서 이 위상의 변화는 근사적으로 다음과 같이 표현됨을 보일 수 있다.

$$\delta_{\max} = \pm \sqrt{3} u \text{ [rad]} \quad (19)$$

수 % 정도의 불평형에서 이 위상의 변화는 매우 작은

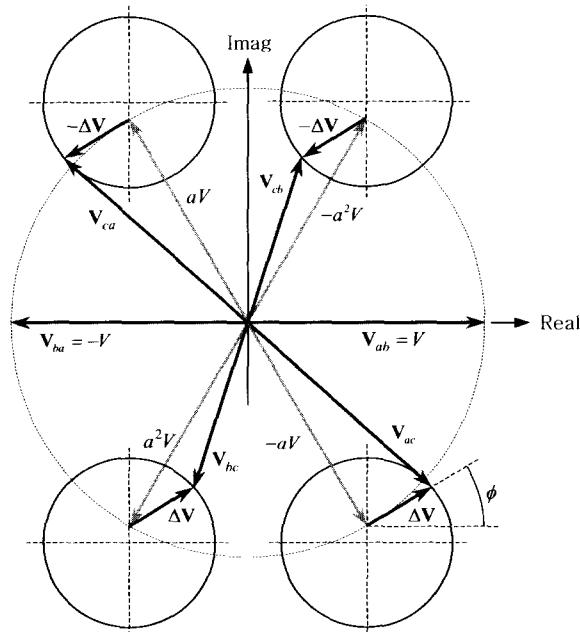


그림 6 정류기 출력단에 나타나는 불평형 선간전압 페이서
Fig. 6 Unbalanced line voltage phasors that appear at the rectifier output

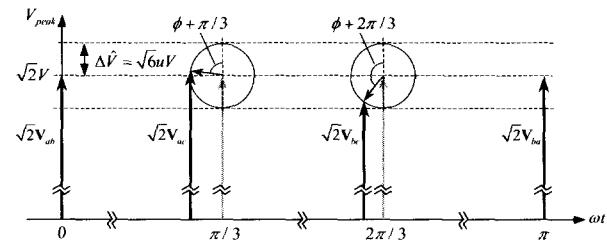


그림 7 시간축상에서 나타낸 선간전압 첨두치의 변화

Fig. 7 Variation of peak line voltages in time axis

값이므로 이하에서는 그 효과를 무시하기로 한다.

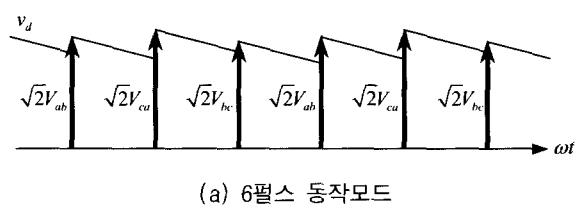
만일 충전구간이 매우 짧다고 가정하면 전원의 한주기 동안 정류기 출력전압의 변화는 근사적으로 그림 8에서와 같이 일련의 펄스로 표현된 선간전압의 파고치를 따라 변동하는 것으로 간주할 수 있다. 이때 선간전압의 파고치는 그림 7로부터 아래와 같이 표현된다.

$$\sqrt{2} V_{ab} = \sqrt{2} V \quad (20)$$

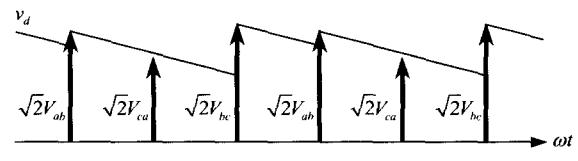
$$\sqrt{2} V_{bc} = \sqrt{2} V + \Delta \hat{V} \cos(\phi + \gamma) \quad (21)$$

$$\begin{aligned} \sqrt{2} V_{ca} &= \sqrt{2} V - \Delta \hat{V} \cos(\phi + \pi/3) \\ &= \sqrt{2} V + \Delta \hat{V} \cos(\phi - \gamma) \end{aligned} \quad (22)$$

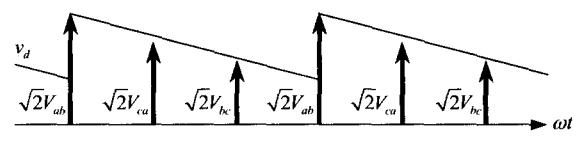
여기서 $\gamma = 2\pi/3$ 이다.



(a) 6펄스 동작모드



(b) 4펄스 동작모드



(c) 2펄스 동작모드

그림 8 불평형 상태에서의 동작모드 구분

Fig. 8 Operation modes under unbalanced condition

그림 8에 보인 것과 같이 정류기는 변위전압의 크기와 위상 및 방전구간 중의 기울기에 따라 세가지 동작모드 중의 하나에 있게 된다. (a)는 3개 상이 모두 도통하는 상태로서 전원의 한주기동안 6회의 충전구간이 나타나는 6펄스 동작상태, (b)와 같은 경우는 4회의 충전구간만이 나타나는 4펄스 동작상태, 그리고 (c)는 2회의 충전구간만이 나타나는 2펄스 동작상태가 된다. 2펄스 동작상태에서는 한 상에는 전혀 전류가 흐르지 않게 되므로 사실상 단상 정류기의 동작상태가 된다.

6펄스 동작상태는 매 반주기마다 ab-bc-ca 선간전압이 교대로 도통하지만 4펄스 동작상태는 선간전압들 사이의 상대적인 크기에 따라 V_{ca} 가 나타나지 않게 되는 ab-bc 도통모드, V_{ab} 가 나타나지 않게 되는 bc-ca 도통모드, 그리고 V_{bc} 가 나타나지 않게 되는 ca-ab 도통모드의 세가지 상태가 나타날 수 있다. 마찬가지로 2펄스 동작상태는 V_{ab} 만 나타나는 ab 도통모드, V_{bc} 만 나타나는 bc도통모드, 그리고 V_{ca} 만 나타나는 ca 도통모드가 있을 수 있다.

이상의 일곱가지 도통모드 중 어느 모드로 동작하게 되는지는 아래와 같이 전압불평형의 정도와 식 (16)으로 표현된 방전구간중 전압변동분 사이의 관계에 의해 결정된다. 먼저 6펄스 동작(ab-bc-ca 도통모드)이 이루어지기 위한 조건은 그림 8(a)로부터 다음과 같다.

$$\sqrt{2}V_{ab} - V_r < \sqrt{2}V_{ca} \quad (23)$$

$$\sqrt{2}V_{bc} - V_r < \sqrt{2}V_{ab} \quad (24)$$

$$\sqrt{2}V_{ca} - V_r < \sqrt{2}V_{bc} \quad (25)$$

그리고 4펄스 동작으로서 그림 8(b)에서와 같은 ab-bc 도통모드의 조건은 다음과 같다.

$$\sqrt{2}V_{ab} - V_r > \sqrt{2}V_{ca} \quad (26)$$

$$\sqrt{2}V_{ab} - 2V_r < \sqrt{2}V_{bc} \quad (27)$$

$$\sqrt{2}V_{bc} - V_r < \sqrt{2}V_{ab} \quad (28)$$

위에서 (24)의 조건을 반대로 하면 V_{bc} 가 나타나지 않게 되므로 그림 8(c)에서와 같은 2펄스 ab 도통모드의 조건이 된다.

$$\sqrt{2}V_{ab} - V_r > \sqrt{2}V_{ca} \quad (29)$$

$$\sqrt{2}V_{ab} - 2V_r > \sqrt{2}V_{bc} \quad (30)$$

이상과 같은 방식으로 일곱가지 도통모드에 대한 조건을 모두 구하고 여기에 식 (20)~(22)를 대입한 다음 식 (17)과 (18)을 적용하면 아래와 같이 각 도통모드의

조건을 전압불평형계수와 정류회로의 전압강하율 두 변수들 사이의 관계로 나타낼 수 있다.

ab-bc-ca 도통모드:

$$\rho > \sqrt{3}u \cos \phi \quad (31)$$

$$\rho > \sqrt{3}u \cos(\phi + \gamma) \quad (32)$$

$$\rho > \sqrt{3}u \cos(\phi - \gamma) \quad (33)$$

ab-bc 도통모드:

$$\rho < \sqrt{3}u \cos(\phi - \gamma) \quad (35)$$

$$\rho > -\frac{\sqrt{3}}{2}u \cos(\phi + \gamma) \quad (36)$$

$$\rho > \sqrt{3}u \cos(\phi + \gamma) \quad (37)$$

bc-ca 도통모드:

$$\rho < \sqrt{3}u \cos(\phi + \gamma) \quad (38)$$

$$\rho > -\frac{\sqrt{3}}{2}u \cos \phi \quad (39)$$

$$\rho > \sqrt{3}u \cos \phi \quad (40)$$

ca-ab 도통모드:

$$\rho < \sqrt{3}u \cos \phi \quad (41)$$

$$\rho > -\frac{\sqrt{3}}{2}u \cos(\phi - \gamma) \quad (42)$$

$$\rho > \sqrt{3}u \cos(\phi - \gamma) \quad (43)$$

ab 도통모드:

$$\rho < \sqrt{3}u \cos(\phi - \gamma) \quad (44)$$

$$\rho > -\frac{\sqrt{3}}{2}u \cos(\phi + \gamma) \quad (45)$$

bc 도통모드:

$$\rho < \sqrt{3}u \cos(\phi + \gamma) \quad (46)$$

$$\rho < -\frac{\sqrt{3}}{2}u \cos(\phi - \gamma) \quad (47)$$

ca 도통모드:

$$\rho < \sqrt{3}u \cos \phi \quad (48)$$

$$\rho < -\frac{\sqrt{3}}{2}u \cos(\phi - \gamma) \quad (49)$$

이상의 도통모드 구분을 변위전압의 위상과 전압불평형계수 평면상에서 나타내면 그림 9와 같다. 한편 그림 10은 변위전압 폐이서가 복소평면상에서 취하는

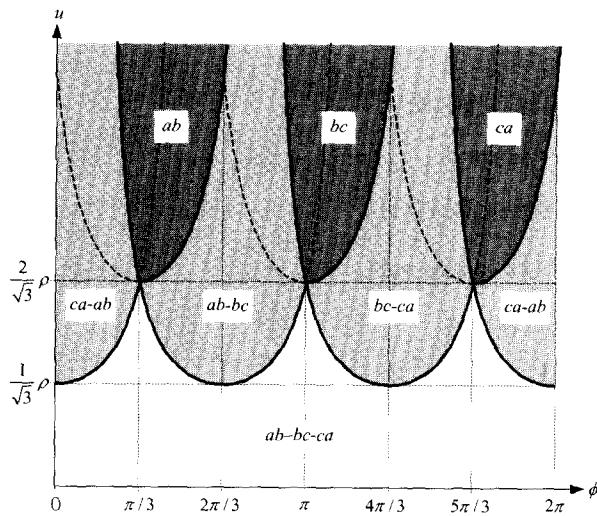


그림 9 정류기의 동작모드
Fig. 9 Operation modes of the rectifier

위치에 따라 정류기의 동작모드를 나타내고 있다. 그림에서 보다시피 변위전압의 크기(실효치)가 ρV 보다 작으면(혹은 변위전압의 최대치가 V , 보다 작으면) 정류기는 항상 6펄스모드에서 동작하며 변위전압의 크기가 ρV 보다 크고 $2\rho V$ 보다 작으면 변위전압의 위상에 따라 6펄스 혹은 4펄스 모드로 동작한다. 그리고 변위전압의 크기가 $2\rho V$ 보다 크면 6펄스모드는 나타나지 않고 4펄스 혹은 2펄스 모드에서 동작한다. 변위전압이 커질수록, 즉 불평형이 심화될수록 거의 모든 위상에서 2펄스모드로 동작하게 되는 것을 알 수 있다.

4. 6펄스동작에서의 정류기 입력전류 특성

이하에서는 위에서 정의된 각각의 동작모드에 대하여 불평형된 정류기의 입력전류 특성을 구하도록 한다. 이를 위해 먼저 그림 11에서와 같이 정류기의 충전구간에서 나타나는 정류기 출력단 전류 i_d 펄스의 면적을 구해 보면 충전구간이 충분히 짧다고 가정하였을 때 전압의 상승분 V_x 에 대하여 근사적으로 다음과 같이 표현할 수 있다.

$$A \approx wCV_x = -\frac{V_x}{X_c} \quad (50)$$

그림 11의 맨 아래는 전류펄스를 충전구간 중의 평균치에 해당하는 크기를 갖는 구형파 펄스로 근사화시킨 것을 보여주고 있다.

위에서와 같이 정류기 출력전류를 구형파 펄스로 근

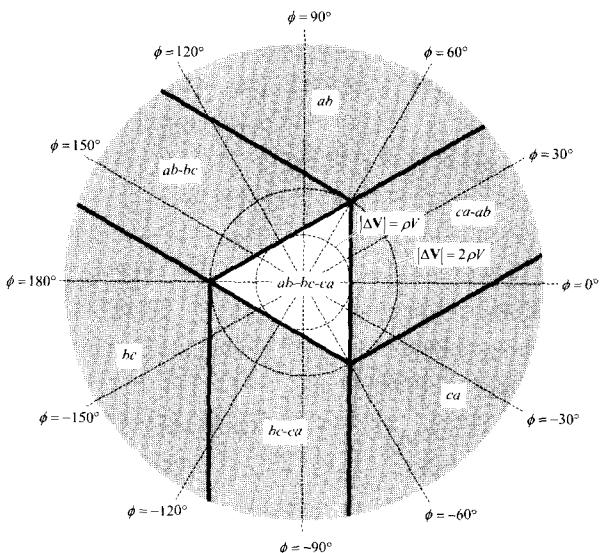


그림 10 변위전압 페이서에 따른 정류기의 동작모드
Fig. 10 Operation modes of the rectifier according to the deviation voltage phasor

사화 시켰을 때 6펄스 모드에서 정류기 출력단 전류와 교류측 입력전류는 그림 12와 같이 나타낼 수 있다. 그림에 보인 것과 같이 한 주기 동안 정류기 직류측 출력에는 6개의 전류펄스 i_{ab} , i_{ac} , i_{bc} , i_{ca} 가 나타

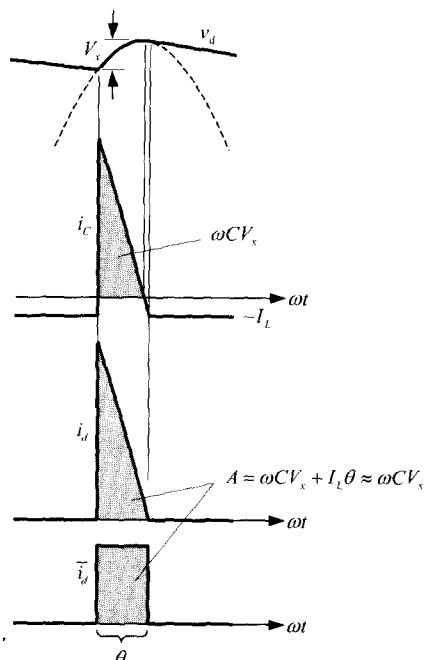


그림 11 충전구간중 전류펄스의 근사화
Fig. 11 Approximation of charging current pulse

나는데 각 충전구간 중의 전압의 상승분으로부터 이들 전류펄스의 면적을 구하면 다음과 같이 된다.

$$A_{ab} = \frac{1}{X_c} (\sqrt{2} V_{ab} - \sqrt{2} V_{bc} + V_r) \quad (51)$$

$$A_{bc} = \frac{1}{X_c} (\sqrt{2} V_{bc} - \sqrt{2} V_{ca} + V_r) \quad (52)$$

$$A_{ca} = \frac{1}{X_c} (\sqrt{2} V_{ca} - \sqrt{2} V_{ab} + V_r) \quad (53)$$

위의 식에 식 (20)~(22)를 적용하면 다음과 같이 된다.

$$A_{ab} = \frac{1}{X_c} [V_r - \Delta \hat{V} \cos(\phi + \gamma)] \quad (54)$$

$$A_{bc} = \frac{1}{X_c} [V_r - \Delta \hat{V} \cos \phi] \quad (55)$$

$$A_{ca} = \frac{1}{X_c} [V_r - \Delta \hat{V} \cos(\phi - \gamma)] \quad (56)$$

이들 전류펄스는 각 상 전류에 배분되면서 전원의 반주기마다 같은 크기로 극성이 반전되어 나타나게 된다. 예를 들어 i_a 과정에서 \bar{i}_{ab} 와 $-\bar{i}_{ba}$ 는 같은 크기로서 반주기 대칭을 이루는 펄스쌍이 된다. 그리고 각 상의 전류는 두개씩의 전류펄스 쌍으로 구성된다.

한개의 전류펄스 쌍을 그림 13과 같이 나타내었을 때 이에 의한 기본파 성분은 다음과 같이 된다.

$$a_1 = \frac{2}{\pi} \int_{-\theta/2}^{\theta/2} h \cos(\omega t) d(\omega t) = \frac{4}{\pi} h \sin \frac{\theta}{2} \quad (57)$$

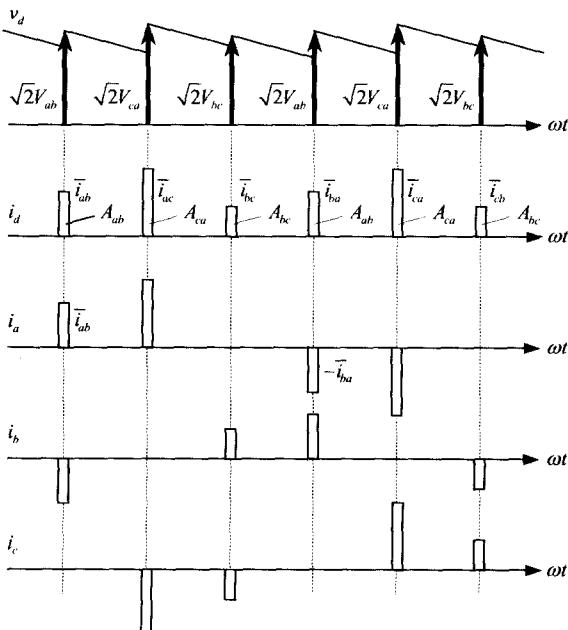


그림 12 6펄스 동작에서의 입력전류 균사화
Fig. 12 Line currents in six-pulse mode

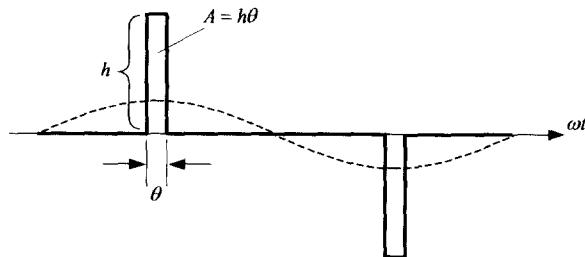


그림 13 전류펄스 쌍 및 이에 의한 기본파성분
Fig. 13 A current pulse pair and its fundamental component

만일 충전구간이 충분히 짧다면 아래와 같이 기본파 성분의 크기를 펄스의 면적으로 나타낼 수 있다.

$$a_1 = \frac{4}{\pi} h \sin \frac{\theta}{2} \approx \frac{2}{\pi} h \theta = \frac{2}{\pi} A \quad (58)$$

따라서 식 (54)~(56)으로 주어진 펄스면적을 갖는 각 전류펄스 쌍에 의한 기본파 실효치는 다음과 같다.

$$I_{abl} = \frac{\sqrt{2}}{\pi} A_{ab} = \frac{\sqrt{2}}{\pi} \frac{1}{X_c} [V_r - \Delta \hat{V} \cos(\phi + \gamma)] \quad (59)$$

$$I_{bcl} = \frac{\sqrt{2}}{\pi} A_{bc} = \frac{\sqrt{2}}{\pi} \frac{1}{X_c} [V_r - \Delta \hat{V} \cos \phi] \quad (60)$$

$$I_{cal} = \frac{\sqrt{2}}{\pi} A_{ca} = \frac{\sqrt{2}}{\pi} \frac{1}{X_c} [V_r - \Delta \hat{V} \cos(\phi - \gamma)] \quad (61)$$

위의 값들을 사용, \bar{i}_{ab} 와 $-\bar{i}_{ba}$ 쌍에 의한 기본파 성분을 기준폐이서로 취하고 펄스쌍 사이의 위상차를 고려하면 3상 전류의 폐이서는 다음과 같이 표현된다..

$$I_{al} = I_{abl} - \alpha I_{cal} \quad (62)$$

$$I_{bl} = -I_{abl} + \alpha^2 I_{bcl} \quad (63)$$

$$I_{cl} = \alpha I_{cal} - \alpha^2 I_{bcl} \quad (64)$$

여기에서 아래와 같이 대칭좌표변환을 적용하면

$$\begin{bmatrix} I_{pl} \\ I_{nl} \\ I_{zl} \end{bmatrix} = \frac{1}{3} \begin{bmatrix} 1 & \alpha & \alpha^2 \\ 1 & \alpha^2 & \alpha \\ 1 & 1 & 1 \end{bmatrix} \begin{bmatrix} I_{al} \\ I_{bl} \\ I_{cl} \end{bmatrix} \quad (65)$$

기본파 전류의 정상분과 역상분은 아래와 같이 된다.

$$I_{pl} = \frac{1}{3} (1 - \alpha)(I_{abl} + I_{bcl} + I_{cal}) \quad (66)$$

$$I_{nl} = \frac{1}{3} (1 - \alpha^2)[I_{abl} + \alpha I_{bcl} + \alpha^2 I_{cal}] \quad (67)$$

그리고 기본파 전류에 대한 불평형계수는

$$\mu = \frac{I_{nl}}{I_{pl}} = \frac{|I_{abl} + \alpha I_{bcl} + \alpha^2 I_{cal}|}{I_{abl} + I_{bcl} + I_{cal}} \quad (68)$$

식 (66)~(68)에 (59)~(61)을 대입하여 정리하면 기본과 전류의 정상분, 역상분 및 불평형계수를 아래와 같이 전압불평형계수의 함수로 표현할 수 있다. 먼저 정상분 전류는

$$I_{pl} = (1 - \alpha) \frac{\sqrt{2}}{\pi} \frac{V_r}{X_c} \quad (69)$$

이고 식 (16)을 대입하면 다음과 같다.

$$I_{pl} = (1 - \alpha) \frac{\sqrt{2}}{3} I_L = \frac{\sqrt{2}}{3} I_L e^{-j\pi/6} \quad (70)$$

역상분 전류는

$$I_{n1} = \frac{\sqrt{3}}{\sqrt{2}\pi} \frac{4\hat{V}}{X_c} e^{j(\phi - \pi/6)} \quad (71)$$

의 식으로 귀착되며 그 크기는 다음과 같다.

$$I_{n1} = \frac{\sqrt{3}}{\pi} \frac{4V}{X_c} = \frac{3}{\pi} \frac{V}{X_c} u \quad (72)$$

혹은 역상분 전압과의 관련성을 나타내기 위하여 아래와 같이 쓸 수도 있다.

$$I_{n1} = \frac{V_n}{(\pi/3)X_c} \quad (73)$$

전류불평형계수는 식 (69)와 (72)로부터

$$\mu = \frac{1}{\sqrt{2}} \frac{4V}{V_r} = \sqrt{\frac{3}{2}} \frac{V}{V_r} u \quad (74)$$

혹은 다음 식과 같이 표현된다.

$$\mu = \frac{3\sqrt{3}}{\sqrt{2}\pi} \frac{V}{X_c J_L} u = 1.17 \frac{V}{X_c J_L} u \quad (75)$$

이상의 결과로부터 정상분 전류의 크기는 전압불평형과 무관하게 일정한 값을 유지하며 그 크기는 부하전류에 직접 비례함을 알 수 있다. 그리고 역상분 전류는 변위전압의 크기 및 전압불평형계수에 비례하면서 커패시터 용량에는 반비례하는 특성을 보인다. 식 (70)과 (71)에 나타나는 $e^{-j\pi/6}$ 항은 평형상태에서 선간전압과 선전류 사이의 30도 위상차를 나타내고 있다. 이로부터 정상분의 위상은 평형상전압의 위상과 같고 역상분 전류의 위상은 여기에 변위전압의 위상이 더해진 값이 됨을 알 수 있다. 그림 14는 주어진 변위전압에 대해 나타나는 정상분 및 역상분 전류의 폐이서를 보여주고 있다.

역상분 전류의 위상은 변위전압의 위상에 따라 변화하지만 그 크기는 변위전압의 위상과 무관하다. 여기서 역상분 임피던스는 식 (73)으로부터 다음과 같이 커패시터 필터의 리액턴스에 의해 결정된다.

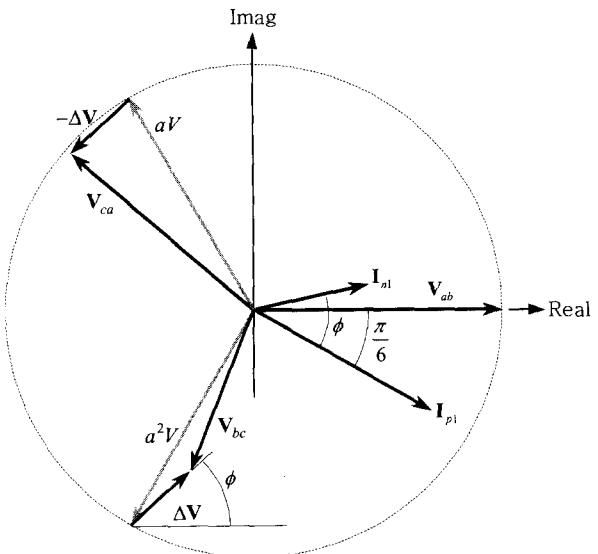


그림 14 6펄스 동작에서 변위전압과 전류의 정상분 및 역상분의 관계

Fig. 14 Phasor of deviation voltage and positive- and negative-sequence current in six-pulse mode

$$Z_n = \frac{V_n}{I_n} = \frac{\pi}{3} X_c \quad (76)$$

정상분 전류가 전압불평형에 무관하기 때문에 전류의 불평형 계수는 식 (75)에서 보다시피 전압의 불평형계수에 비례하며 커패시터의 리액턴스와 부하전류의 곱에 반비례한다. 따라서 커패시터가 클수록, 그리고 부하전류가 작을수록 전압불평형에 대해 전류불평형은 민감한 상태가 된다.

한편 식 (75)에 식 (17)의 정의를 적용하면 다음과 같이 간단한 형태로 쓸 수 있다.

$$\frac{\mu}{u} = \frac{\sqrt{3}}{2} \frac{1}{\rho} \quad (77)$$

평형일 경우 ρ 는 정류기 직류 출력전압의 맥동을 선간전압의 최대치에 대한 비율로 나타낸 것으로 출력전압의 맥동률에 해당한다. 불평형시에는 전원의 선간전압 파고치가 변동하기 때문에 직류전압의 맥동은 이보다 증가하게 된다. 일반적으로 다이오드 정류기에서는 출력전압을 일정하게 유지하는 것이 설계의 초점이 되므로 이 맥동률은 정류기 설계에서 중요한 척도가 된다. 정류회로의 설계시에는 전원이 평형인 것으로 가정하고 설계하게 되므로 주어진 정류기의 운전조건에 따라 맥동률이 정해진다. 따라서 식 (77)은 이 맥동률에 입각하여 정류기를 설계하였을 때 전압의 불평형에

대해 전류가 불평형되는 정도를 나타내게 된다.

일반적으로 다이오드 정류기에서 출력전압의 맥동률은 수% 이하가 되도록 설계하기 때문에 전압에 대한 전류 불평형은 매우 큰 값이 된다. 예를 들어 출력전압의 맥동률을 2%로 설정하였다면 식 (77)로부터 전류불평형 계수는 전압불평형 계수에 비해 40배가 넘는 값이 될 수 있다. 따라서 불과 2% 정도의 전압불평형에서 전류불평형은 80%에 달하게 된다. 물론 이는 이 상태에서 정류기가 6펄스 모드로 동작하는 것을 전제로 한 것으로 변위전압의 위상에 따라 4펄스 혹은 2펄스 동작모드에 있게 되면 전류불평형 계수는 다른 값이 될 수 있다.

5. 4펄스 및 2펄스 동작에서의 특성

그림 15는 4펄스 동작의 한 예를 보여주고 있다. 여기서는 ab-bc 동작모드를 보여주고 있으며 a상과 c상의 전류파형은 단상정류기에서와 같은 형태가 되고 b상에만 상하 4개의 펄스가 나타나게 된다. 이 상태는 그림 10에서 $\pi/3 < \phi < \pi$ 구간에 해당하며 여기서 나타나는 전류펄스의 면적을 구하면 다음과 같다.

$$\begin{aligned} A_{ab} &= \frac{1}{X_c} (\sqrt{2} V_{ab} - \sqrt{2} V_{bc} + V_r) \\ &= \frac{1}{X_c} [V_r - \Delta \hat{V} \cos(\phi + \gamma)] \end{aligned} \quad (78)$$

$$\begin{aligned} A_{bc} &= \frac{1}{X_c} (\sqrt{2} V_{bc} - \sqrt{2} V_{ab} + 2 V_r) \\ &= \frac{1}{X_c} [2 V_r + \Delta \hat{V} \cos(\phi + \gamma)] \end{aligned} \quad (79)$$

이로부터 각 전류펄스 쌍에 의한 기본파 실효치는 다음과 같이 된다.

$$I_{abl} = \frac{\sqrt{2}}{\pi} A_{ab} = \frac{\sqrt{2}}{\pi} \frac{1}{X_c} [V_r - \Delta \hat{V} \cos(\phi + \gamma)] \quad (80)$$

$$I_{bcl} = \frac{\sqrt{2}}{\pi} A_{bc} = \frac{\sqrt{2}}{\pi} \frac{1}{X_c} [2 V_r + \Delta \hat{V} \cos(\phi + \gamma)] \quad (81)$$

앞서와 같은 방식으로 각상 전류의 평이서를 구하면

$$I_{al} = I_{abl} \quad (82)$$

$$I_{bl} = -I_{abl} + \alpha^2 I_{bcl} \quad (83)$$

$$I_{cl} = -\alpha^2 I_{bcl} \quad (84)$$

가 되고 이에 따라 기본파전류의 정상분, 역상분 및 전류 불평형계수는 아래와 같이 된다.

$$I_{pl} = \frac{1}{3} (1 - \alpha) (I_{abl} + I_{bcl}) \quad (85)$$

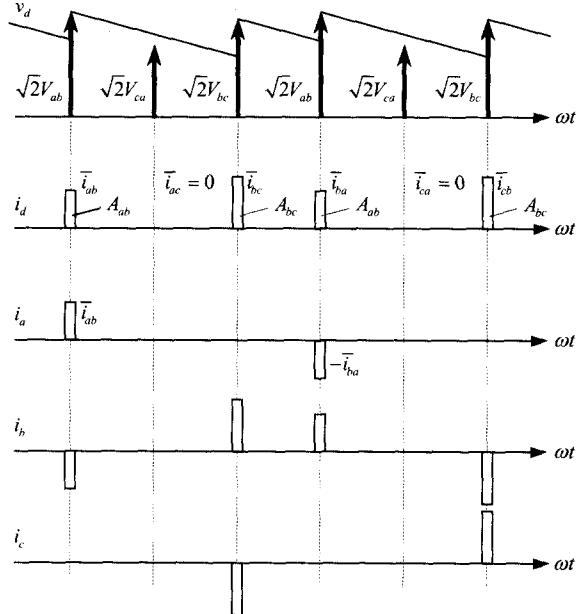


그림 15 4펄스 동작상태에서의 전류
Fig. 15 Line currents in 4-pulse mode

$$I_{nl} = \frac{1}{3} (1 - \alpha^2) (I_{abl} + \alpha I_{bcl}) \quad (86)$$

$$\mu = \frac{I_{nl}}{I_{pl}} = \left| \frac{I_{abl} + \alpha I_{bcl}}{I_{abl} + I_{bcl}} \right| \quad (87)$$

식 (85), (86)에 식 (80), (81)을 대입하면

$$I_{pl} = (1 - \alpha) \frac{\sqrt{2}}{\pi} \frac{V_r}{X_c} = \sqrt{\frac{2}{3}} I_L e^{-j\pi/6} \quad (88)$$

$$I_{nl} = \frac{\sqrt{2}}{\pi} \frac{1}{X_c} [\alpha V_r - \Delta \hat{V} \cos(\phi + \gamma)] \quad (89)$$

가 된다. 이로부터 정상분 전류는 6펄스 동작일 경우와 같지만 역상분 전류 및 전류불평형계수는 변위전압의 크기 뿐 아니라 위상에 따라 달라짐을 알 수 있다.

4펄스 동작의 다른 두가지 경우에 대해서도 위에서와 같이 역상분 전류를 구한 결과는 아래와 같다.

ab-bc동통모드 ($\pi/3 \leq \phi \leq \pi$):

$$I_{nl} = \frac{\sqrt{2}}{\pi} \frac{1}{X_c} \alpha [V_r - \alpha^2 \Delta \hat{V} \cos(\phi + \gamma)] \quad (90)$$

bc-ca동통모드 ($-\pi/3 \leq \phi \leq \pi/3$):

$$I_{nl} = \frac{\sqrt{2}}{\pi} \frac{1}{X_c} [V_r - \alpha^2 \Delta \hat{V} \cos(\phi - \gamma)] \quad (91)$$

ca-ab동통모드 ($-\pi \leq \phi \leq -\pi/3$):

$$I_{nl} = \frac{\sqrt{2}}{\pi} \frac{1}{X_c} \alpha^2 [V_r - \alpha^2 \Delta \hat{V} \cos \phi] \quad (92)$$

이상의 결과로부터 구한 전류불평형계수는 아래와 같다.

$$\mu = \sqrt{2c^2 \left(\frac{V}{V_r}\right)^2 u^2 + \sqrt{\frac{2}{3}} c \frac{V}{V_r} u + \frac{1}{3}} \quad (93)$$

$$\begin{aligned} c &= \cos(\phi + \gamma) & (\pi/3 \leq \phi \leq \pi) \\ &= \cos(\phi - \gamma) & (-\pi/3 \leq \phi \leq \pi/3) \\ &= \cos \phi & (-\pi \leq \phi \leq -\pi/3) \end{aligned}$$

끝으로 2펄스 동작상태를 보면 그림 16과 같다. 그림에 나타낸 경우는 ab상 선간전압이 제일 큰 경우를 보여주고 있으며 이때는 c상에는 전류가 흐르지 않고 ab상 선간전압에 의해 구동되는 단상 정류기로서 동작 한다. 여기에 나타나는 전류펄스의 면적은

$$A_{ab} = \frac{1}{X_c} 3V_r \quad (94)$$

이므로

$$I_{abl} = \frac{\sqrt{2}}{\pi} A_{ab} = \frac{\sqrt{2}}{\pi} \frac{1}{X_c} 3V_r \quad (95)$$

이고 이에 따라

$$I_{pl} = \frac{1}{3} (1 - \alpha) I_{abl} = \sqrt{\frac{2}{3}} I_L e^{-j(\pi/6)} \quad (96)$$

$$I_{nl} = \frac{1}{3} (1 - \alpha^2) I_{abl} = \sqrt{\frac{2}{3}} I_L e^{j(\pi/6)} \quad (97)$$

bc 도통모드 및 ca 도통모드에서도 정상분 전류는

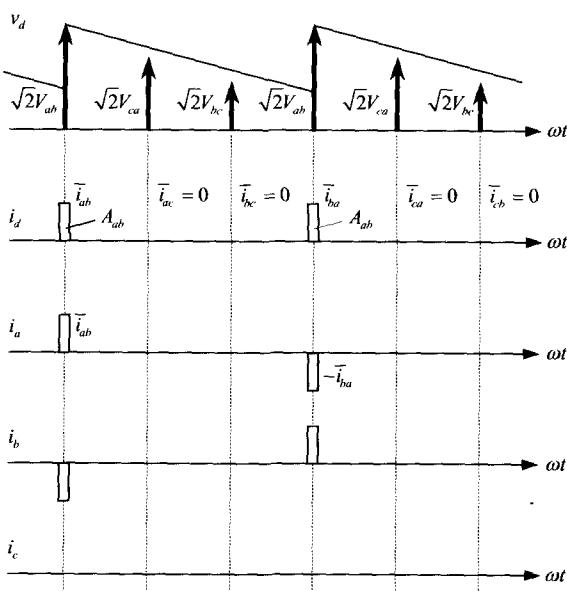


그림 16 2펄스 동작상태

Fig. 16 2-pulse mode of operation

위에서와 같지만 역상분 전류는 변위전압의 위상에 따라 달라진다. 그 결과를 요약하면 아래와 같다.

ab 도통모드 ($\pi/6 \leq \phi \leq 5\pi/6$):

$$I_{nl} = \frac{1}{3} (1 - \alpha^2) I_{abl} = \sqrt{\frac{2}{3}} I_L e^{j(\pi/6)} \quad (98)$$

bc 도통모드 ($5\pi/6 \leq \phi \leq 9\pi/6$):

$$I_{nl} = \frac{1}{3} (1 - \alpha^2) \alpha I_{abl} = \sqrt{\frac{2}{3}} I_L \alpha e^{j(\pi/6)} \quad (99)$$

ca 도통모드 ($9\pi/6 \leq \phi \leq 13\pi/6$):

$$I_{nl} = \frac{1}{3} (1 - \alpha^2) \alpha^2 I_{abl} = \sqrt{\frac{2}{3}} I_L \alpha^2 e^{j(\pi/6)} \quad (100)$$

이상의 모든 경우에 대해 전류 불평형계수는

$$\mu = \frac{I_{nl}}{I_{pl}} = 1 \quad (101)$$

즉 100% 불평형 상태가 된다.

6. 결과 검토

이상의 결과로부터 주어진 전압불평형계수에서 변위전압의 위상의 변화에 따라 역상분전류가 그리는 궤적은 그림 17과 같다. 그림에 나타낸 것과 같이 입력전류의 정상성분의 폐이서는 전압불평형과 무관하게 고정되어 있다. 이 정상성분 전류의 크기를 반지름으로 한 원을 그렸을 때(그림에서 점선으로 표시) 원에 내접하는 정삼각형이 역상분 전류 폐이서의 한계를 나타낸다. 따라서 역상분 전류는 전압불평형이 커짐에 따라 0에서부터 정상분 전류의 크기까지 증가하게 된다.

전압불평형계수가 $0 < u < \rho/\sqrt{3}$ 인 범위에서는 6펄스 모드로 동작하고 역상분전류는 원점을 중심으로 한 원의 궤적을 그린다. 이때 원의 반지름은 전압불평형계수에 비례한다. $u = \rho/\sqrt{3}$ 일 때 역상분 전류의 크기는 정상분전류의 $1/2$ 이 되고 그 궤적은 삼각형의 내접원이 된다. $\rho/\sqrt{3} < u < 2\rho/\sqrt{3}$ 인 범위에서는 변위전압의 위상에 따라 6펄스 또는 4펄스 모드에서 동작하는데 4펄스 모드에 있을 때는 역상분 전류 폐이서가 삼각형의 변을 따라 이동한다. 그리고 $u > 2\rho/\sqrt{3}$ 인 범위에서는 6펄스 모드는 더 이상 나타나지 않고 폐이서 궤적은 삼각형을 그리게 된다.

역상분 전류 폐이서는 그림에 나타낸 것과 같이 정상분 전류에 대해 변위전압의 위상 ϕ 만큼 앞서게 된다. 그러나 이는 6펄스 모드에서 동작할 때만 성립하는 것으로 4펄스 혹은 2펄스 모드에서는 변위전압의 위상뿐 아니라 변위전압의 크기에 따라 역상분 전류의

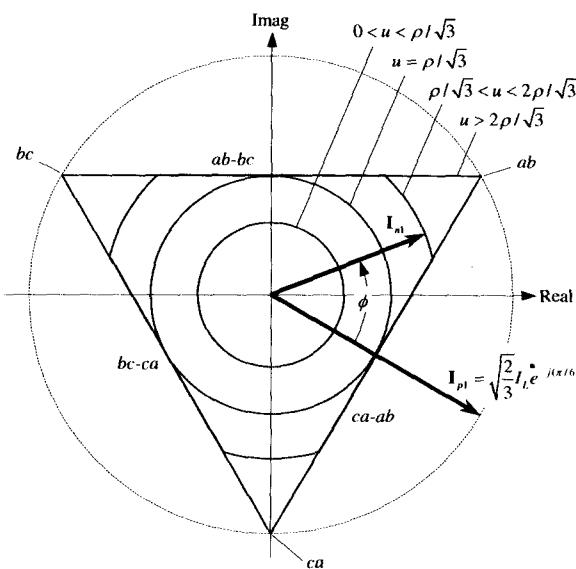


그림 17 일정 전압불평형계수에 대한 입력전류 대칭좌표성분의 페어서궤적

Fig. 17 Phasor loci of symmetrical components of input current for constant voltage unbalance factor

위상이 달라지게 된다. 정류기가 2펄스 동작모드로 진입하면 식 (98)~(100)에서 보듯이 역상분 전류는 그림 17에 보인 삼각형의 세 꼭지점에 고정되어 이때 위상은 변위전압의 위상과 무관해진다. 따라서 4펄스 모드에서는 역상분 전류의 위상이 변위전압의 위상과 이들 세 점 중의 한 점의 위상 사이의 값을 갖게 된다.

예를 들어 그림 10에서 변위전압의 위상이 $\phi=0^\circ$ 으로 고정되어 있다고 할 때 불평형계수가 증가함에 따라 정류기는 6펄스 모드와 4펄스 모드(ca-ab모드)를 거쳐 2펄스 모드(ca모드)로 진행한다. 따라서 역상분 전류의 위상은 그림 17에서 보다시피 6펄스 모드 영역에서는 -30° 로 고정되어 있다가 4펄스 모드 영역에서는 -30° 에서 -90° 쪽으로 증가하며 2펄스 모드로 진입하면 최종적으로 -90° 에서 고정된다.

한편 전류불평형계수가 전압불평형계수 및 변위전압의 위상에 따라 변화하는 양상을 그림 18에 보였다. 전류불평형계수는 전압불평형계수의 변화에 따라 50% 까지는 직선적으로 증가하다가 그 이상이 되면 6펄스 모드와 4펄스 모드가 혼재하면서 변위전압의 위상에 따라 다소 복잡한 양상을 띠며 변화한다. 그러나 위상각 30도인 경우에는 예외적으로 전류불평형계수가 약 58% ($1/\sqrt{3}$)에서 일정한 값을 유지한다. 이는 그림 10

에서 위상각 30도를 나타내는 직선이 삼각형과 만나는 지점까지의 거리로부터 유추할 수 있다. 그럼 19는 이러한 전류불평형계수의 변화를 변위전압의 위상과 불평형계수로 이루어진 극좌표상에서 나타내고 있다.

이상의 이론적 해석을 검증하기 위하여 MATLAB을 사용한 시뮬레이션을 행하였으며 그 결과를 그림 20에 보였다. 여기서는 ρ 가 2%인 경우와 5%인 경우, 그리고 변위전압 위상각이 0도인 경우와 60도인 경우의 결과를 비교하여 보여주고 있다.

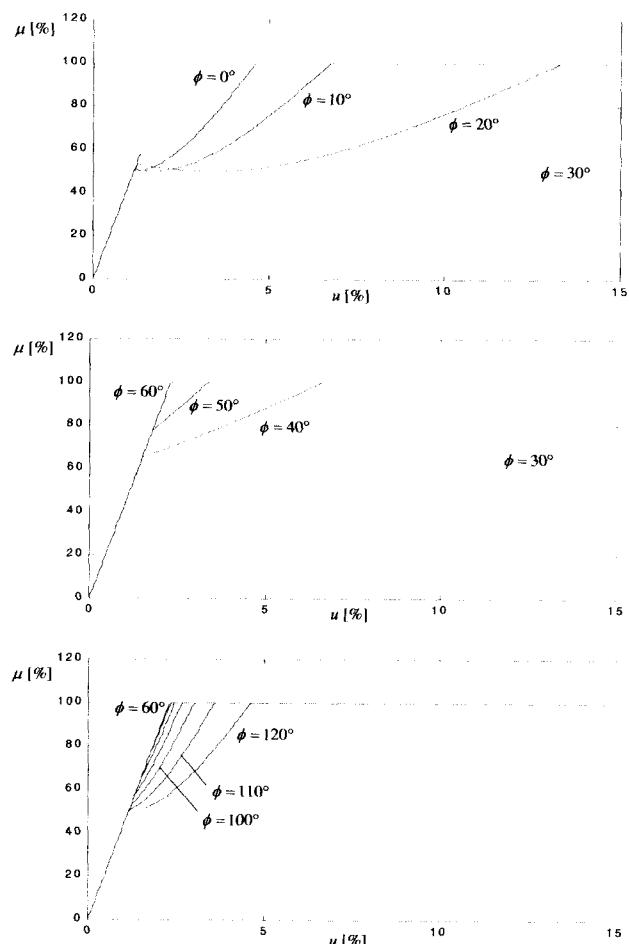


그림 18 전압불평형계수에 대한 전류불평형계수의 변화

$$(\rho=2\%)$$

Fig. 18 Current unbalance factor vs. voltage unbalance factor ($\rho=2\%$)

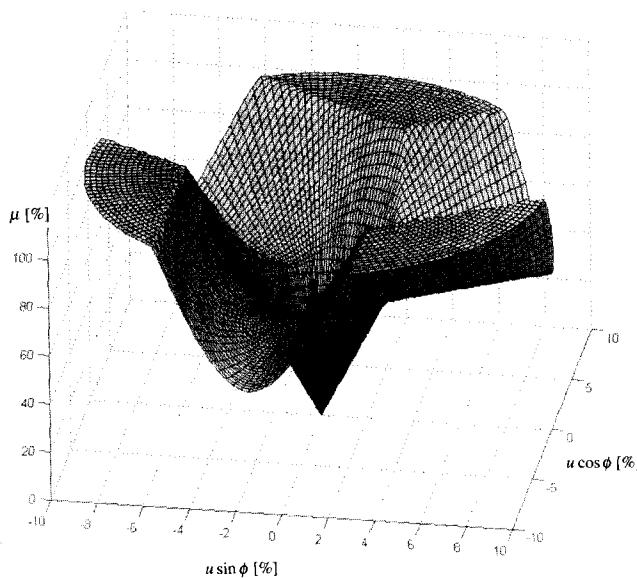


그림 19 극좌표 형식으로 표현된 전압불평형계수와
변위전압 위상에 대한 전류불평형계수의 변화
Fig. 19 Current unbalance factor vs. polar coordinate
of voltage unbalance factor and phase of
voltage deviation

그림 20에서 ρ 가 클 경우에는 이론적인 예측이 갖는 결과가 상대적으로 큰 오차를 보이고 있다. 이러한 오차는 앞서 도통구간이 매우 짧다는 가정에서 오는 것으로 방전구간에서 전압이 하강하는 기울기가 클수록 그 오차가 커지는 것으로 설명할 수 있다. 그러나 근사적 해석결과는 전체적으로 거의 시뮬레이션 결과와 합치하고 있으며 위에서 도출한 해석적 표현은 실용적인 적용에 거의 지장이 없는 수준인 것으로 판단된다.

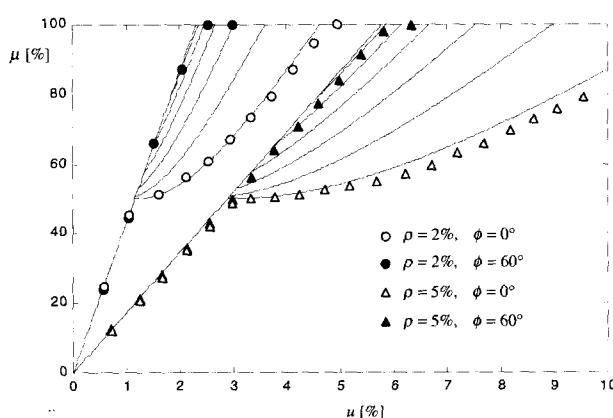


그림 20 시뮬레이션 결과와 이론적 예측치의 비교
Fig. 20 Simulation results and theoretical prediction

7. 결 론

본 논문에서는 커패시터 출력필터를 갖는 3상 다이오드 정류회로의 입력전압 불평형특성을 검토하기 위하여 입력전압의 불평형 상태를 모델링하고 이를 기반으로 입력전류의 기본파 성분에 대하여 불평형특성을 검토하였다.

입력전압의 불평형특성은 일정불평형계수에 해당하는 상태를 포괄적으로 표현하기 위해 선간전압을 기준으로 하고 임의의 크기와 위상을 갖는 변위전압이 중첩된 형태로 나타내었다. 그 결과 수 % 정도의 불평형계수에서는 선간전압의 폐이서가 평형 상태에서의 좌표를 중심으로 한 원의 궤적 상에 위치하는 것으로 표현하는 것이 가능함을 보였다. 이로부터 주어진 불평형계수 하에서 정류기의 출력전압이 시간적으로 변화하는 양상을 간단한 형태로 나타낼 수 있었으며 전압불평형이 커짐에 따라 정류기의 동작은 6펄스, 4펄스 및 2펄스 동작모드로 이행함을 보이고 동작모드 사이의 경계조건을 불평형계수와 방전구간동안의 전압하강 특성으로 나타낼 수 있었다.

각 동작모드에서 입력전류의 불평형계수를 산출하는데 있어서는 정류기의 충전전류를 펄스형상의 구형파로 근사화시켜 나타내었으며 그 결과 정상분 전류는 동작모드와 무관하게 주어진 부하전류에서 항상 일정한 값을 유지함을 알 수 있었다. 역상분 전류는 6펄스 동작모드에서는 전압불평형계수에 비례하면서 그 크기는 변위전압의 위상과 무관한 반면 4펄스 동작모드에서는 역상분전류의 크기가 변위전압의 위상에 따라 달라짐을 알 수 있었고 이들에 대한 해석적인 표현식을 도출하였다. 한편 2펄스 동작모드는 단상 정류기와 같은 상태로서 전류불평형계수는 100%가 된다.

이상의 결과는 다음의 가정을 기초로 하고 있다.

1. 전압불평형이 수 % 이내의 낮은 값이다.
2. 정류기의 충전구간이 매우 짧다.
3. 교류 입력단 리액턴스의 효과는 무시한다.

위의 첫번째 가정은 실제 대부분의 상황에서 타당한 가정이라 할 수 있다. 그러나 두번째 가정은 부하용량에 비해 커패시터 용량이 매우 커서 정상적인 상태에서 출력전압의 맥동이 매우 낮은 수준일 경우에 해당한다. 만일 커패시터 용량이 상대적으로 작은 경우라면 위의 결과는 상당한 오차가 나타날 수 있다. 그러나 시뮬레이션 결과에 의하면 그 오차는 실제적인 상황에서 수용할만한 수준이라 할 수 있다.

세번째의 가정은 정류기에 급전하는 계통의 용량이 정류기의 용량에 비해 매우 크다는 것을 전제로 한 것으로 정류기의 용량이 급전계통의 용량에서 상당한 비중을 차지한다거나 전용 변압기가 사용되고 있거나 할 경우에는 적용하기 어려운 가정이라 할 수 있다.

전원에 인덕턴스가 있게 되면 전류의 파형, 특히 정류기의 도통구간에 큰 영향을 미치기 때문에 위에서 기술한 것과 같은 불평형의 증폭효과는 현저히 감소할 수 있다. 이 점에 관해서는 보다 심도 있는 연구가 필요할 것이며 본 논문에서 제시한 결과는 주어진 운전 조건에서 불평형계수 증폭효과의 최대 한계치를 제시하였다는 데에 그 의의가 있다. 특히 그 한계를 해석적인 방식으로 예측할 수 있다는 것은 정류기의 기초 설계단계에서 예상되는 불평형 조건에 대처하기 위한 하나의 지침을 제공하고 있음을 의미한다.

이 논문은 1999년도 한국학술진흥재단의 연구비에 의하여 지원되었음(KRF-99-041-E00154)

참 고 문 헌

- [1] J. G. Mayordomo, A. Hernandez, R. Asensi, L. F. Beites, and M. Izzeddine, "A unified theory of uncontrolled rectifiers, discharge lamps and arc furnaces Part I : An analytical approach for normalized harmonic emission calculations," Proc. 8th Int. Conf. on Harmonics and Quality of Power, 1998, pp.740~748.
- [2] G. A. Conway and K. I. Jones, "Harmonic currents produced by variable speed drives with uncontrolled rectifier inputs," Proc. IEE Colloquium on Three-Phase LV Industrial Supplies: Harmonic Pollution and Recent Developments in Remedies, 1993, 4/1-4/5.
- [3] S. Herraiz, L. Sainz, and J. Pedra, "Line side behavior of single-phase uncontrolled rectifiers," Ninth Int. Conf. on Harmonics and Quality of Power, 2000, pp. 577~582.
- [4] M. Grotzbach and J. Xu, "Noncharacteristic line current harmonics in diode rectifier bridges produced by network asymmetries," Rec. of 1993 European Power Electronics Conf., pp. 64~69.
- [5] A. Fratta, M. Pastorelli, A. Vagati and F. Villata, "Comparison of power supply topologies for industrial drives, based on safety and EMC European standards or directives," Proc. 8th Mediterranean Electrotech. Conf., 1996, pp. 1242~1246.
- [6] M. Bauta and M. Grotzbach, "Noncharacteristic line

harmonics of AC/DC converters with high DC current ripple," IEEE Trans. on Power Delivery, vol. 15, no. 3, pp. 1060~1066, July 2000.

- [7] Ching-Yin Lee Bin-Kwie Chen, "Effects of various unbalanced voltages on the operation performance of an induction motor under the same voltage unbalance factor condition," Conf. Rec. 1997 Industrial and Commercial Power Systems Technical Conf. pp.51~59.
- [8] IEC 61000-4-27, Electromagnetic compatibility—Part 4-24: Testing and measurement techniques—unbalance, immunity test, 1st ed. 2000-08.

저 자 소 개



정승기(鄭勝基)

1982년 서울대학교 전기공학과 졸업. 동대학원에서 1984년 공학석사, 1988년 공학박사학위 취득. 1989년 춘강학술상, 1991년 전기학회 논문상, 1998년 전력전자학회 논문상, IR52 장영실상 등 수상. 1994년 Texas A&M 대학교 방문교수. 1987년~2001년 현재 광운대 전기공학과 교수. 당 학회 편집이사.



이동기(李東基)

1971년생. 1998년 광운대 제어계측공학과 졸업. 현재 광운대 전기공학과 석사과정.



박기원(朴基遠)

1967년생. 1992년 광운대 전기공학과 졸업. 1994년 동 대학원 졸업(석사). 현재 (주)포스콘 기술연구소 선임연구원.