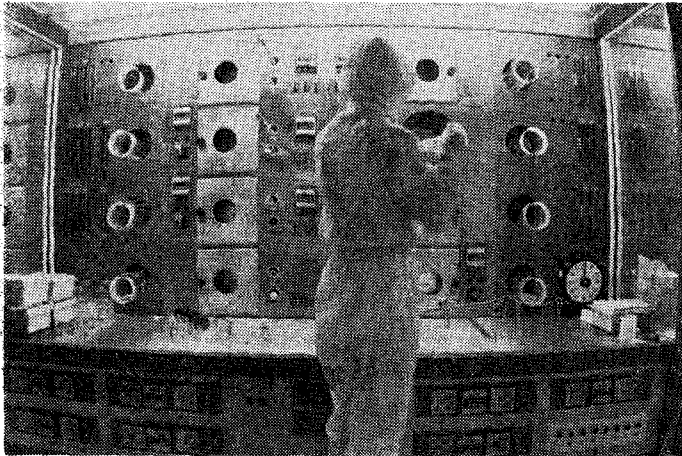


# 半導體, 맞춤형 시대 本格突入

## 回路設計過程에 顧客參與를 유도



〈半導體工場의 擴散工程〉

半導體, 컴퓨터, 通信機器 分野에서 最尖端 技術製品의 생산 공급을 통해 그동안 國內 電子産業을 先導해 온 金星半導體(代表: 具滋斗)는, 지난해 6월 세계 3번째로 반 주문형 超大規模 集積回路(VLSI)인 CMOS게이트 어레이를 開發하여 美國 일에스아이 로직(LIS LOGIC)사와 1억 5천만불의 輸出 契約을 체결함으로써 國內 最初로 注文型 半導體의 輸出時代를 연데 이어, 4월 10일 여의도 중심부 신한 빌딩 4층에 100여명 규모의 게이트 어레이 디자인 센터를 開館하여 특수한 半導體를 주문하는 顧客이 同 製品의 회로 設計過程에 직접 참여할 수 있도록 함으로써 수주 활동을 本格化 하는 일대 전기를 마련하였다.

이번에 金星半導體가 開設한 게이트 어레이 디자인 센터에는 尖端 半導體 回路設計用的 高性能 그래픽

픽 워크스테이션 10여대가, 많은 디자인 데이터를 보유하고 있는 동사 安養 研究所의 대용량 메인 컴퓨터와 연결 설치되어 있으며, 그 외에 고객을 위한 相談室, 이론 및 實習講義室, 技術資料室, 設計室등도 완벽하게 갖추고 있다.

또한, 金星半導體는 20여명의 專門技術要員들을 동 디자인 센터내에 상주시켜 고객에 대한 相談 및 사전 기술성검토, 수주계약, 이론 및 실습교육, 回路設計에 관한 자문 및 기술용역등을 제공케 함으로써 고객이 원하는 특성 및 기능의 半導體回路를 설계함에 있어서, 顧客自身이 필요한 사전교육을 받고 직접 참여하여 각 단계별로 검토, 확인한 결과를 계속 수정해 가면서 최종적으로 원하는 회로의 특성의 製品을 확보할 수 있게했다.

한편, 동사는 이번에 개설된 디자인 센터를 운영함에 있어서, 반

주문형 VLSI半導體, 게이트 어레이 製品의 特性 및 장점을 최대한으로 살려, 실제에서 完製品 양산까지의 기간을 최단기화하고, 철저한 技術管理를 통한 완벽한 비밀보장을 도모하며, 또한 고객의 즉각적인 요구를 충족시키기 위해 적절한 용역을 신속히 제공할 뿐만아니라 尖端 技術의 활용을 통한 開發費用의 節減 및 제품의 신뢰도 향상을 기할 計劃으로 있다.

특히, 金星半導體는 금년초, 前년의 게이트 어레이 製品보다 2배나 향상된 改良型 게이트 어레이 GL 7000시리즈의 開發에 成功하여 技術水準을 가일층 提高 시킴으로써 顧客의 다양한 要求를 더욱 폭넓게 滿足시킬 수 있게 되었다.

한편, 국내 업체에서는 金星半導體가 이번 디자인 센터의 開館을 계기로 본격적인 수주태세를 갖추고 게이트 어레이 製品의 擴大普及을 시도함에 대해, 半導體 製品의 실수요자인 電子機器 完제품 제조업자(세트메이커)들이, 全世界의 最로 最 기능이 통일되어 있고 일반 半導體市場에서 쉽게 구할 수 있는 標準型 半導體 製品을 사용할 수밖에 없으므로 인하여 독자적인 新製品 開發에 어려움을 겪어 왔던 불만을 불식하고 손쉽고 값싸게 新製品 開發을 추진함으로써 製品의 성능향상 및 가격인하와 國際競争力을 한층 강화할 수 있도록 하였다는데 큰 의의를 가지는 것으로 평가하고 있다. 〇