

# 타이밍 오프셋 보상 기법을 이용한 DTV 수신성능 개선

김용철, 김대진  
전남대학교 전자공학과  
전화 : 062-530-0758

## Timing-offset compensation techniques in ATSC DTV receivers

Yong Chul Kim and Dae Jin Kim  
Dept. Electronics Engineering, Chonnam National University

E-mail: dragon77@moiza.chonnam.ac.kr, djinkim@chonnam.ac.kr

### Abstract

ATSC 방식을 사용하는 DTV 수신기는 심볼 타이밍 동기를 맞추기 위해  $77.3\mu\text{s}$ 마다 존재하는 세그먼트 싱크를 이용한 방법 또는 가드너 알고리즘을 사용한다. 이 중 가드너 알고리즘을 사용하는 방법은 다중 경로 채널 환경으로 인해 타이밍 오프셋이 발생한다. DTV 수신 채널 환경이 많은 수의 다중 경로 신호를 포함하고 있기 때문에 가드너 알고리즘을 사용한 DTV 수신기는 타이밍 오프셋이 발생한다. 이 타이밍 오프셋은 샘플링 순간을 잘못된 시점으로 옮기기 때문에 등화기의 성능이 열화된다. 다중 경로 채널 환경에서 등화기의 성능을 최적화하는 샘플링 순간은 주 경로 신호의 크기가 최대가 되는 점이다.

본 논문에서는 타이밍 오프셋 보상을 사용하여 샘플링 순간을 주 경로 신호의 최대점으로 옮겨 타이밍 오프셋을 보상하고 등화기로 입력되도록 하여 DTV 수신 성능을 개선하였다. 타이밍 오프셋 보상은 채널 상관기, 최대점 탐색기, 타이밍 보상용 보간 필터로 구성되어 있다. 타이밍 오프셋 보상기와 등화기를 연계 실험하여 성능 향상을 분석하였다.

### I. 서론

ATSC 방식을 사용하는 DTV 수신기는 심볼 타이밍 동기를 맞추기 위해  $77.3\mu\text{s}$ 마다 존재하는 세그먼트 싱크[1]를 이용하는 방법 또는 가드너 알고리즘[2]을 사용한다. 이 중 가드너 알고리즘을 사용하는 심볼 타

이밍 복구기는 한 심볼 내에 있는 짧은 지연 에코 신호뿐만 아니라 긴 지연 에코 신호에 의해 영향을 받고 그 결과 타이밍 오프셋을 발생시킨다. 한 심볼 내에 있는 짧은 지연 에코가 있을 경우에는 가드너 심볼 타이밍 복구기가 주 경로 신호의 최대점을 찾기 때문에 타이밍 오프셋이 발생하지 않는다. 그러나 한 심볼 이상 되는 긴 지연 에코에 대해서는 주 경로 신호의 최대점이 아닌 순간에 샘플링을 하여 타이밍 오프셋을 발생시킨다. 이 타이밍 오프셋으로 인해 등화기의 성능은 열화되고 DTV 수신기의 수신 성능은 저하된다[3].

이에 본 논문에서는 가드너 알고리즘을 사용하는 심볼 타이밍 복구기가 타이밍 오프셋을 발생하므로써 생기는 등화기의 성능 열화를 개선하기 위해 타이밍 오프셋 보상을 제안하였다. 타이밍 오프셋 보상은 채널 상관기, 최대점 탐색기, 타이밍 보상용 보간 필터로 구성되어 있다. 채널 상관기는 2배 오버 샘플링된 채널을 상관하고, 최대점 탐색기는 주 경로 신호의 최대점이 되는 타이밍을 찾아 타이밍 오프셋을 계산한 후 이 보간 필터에서 보상한다.

본 논문의 구성은 II장에서 가드너 알고리즘을 사용한 심볼 타이밍 복원에 대해 알아보고 III장에서 제안된 타이밍 오프셋 보상을 사용하는 DTV 수신기의 구조에 대해서 알아본다. IV장에서는 Brazil B 채널과  $5\mu\text{s}$ 지연 후에  $-1\text{ dB}$ 의 크기를 갖고  $270^\circ$ 의 위상을 갖는 채널의 2가지 채널 환경에서 전산 모의 실험한 결과를 분석하여 타이밍 오프셋 보상의 우수성을 입증한다. 그리고 마지막 V장에서 결론을 맺는다.

## II. 가드너 알고리즘을 사용한 심볼 타이밍 복원

ATSC DTV 수신기는 변하는 채널의 심볼 타이밍 추적 및 복원을 위해 가드너 알고리즘을 많이 사용한다. 가드너 알고리즘은 심볼 레이트의 2배로 샘플링된 신호로 다음과 같은 방법으로 샘플링 타이밍 오차를 상관한다.

$$e(k) = y(kT + \hat{\tau}_k) \left\{ y(kT + \frac{T}{2} + \hat{\tau}_k) - y(kT - \frac{T}{2} + \hat{\tau}_{k-1}) \right\} \quad (1)$$

가드너 알고리즘은 식 (1)을 이용하여 신호가 샘플을 취하는 위치를 중심으로 서로 대칭을 이루는 시점이 정확한 심볼 타이밍 시점이 되는 것을 이용하여 샘플링 타이밍 오차  $e(k)$ 를 추정한다. 여기서  $y(kT)$ 는 심볼 레이트 10.76 MHz의 두 배인 21.52 MHz로 샘플링된 수신 데이터이고  $T$ 는 심볼 간격이다.

$$\hat{\tau}_{k+1} = \hat{\tau}_k + \gamma e(k) \quad (2)$$

심볼 타이밍은 식 (2)를 이용하여 경신한다. 여기서  $\gamma$ 는 스텝사이즈이다.

가드너 방식은 5.38 MHz의 주파수 성분을 이용하는 데 이 5.38 MHz 이외의 데이터 성분이 정확한 타이밍 순간을 잡는 것을 방해하므로 데이터 성분을 제거할 수 있는 대역 통과 필터를 전방 필터(pre-filter)로 사용하여 타이밍 지터를 줄이고 심볼 타이밍 복구 성능을 개선한다[4]. 전방 필터는 5.38 MHz에 존재하는 타이밍 성분을 추출하기 위해 대역 통과 필터를 사용하는데 타이밍 성분이 오차가 없도록 추출하기 위해서는 주파수 대역에서 5.38 MHz를 기준으로 대칭성을 유지해야 한다. ATSC 표준에서 펄스 정형(pulse shaping)을 위해 사용하는 상승 코사인(raised cosine) 필터의 롤 오프 계수(roll-off factor)가 0.1152이므로 대칭성을 유지하기 위해서는 대역 통과 필터를 통과한 신호의 대역폭이 640 KHz 이내로 해야 한다. 따라서 전방 필터는 5.38 MHz에서 필터를 통과한 신호의 대역폭이 640 KHz가 되도록 하는 대역 통과 필터를 사용한다.

그림 1은 전방 필터를 사용한 가드너 방식의 심볼 타이밍 복구기의 구조를 보여주고 있다. 정합 필터를 통과한 신호는 상승 코사인(raised cosine) 신호가 되고 가드너 심볼 타이밍 검출기가 1/2배의 심볼 간격 신호를 요구하기 때문에 2배 오버 샘플링된 신호가 전방 필터로 입력된다. 타이밍 검출기는 가드너 알고리즘을 통해 타이밍 에러를 검출한다. 루프 필터는 타이

밍 에러가 순시적으로 보면 랜덤하므로 이를 제거하기 위해 평균을 취하는 역할을 하고 이 신호는 보간 필터의 제어 신호를 발생하는 제어기의 입력 신호가 된다. 그리고 제어기가 보간 필터를 조정하여 심볼 타이밍에 맞는 신호를 만든다.

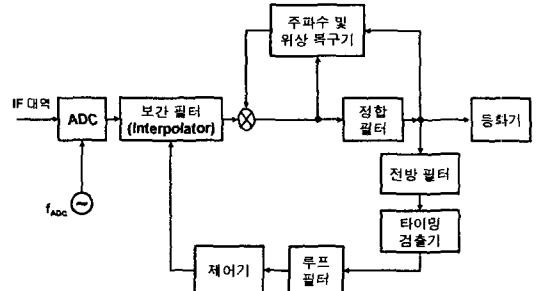


그림 1. 전방 필터를 사용한 가드너 방식의 심볼 타이밍 복구기

가드너 알고리즘을 사용하는 심볼 타이밍 복구기를 사용하면 샘플링 순간이 다중 경로 신호의 영향을 받아 이동하게 된다. 한 심볼 이내의 짧은 지연 에코 신호가 있는 경우, 신호는 주 경로 신호와 에코 신호가 합쳐져서 주 경로 신호의 최대점이 원점이 아닌 점으로 이동한다. 이 경우 가드너 알고리즘은 주 경로 신호가 최대가 되는 점을 샘플링 순간으로 찾게 된다. 등화기는 주 경로 신호의 최대가 되는 점에서 샘플링을 했을 경우 성능이 가장 우수하므로 한 심볼 이내의 짧은 지연 에코 신호가 있는 경우에는 가드너 알고리즘이 찾은 순간에 샘플링을 하는 것이 최적이다. 그러나 한 심볼 이상 지연이 있는 에코 신호가 있는 경우에는 가드너 알고리즘이 에코 신호의 영향을 받아 주 경로 신호의 최대점과 가드너 알고리즘이 찾은 샘플링 순간의 차이인 타이밍 옵셋이 발생하고 샘플링 순간이 타이밍 옵셋만큼 옮겨져 주 경로 신호의 최대점이 아닌 순간이 된다. 따라서 타이밍 옵셋으로 인해 등화기의 성능은 열화되는데 III장에서는 타이밍 옵셋 보상기를 사용하여 수신 성능을 향상시킨다.

## III. 제안된 타이밍 옵셋 보상기를 사용한 DTV 수신기의 구조

이상과 DTV 수신 채널 환경은 짧은 지연 에코뿐만 아니라 긴 지연 에코가 복합적으로 존재하므로 타이밍 옵셋이 발생하고 등화기의 성능은 열화된다. 그러므로 타이밍 옵셋을 보상하므로써 등화기의 성능을 개선할 수 있다.

그림 2는 제안된 타이밍 옵셋 보상기를 사용한 전 디지털 지상파 방송용 수신기의 블록구성도이다. 제안

된 구조는 타이밍 옵셋 보상이가 정합 필터와 등화기 사이에 있다. 타이밍 옵셋 보상이는 가드너 방식을 사용하는 심볼 타이밍 복구기에서 발생하는 타이밍 옵셋을 보상하는 역할을 한다.

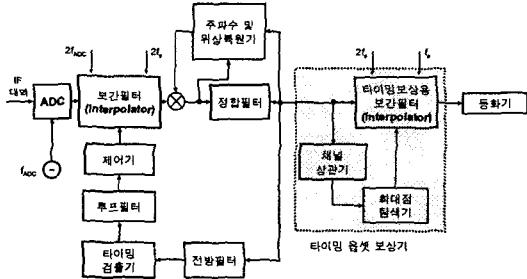


그림 2. 제안된 타이밍 옵셋 보상을 사용한 전디지털 지상파 방송용 수신기의 블록구성도

타이밍 옵셋 보상이는 채널 상관기, 최대점 탐색기, 타이밍 보상을 위한 필터로 구성되어 있다. 우선, 채널 상관기는 정합 필터 출력을 이용하여 채널 상관을 하는데 정합 필터 출력은 2배 오버 샘플링되어 있다. 2배 오버 샘플링된 채널 상관을 하는 이유는 심볼 단위로 채널 상관을 했을 경우 인접 심볼간 간섭으로 인해 5.38 MHz에 존재하는 타이밍 정보가 사라지는 것을 방지하기 위해서다. 채널 상관은 데이터 필드 싱크에 존재하는 PN511 데이터를 자기 상관을 통해 구한다. PN511 데이터는 매 필드마다 한번씩 나타나므로 타이밍 옵셋 보상은 매 필드마다 한번씩 이루어진다. 자기 상관 값은 식 (3)과 같이 구할 수 있다.

$$R_{XY}(m) = \sum_{i=1}^{N/2} x_{REF}\left(\frac{iT}{2}\right) y\left(\frac{(i+m)T}{2} + \tau\right) \quad (3)$$

$y(\cdot)$ 는 2배 오버 샘플링된 수신 데이터이고  $x_{REF}\left(\frac{iT}{2}\right)$  필드 싱크에 있는 2배 오버 샘플링된 PN511 데이터[1]이다.

최대점 탐색기는 채널 상관기에서 상관된 데이터를 가지고 보간법을 사용하여 주 경로 신호의 최대점을 찾는다. 다중 경로 채널 환경에서 가드너 알고리즘이 타이밍 옵셋을 발생하기 때문에 최대점 탐색기에서 구한 최대점은 등화기의 성능을 최대화하는 최적 샘플링 순간이 된다. 타이밍 보상을 위한 필터는 샘플링 순간을 최대점 탐색기에서 구한 최대점으로 옮기는 역할을 한다. 위와 같은 구조의 타이밍 옵셋 보상을 사용하면 타이밍 옵셋으로 인한 등화기의 열화를 막을 수 있으므로 DTV 수신 성능을 향상시킬 수 있다.

#### IV. 실험 및 분석

타이밍 옵셋 보상이가 삽입된 DTV 수신기와 기존의 수신기의 성능을 비교하기 위해 전산 모의 실험을 하였다. 사용된 채널 조건은 Brazil B 채널과 5μs 지연 후에 -1 dB의 크기를 갖고 270°의 위상을 갖는 채널이다. 등화기는 LMS-DFE 구조의 등화기를 사용하였다. 등화기의 탭 수는 전방 100탭, 후방 200탭을 사용하였고 스텝 사이즈는  $1 \times 10^{-5}$ 을 사용하였다.

그림 3은 실험에 사용된 채널의 임펄스 응답을 보여주고 있다.

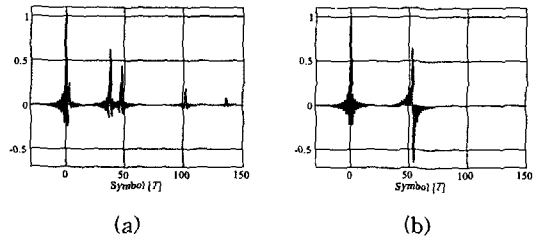


그림 3. 실험에 사용된 채널의 임펄스 응답: (a) Brazil B 채널, (b) 5μs 지연 후에 -1 dB의 크기를 갖고 270°의 위상을 갖는 채널

채널 상관기는 필드 싱크에 있는 PN511 데이터를 자기 상관하여 2배 오버 샘플링된 채널의 임펄스 응답을 추정한다.

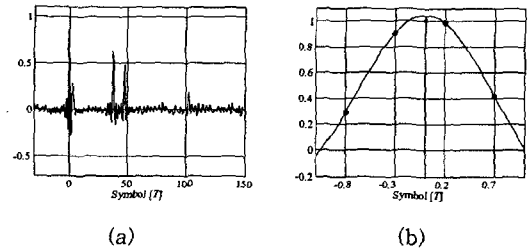


그림 4. (a) 상관된 Brazil B 채널의 임펄스 응답, (b) 주 경로 신호의 최대점

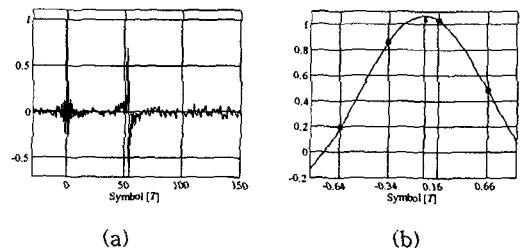
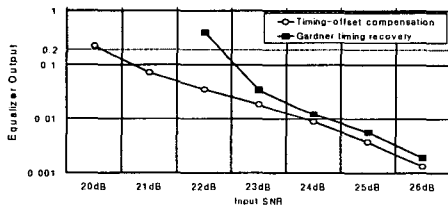


그림 5. (a) 상관된 5μs 지연 후에 -1 dB의 크기를 갖고 270°의 위상을 갖는 채널의 임펄스 응답 (b) 주 경로 신호의 최대점

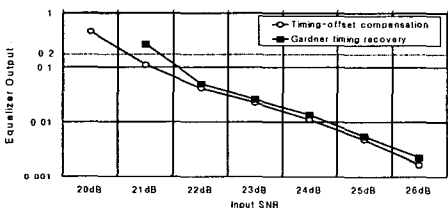
그림 4는 상관된 Brazil B 채널의 임펄스 응답과

주 경로 신호의 최대점을 보여주고 있다. 가드너 알고리즘을 사용하는 심볼 타이밍 복구기는  $-0.3 T$ 에서 수렴하게 되므로 그림 4의 (b)에서 보여주는 것처럼 샘플링 순간은  $-0.8 T$ ,  $-0.3 T$ ,  $0.2 T$  그리고  $0.7 T$ 가 된다. 주 경로 신호의 최대점은 이 샘플 값들을 사용하여 구하게 되면  $0.015 T$ 가 되고 보상할 타이밍 오프셋 값은  $0.315 T$ 가 된다. 타이밍 보상용 보간 필터는 최대점 탐색기에서 구한  $0.315 T$ 만큼 타이밍 오프셋을 보상하고 보상된 샘플 값을 등화기로 보낸다.

그림 5는 상관된  $5\mu s$  지연 후에  $-1$  dB의 크기를 갖고  $270^\circ$ 의 위상을 갖는 채널의 임펄스 응답과 주 경로 신호의 최대점을 보여주고 있다. 가드너 알고리즘을 사용하는 심볼 타이밍 복구기는  $0.16 T$ 에서 수렴하게 되므로 그림 5의 (b)에서 보여주는 것처럼 샘플링 순간은  $-0.84 T$ ,  $-0.34 T$ ,  $0.16 T$  그리고  $0.66 T$ 가 된다. 주 경로 신호의 최대점은 이 샘플 값들을 사용하여 구하게 되면  $0.0 T$ 가 되고 보상할 타이밍 오프셋 값은  $-0.16 T$ 가 된다. 타이밍 보상용 보간 필터는 최대점 탐색기에서 구한  $-0.16 T$ 만큼 보상하고 보상된 샘플 값을 등화기로 보낸다.



(a)



(b)

그림 6. 등화기의 심볼 에러율 곡선 (a) Brazil B 채널 (b)  $5\mu s$  지연 후에  $-1$  dB의 크기를 갖고  $270^\circ$ 의 위상을 갖는 채널

그림 6은 등화기의 심볼 에러율 곡선을 보여주고 있다. 검은 점으로 표현된 곡선은 가드너 알고리즘을 사용하는 심볼 타이밍 복구기만을 사용한 수신기의 등화기 심볼 에러율 곡선이고 하얀 점으로 표현된 곡선은 가드너 알고리즘을 사용하는 심볼 타이밍 복구기와 타이밍 오프셋 보상기를 연계한 수신기의 등화기 심볼 에러율 곡선이다. 전산 모의 실험 결과를 분석해 보면

Brazil B 채널의 경우, 등화기 심볼 에러율 0.2에서 타이밍 오프셋 보상기를 사용한 수신기는 가드너 알고리즘을 사용하는 심볼 타이밍 복구기만 사용한 수신기보다 약 2.2 dB의 성능 개선을 보였다. 그리고  $5\mu s$  지연 후에  $-1$  dB의 크기를 갖고  $270^\circ$ 의 위상을 갖는 채널의 경우, 등화기 심볼 에러율 0.2에서 타이밍 오프셋 보상기를 삽입한 수신기는 가드너 알고리즘을 사용하는 심볼 타이밍 복구기만 사용한 수신기보다 약 0.6 dB의 성능 개선을 보였다. 또한 가드너 알고리즘을 사용한 심볼 타이밍 복구기의 타이밍 오프셋이 많이 발생하는 채널일수록 타이밍 오프셋 보상기를 사용한 수신기의 성능 개선 효과가 크다.

## V. 결론

본 논문에서는 DTV 수신기의 수신 성능 향상을 위해 타이밍 오프셋 보상기를 사용하였다. 한 심볼보다 긴 지연을 갖는 에코 신호는 가드너 알고리즘을 사용하는 심볼 타이밍 복구기에 타이밍 오프셋을 유발하여 등화기의 성능을 열화시키고 DTV 수신기의 성능을 저하시킨다. 이를 보상하기 위한 타이밍 오프셋 보상기의 채널 상관기는 2배 오버 샘플링된 채널을 상관하고, 최대점 탐색기가 주 경로 신호의 최대점이 되는 타이밍을 찾아 타이밍 오프셋을 계산하고 이를 타이밍 보상용 보간 필터에서 보상하여 등화기의 성능을 향상시킨다. 특히 디지털 지상파 방송 채널 환경에서 크기가 크고 많은 수의 다중 경로 신호가 존재하는 경우 타이밍 오프셋 보상기를 사용하면 DTV 수신기의 수신 성능이 더욱더 향상된다.

## VI. 감사의 글

본 연구는 산업자원부의 산업기초 기술개발 사업 연구 지원으로 수행되었으므로 이에 고마움을 표시합니다.

## 참고문헌(또는 Reference)

- [1] ATSC, "Guide to the use of the ATSC digital television standard," ATSC Doc. A/53, 1995.
- [2] F. M. Gardner, "A BPSK/QPSK timing recovery in digital synchronous data receivers," IEEE Trans. on Commun., COM-24, May, 1986.
- [3] D. J. Kim, S. W. Park, Y. H. Kim and W. S. Yoon, "Timing-offset independent equalization techniques for robust indoor reception of ATSC DTV receiver s," IEEE Trans. on Consumer Electronics, Vol. 46, Num. 3, August, 2000.
- [4] A. N. D' Andrea and M. Luise, "Optimization of symbol timing recovery for QAM data demodulators," IEEE Trans. on Commun., COM-44, March, 1996.