

# 미세 가열기를 이용한 부분 가열 저온 Hermetic 패키징 (Low Temperature Hermetic Packaging by Localized Heating using Micro Heater)

심영대, 신규호\*, 좌성훈\*, 김용준

연세대학교 기계공학부, \*삼성전자 종합기술원

## Abstract

기존 형상의 미세 가열기를 이용한 마이크로 시스템 패키징의 문제점을 해결하기 위해 새로운 형상의 미세 가열기를 제작하여 패키징 실험을 실시하였다. 기존 형상의 미세 가열기와 새로운 미세 가열기의 형상을 각각 제작하여 접합시에 미세 가열기에 발생하는 열분포를 IR 카메라를 이용하여 실험하였다. 기존 형상의 미세 가열기가 불균일하게 가열되는 반면, 새로운 형상의 미세 가열기는 매우 균일하게 가열되는 형상을 나타내었다. IR 카메라 실험을 바탕으로 접합 실험을 실시하였다. 접합 실험시 사용한 미세 가열기는 폭  $50\mu\text{m}$ , 두께  $2\mu\text{m}$ 로 제작하였으며, 0.2 Mpa의 압력을 Pyrex glass cap에 가한 상태에서 150 mA의 전류를 공급함으로서 접합을 완료하였다. 접합이 완료된 시편들에 대해서 IPA를 통한 leakage 실험을 실시하였으며, 기존 형상의 미세 가열기를 이용한 시편들은 66%가 테스트를 통과한 반면 새로운 형상의 미세 가열기를 이용한 시편들은 85% 이상이 테스트를 통과하였다. Leakage 실험을 통과한 각각의 시편들에 대해서 접합력 측정을 실시한 결과, 기존 형상의 미세 가열기를 이용한 시편들은 15~21 Mpa의 접합력을 나타내었고, 새로운 형상의 미세 가열기를 이용한 시편들은 25~30 Mpa의 우수한 접합력을 나타내었다.

**Key Word :** Hermetic packaging, localized heating

## 1. Introduction

마이크로 단위의 소자들을 패키징하기 위해서 연구된 일반적인 접합 기술(bonding technique)은 모재와 구성요소의 기계적이고 전기적인 결합이 요구되는 미세 가공 분야에서 널리 이용되고 있으며, 용해 접합(fusion bonding), 낮은 온도에서 금속의 융해되는 성질을 이용하는 공융 접합(eutectic bonding), 금속의 전기적인 특성을 이용하는 양극 접합(anodic bonding)방식 등이 있다. 이러한 접합 기술들은 IC나 MEMS 구조물의 제작을 위해서 그 동안 널리 이용되어 왔다[2].

위와 같은 목적을 갖는 일반적인 접합 공정은 공통적으로 두 가지 기본적인 상태에서 진행해야 한다는 단점을 갖는데, 첫 번째는 접합 과정에서 처음으로 접촉하는 두 면의 표면이 매우 평평하고 부드러운 표면이어야 한다는 것이고, 두 번째는 접합 에너지를 공급하기 위해서 웨이퍼 전체에 적절한 온도와 압력을 접합과정 동안에 공급해야 한다는 것인데, 일반적인 접합 방식을 이용한 과정에서는 비교적 고온에서 접합이 이루어지고 고온 공정에서 발생하는 열이 각각의 디바이스에 전달되면서 여러 가지 문제점들이 발생하게 된다. 특히 열전도에 의해서 소자에 열이 전도되어 소자의 성능을 저하시키는 현상은 시스템 전체에 영향을 주는 중요한 인자이다. 접합물로 사용되어지는 재료의 개선으로 접합 강도가 향상되고, 접합 온도가 낮아졌지만 기존의 패키징 방식들이 가지고 있는 문제들을 완전히 해결하지는 못하였다. 그러한 문제점들의 해결을 위해서 부분적인 가열 방식이 연구되었다[3].

## 2. 본 론

### 2.1 부분 가열 방식을 이용한 마이크로 시스템 패키징의 원리 (Principle of localized heating and bonding)

마이크로 시스템의 패키징을 위한 기존의 접합 방식에서 발생하는 여러 문제들을 해결하기 위해서 새롭게 연구된 패키징 방법 방식이 미세 가열기를 이용하여 부분 가열을 실시함으로서 마이크로 시스템을 패키징하는 방식이다. 부분 가열을 이용한 마이크로 시스템 패키징은 전체적인 가열기(furnace)를 사용하는 대신에 미세 가열기를 사용하여 접합에 필요한 온도를 공급하게 된다. 이러한 미세 가열기를 이용한 가열 방법은 아주 작고 가느다란 미세 가열기를 이용하여 가열되는 부분을 작은 범위로 제한함으로서 미세 구조물에 미치는 열의 영향을 미미하게 줄여준다는 장점이 있다.[4,5]. 예를 들어, 최근에 발표된 열전달 연구 이론에 따르면, 미세 가열기를 이용해서 1000°C 이상으로 가열을 하였을 경우에 미세 가열기로부터 2μm 거리의 주변 온도는 대략 100°C 가량으로 떨어짐을 알 수 있었다[6]. 이론에 대한 열전달 해석 결과가 그림 1과 같다.

미세 가열기를 이용한 패키징의 기본 원리는 실리콘웨이퍼 위에 전기적, 열적 절연층으로 사용할 SiO<sub>2</sub> 층을 1μm 이상 증착하고, 미세 가열기로 사용할 폴리 실리콘을 증착 후, 형상화하여 공정을 진행하였으며, 제작된 미세 가열기에 전류를 공급하게 되면, 저항을 갖고 있는 미세 가열기의 온도가 증가하게 되고 접합 과정이 이루어지게 된다[3].

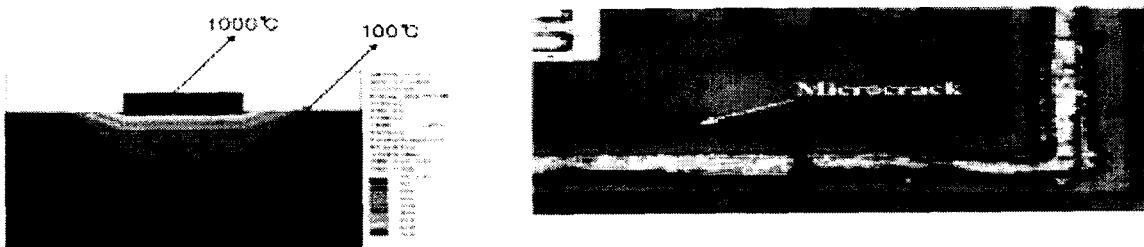


그림 1. A 2-D heat transfer simulation of the micro heater.

그림 2. Optical photography of the hermetic package fabricated at 850°C for 2 min showing microcrack formation on the glass capsule due to the thermal stress effects

전류의 변화에 따라 미세 가열기에 발생하는 온도가 변화하게 되고, 이러한 미세 가열기의 전기적-열적 모델은 에너지 보존 법칙에 의하여 그 온도를 예상할 수 있으며, 미세 가열기에 발생하는 온도 변화는 식 (1)을 이용하여 계산할 수 있다[3].

$$\frac{\partial T^2}{\partial x^2} = \frac{1}{a_p} \frac{\partial T}{\partial t} + \epsilon (T - T_r) \quad (1)$$

여기서 T는 미세 가열기에 발생하는 온도를 의미하며, a<sub>p</sub>는 폴리 실리콘의 열 확산 계수, ε은 전류 밀도 등을 포함하는 미세 가열기의 가변 인자를 의미하고, T<sub>r</sub> 미세 가열기의 초기 온도를 의미한다. 각 항목에 대한 설명은 아래의 식 (1.1-2)에 설명되어 있다.

$$a_p = \frac{1}{c_p} \frac{k_p}{\rho_p} \quad (1.1)$$

$$\epsilon = \frac{k_0 F_s}{k_p z t_0} - \frac{J^2 \rho_0 \zeta_p}{k_p} \quad (1.2)$$

### 2.2 기존 미세 가열기 방식(Conventional micro heater scheme)의 문제점

기존에 연구된 미세 가열기를 이용한 실험은 비교적 우수한 접합력을 갖는 것을 알 수 있었다. 그러나, 기존 형상의 미세 가열기를 이용한 실험에서는 접합물과 Pyrex glass 사이에 접합이 잘 이루어지지 않는 부분(unbonded region)이 발생하는 문제점을 가지고 있었으며, 이러한 문제는 패

키징한 마이크로 시스템이 정상적으로 작동하지 못하는 중요한 원인 된다는 것을 알 수 있었다. 접합이 잘 이루어지지 않는 부분이 발생하는 문제를 해결하기 위하여 미세 가열기의 온도를 증가시켜 실험을 실시하였으며, 접합이 잘 일어나지 않는 부분에 대한 문제에 대한 해결은 가능하였으나, 문제 해결을 위해 증가시킨 열에 의한 열應力(thermal stress)에 의해서 그림 2에서와 같이 Pyrex glass에 미세 균열(micro crack)이 발생되는 문제를 가지고 있었다 [6].

Pyrex glass cap에 발생된 미세 균열도 접합이 잘 이루어지지 않는 부분과 마찬가지로 패키징된 마이크로 시스템이 정상적으로 작동하지 못하는 원인이 된다는 것을 알 수 있었다. 이러한 문제점들은 접합시 미세 가열기가 가열되면서 균일한 온도 분포를 갖지 못하기 때문에 발생하고, 본 연구는 미세 가열기 내의 균일한 온도 분포에 중점을 두고 연구를 실시하였다.

### 3. 결과 및 고찰

### 3.1 FP scheme microheater fabrication

앞에서 설명된 기존의 미세 가열기를 이용한 실험에서 나타난 문제점을 해결하기 위해서 연구방식이 그림 3에서 보여지는 forced potential(FP) scheme의 미세 가열기 방식이다. 기존의 미세 가열기가 한 곳에서 전류를 공급하는 방식으로 미세 가열기 전체에 공급되는 전류에 의한 미세 가열기의 발열이 균일하지 못하기 때문에 그림 2와 같이 접합이 균일하게 이루어지지 못하는 현상이 발생하였고, 이러한 문제점을 해결하기 위해 그림 3에서 보여지듯이 기본적인 방식 이외에 추가적으로 2곳에 전압을 가하여 미세 가열기 전체가 균일하게 가열할 수 있도록 연구되었다.

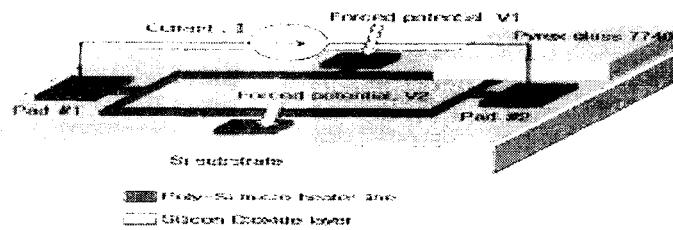


그림 3. Experimental set up of the forced potential (FP) scheme micro heater on a silicon wafer.

FP 형상의 실험을 위해 미세 가열기를 제작하는 공정을 그림 4와 같이 나타낼 수 있다. 일반적인 P-type의 실리콘웨이퍼에 전기적, 열적인 절연층(insulation layer)인  $\text{SiO}_2$  층을  $2\mu\text{m}$  증착한 후 (a), LPCVD를 이용하여 폴리 실리콘을  $2\mu\text{m}$  증착 하였으며, 증착이 완료된 웨이퍼에 대해서 폴리 실리콘에 확산 공정을 통하여 Phosphorus를 주입함으로서 폴리 실리콘에 전도성을 갖도록 하였다 (b). 폴리 실리콘 층 위에 알루미늄 박막을 증착하고 패터닝 하여 전식 식각을 위한 마스크로 사용하였다(c). 제작되어진 미세 가열기 위에 전기 절연층으로 사용될  $\text{SiO}_2/\text{Si}_3\text{N}_4/\text{SiO}_2$  구조를 증착하여 형상화하고(d), 접합물로 사용되어질 알루미늄(Al)을 증착하여 공정을 마무리하였다(e).

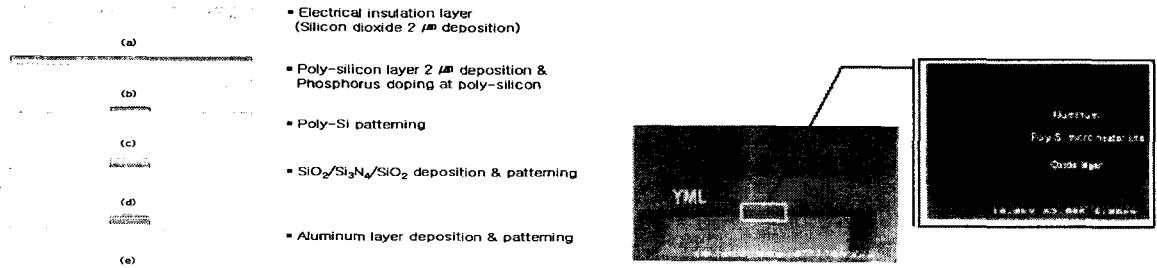


그림 4. Fabrication process of FP scheme micro heater

그림 5. Fabrication result of FP scheme microheater

### 3. 2 Experimental results

제작이 완료되어진 미세 가열기의 형상은 그림 5와 같으며, 제작되어진 기준의 미세 가열기와 FP scheme의 미세 가열기의 가열 형상의 차이를 알아보기 위하여 IR camera를 이용, 관찰한 결과가 그림 6이다. IR camera의 측정 한계가 2 cm x 2 cm이므로 기준에 맞추어 특별한 시편을 제작하였고, 실험에 사용된 미세 가열기는 폭이 100  $\mu\text{m}$ , 두께가 2  $\mu\text{m}$ 인 미세 가열기를 사용하였다. 기준의 미세 가열기의 경우 미세 가열기의 가장자리 부분에서 가열이 균일하게 이루어지지 않았으며, FP scheme의 경우에는 매우 균일하게 가열되는 형상을 관찰할 수 있었다.

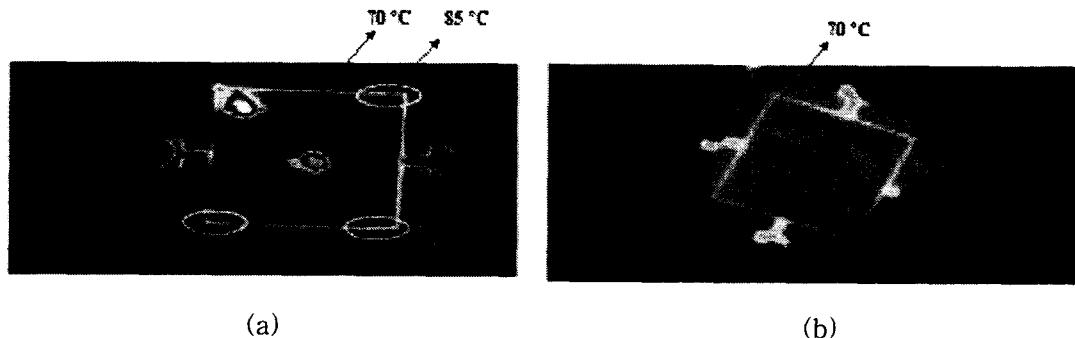


그림 6. IR camera test results of (a) conventional scheme micro heater (b) FP scheme micro heater

접합시 미세 가열기 내의 열분포 확인을 위한 IR camera 실험 결과를 바탕으로 그림 4의 (a)와 같은 접합 실험을 진행하였다. 접합 실험시 사용한 시편의 크기는 각각 8mm x 8mm, 5mm x 5mm, 3mm x 3mm의 크기와 폭 50 $\mu$ m, 두께 2  $\mu$ m로 제작되었고, 150 mA의 전류를 공급하였으며, glass cap에 접촉 압력은 0.2 Mpa이하인 상태에서 3분간 접합을 진행하였다. 이러한 접합 공정을 통하여 패키징 되어진 시편에 대해서 IPA(Isopropanol Alcohol)를 이용하여 leakage 실험을 시행하였으며, 각각의 기존 형상의 미세 가열기를 이용한 패키징과 FP 형상의 미세 가열기를 이용한 패키징 소자들에 대해서 실험을 진행한 결과가 그림7과 같다. 그림 7에서 알 수 있듯이, 기존의 형상의 미세 가열기의 경우 15개의 시편 중 10개의 시편이 IPA 실험을 통과하여 66%의 통과율을 보인 반면, FP 형상의 경우 15개의 시편 중 13개의 시편이 실험을 통과하여 85%의 통과율을 나타내었다.

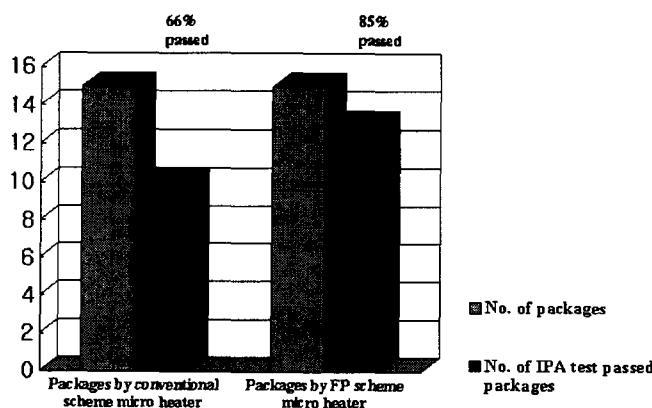


그림 7. Results of IPA test. The pass ratio of bonded dies was 66% for conventional localized heating, and 85% for newly developed FP scheme.

IPA 실험을 통과한 시편을 대상으로 각각의 접합력을 측정하는 실험을 실시하였으며, 기존의 기존 형상의 미세 가열기 scheme의 미세 가열기의 경우 단위 면적당 15~20 Mpa 정도의 접합력을 나타내었고, FP scheme의 경우 25~30 Mpa이상의 우수한 접합력을 나타냄을 알 수가 있었다.

#### 4. 결 론

본 논문에서는 기존에 연구되어진 미세 가열기를 이용한 접합 실험의 문제점에 대해 연구하고, 그 문제의 해결 방안으로 FP scheme의 미세 가열기를 이용한 비교 실험을 진행하였다. IR camera를 이용한 실험 및 IPA test, 접합 강도 실험 결과 등을 비교하여 봤을 때, 기존의 미세 가열기보다 매우 균일하게 가열되었고, 성능 면에서 매우 우수한 성능을 갖고 있다는 것을 알 수 있었으며, 기존의 미세 가열기를 이용한 방식에서 발생하는 균일하지 못한 가열과 Pyrex glass에 발생되어지는 미세 균열 형상도 발견되지 않았다. 따라서, 현재까지 연구되어진 실험 결과를 바탕으로 그 동안에 개발된 습도 센서와 공진기 등에 적용을 통하여 FP scheme의 미세 가열기를 이용한 마이크로 시스템 패키징을 실시할 것이다. 그러한 결과들을 바탕으로 FP scheme의 미세 가열기를 이용한 패키징이 다양한 마이크로 시스템에 적용되어 많은 MEMS 소자들의 실현을 가능하게 할 것이다.

#### 감사의 글

본 연구는 삼성전자 종합기술원의 지원으로 진행되었습니다.

#### 참고 문헌

- [1] Wen H. Ko, "Packaging of Microfabricated Devices and Systems", Materials Chemistry and Physic, vol. 42, Page(s): 169-175, 1995
- [2] Gregory T. A. Kovacs, "Micromachined Transducers Source-book", McGraw-Hill, 1997
- [3] Liwei Lin, "MEMS Post-Packaging by Localized Heating and Bonding", IEEE Transactions on Advanced Packaging, Vol 23, No 4, Page(s): 608 - 616, November 2000
- [4] Ramesham, R.; Ghaffarian, R., "Challenges in interconnection and packaging of microelectro-mechanical systems (MEMS)", Electronic Components & Technology Conference, 2000. 2000 Proceedings. 50th , Page(s): 666 - 675, 2000
- [5] Cheng, Y. T., Lin, L. and Najafi, K., "Localized silicon fusion and eutectic bonding for MEMS fabrication and packaging", Microelectromechanical Systems, Journal of , Volume: 9 Issue: 1 , Page(s): 3-8, March 2000
- [6] Cheng, Y. T., Lin, L. and Najafi, K., "A hermetic glass-silicon package formed using localized aluminum/silicon-glass bonding", Microelectro mechanical Systems, Journal of , Volume: 10 Issue: 3 , Page(s): 392 -399, Sept. 2001